Siemens PC-D S26361-L17-V..

MSTM-DOS

Servicehandbuch Teil 1

L22957-A4430-P201-1-92

L20092-A4430-P201

PC-D

Fehleranzeigen an der Systemeinheit beim Power UP-Test (PUP)

Die vom PUP-Test erkannten Fehler werden am Frontpannel mittels Leuchtdioden angezeigt und soweit moeglich zusaetzlich am Bildschirm ausgegeben.

Am frontpanel befindet sich neben der gruenen Leuchtdiode (Betriebsanzeige) eine rote Leuchtdiode (Summenfehleranzeige). Unter den beiden Leuchtdioden ist eine Leuchtkette, bestehend aus 8 kleinen LED's zur Ausgabe des Fehlerzustandes angebracht.

### FEHLERCODE BEIM TESTABSCHNITT 1

Die rote Summenfehleranzeige bleibt bis zum fehlerfreien Ende der Tests eingeschaltet.

(\*)\*\*\*\*\*\* = LED-Kette
 \* = LED-EIN
 - = LED-AUS
 (\*) = Orientierungs LED immer ein

FEHLERCODE AM BILDSCH	FEHLERCODE LED-KETTE	FESTGESTELLTER FEHLER
	(*)*****	Reset Funktion des Mikroprozessors fehlerhaft Das Mikroprozessorsystem Fuert Keinen b. ahl aus
0	(*)	Pruefsummenfehler der E-PROMS
1	(*)*	Fehler in den ersten 64 kB des Speichers -Datentest-
2	(*)-*	Fehler in den ersten 64 kB des Speichers -Adress- und Swapptest-
3	(*)**	Lokaler Bus oder beide (!) PICs defekt (Test durch Schreiben / Lesen der IMR)
4	(*)*	Einer der beiden PICs defekt
5	(*)*-*	Teiltest des PIT- Timer O fehlerhaft
6	(*)-**	Teiltest des PIT- Timer 1 o. 2 fehlerhaft
7	(*)***	NMI-Test (Lesen eine nicht vorhandenen I/O-Bereichs
8	(*)*	Stausregister fehlerhaft (NMI-Ursache nicht richtig eingetragen)
9	(*)**	Fehler beim Speichertest (Test des gesamten Speicherausbau mit Ausnahme der ersten- und falls 1MB-Ausbau - die letzten 64 KB)

-	FEHLERCODE AM BILDSCH	FEHLERCODE LED-KETTE	FESTGESTELLTER FEHLER
	Α	(*)-*-*	MMU fehlerhaft
	В	( ~ ) ~	DMA Controller fehlerhaft
	C	(*)**	Floppy Disk Controller fehlerhaft

Nach Pruefung der 3 USART's sowie des Video-Controllers wird die Summenfehleranzeige ausgemocht. Tritt jedoch bei diesen Test's ein Fehler auf, so blinkt die Summenfehleranzeige. Die Fehlerauswertung ist nun nach folgender Tabelle vorzunehmen.

### BEI BLINKENDER ROTEN SUMMENFEHLERANZEIGE

	LERCODE   BILDSCH	FEHLERCODE LED-KETTE	FESTGESTELLTER FEHLER
	lertext	(*)*	USART 1 (Drucker-Schnittstelle) usfekt
Fel	lertext	(*)-*	USART 2 (Tastatur Schnittstelle) defekt
	 nlertext	(*)*	USART 3 (Reserve-Schnittstelle) defekt
		(*)*	Video Controller (CRT-Board) defekt
	 hlertext	(*)*	Nichtfluechtiger Speicher defekt
		(*) <del>*</del>	Uhr (Real-Time-Clock) defekt
Fe	hlertext		

Bei dieser Kodierung konnen mehrere Fehler gleichzeitig angezeigt werden.

Wenn moeglich werden die Fehler im Klartext auf dem Bildschirm ausgegeben.

### FEHLERCODE BEI INTERRUPTS

Die rote Summenfehleranzeige ist eingeschaltet.

	FEHLERCODE AM BILDSCH	FEHLERCODE LED-KETTE	FESTGESTELLTER FEHLER
	-	(*)*-*	Interrupt on Overflow aufgetreten
	-	(*)*-*-*-	Interrupt folgender Ursachen aufgetreten: Divisionsfehler, Single-Step o. INT-Befehl
	-	(*)-**-*-	Powerfail oder unerwarteter NMI
	-	(*)***-*	Maskierter Interrupt aufgetreten
	-	(*)***	NMI wegen MM-Parity Error
	-	(*)***	NMI wegen Bus Timeout
ı			

### FEHLERCODES DER LEUCHTDIODEN BEIM IPL

Das Kuerzel 'dd' bezeichnet die Nummer des Laufwerkes, dem der Fehler zugeordnet ist. Die rote Summenfehleranzeige ist ausgeschaltet.

FEHLERCODE AM BILDSCH	FEHLERCODE LED-KETTE	FESTGESTELLTER FEHLER
-	(*)-***	Kein Systemtraeger gefunden
-	(*)****	Falsches Format des Laders
-	(*)dd*	Restore Fehler
-	(*)dd*-	Sense Drive Status Fehler
-	(*)dd-*-*-	Seek Fehler
-	(*)dd**-	Fehler beim Lesen der File Labels
-	(*)dd*-**-	Fehler beim Lesen des Laders
-	(*)dd****-	Unerwarteter Interrupt

### Zuordnung von dd:

dd	Lademedium
	Laufwerk O (FD-O)
<b>*</b> -	Laufwerk l (FD-1)
-*	Nicht vorhanden
**	Festplatte

### 6.5 Fehlermeldungen (Hard-Disk)

An der Vorderseite des Festplattenlaufwerks befindet sich eine LED Anzeige. Diese Anzeige hat drei Funktionen:

- 1. Die LED leuchtet grün auf, wenn das Laufwerk selektiert ist.
- 2. Die LED leuchtet rot auf, wenn laufwerkinterne Überwachungsroutinen einen Fehler in der Festplatteneinheit erkannt haben. Die rote LED-Anzeige blinkt im 0.5 sec Takt. Die Anzahl der Blinkpausen gibt den Fehlercode an. Nach einer Pause von 2 sec (rote LED an) wird die Fehlercodeausgabe wiederholt.

	0,5 se	С		2 sec	0,5 sec
selected					etc.
rote LED	off	off	off		off

### FEHLER-CODES:

- 1 DC-Fehler (Spannungsversorgung)
- 2 Motorgeschwindigkeit > 10% außer Toleranz
   (Motor steht)
- 3 Positionierbefehl während eines Schreibvorganges erkannt
- 4 Motorgeschwindigkeit > 1% außer Toleranz
  (Justage erforderlich)
- 5 Fehler nach Netz-Ein
- 6 Motor läuft nicht an, nachdem das Signal
  "Motor ON" ansteht
- 7 Schreiblogik fehlerhaft.
- 3. Justage der Motorgeschwindigkeit.

An der Rückseite des Laufwerks befindet sich ein Schalter mit 7 Wippen. Wippe 7 startet das Motorgeschwindigkeits-Messprogramm.

### Bedeutung der LED-Anzeigen:

rote LED leuchtet  $\longrightarrow$  Motorgeschwindigkeit zu klein rote LED blinkt  $\longrightarrow$  Motorgeschwindigkeit o.k. rote LED aus  $\longrightarrow$  Motorgeschwindigkeit zu gross Die Einstellung der Motorgeschwindigkeit erfolgt mit dem Potentiometer an der Rückseite des Laufwerkes.

### 6. 6. Fehlerregister der Festplattencontroller (Hard Din & Kontroller)

### DTC 510 SENSE-Byte

Fehlercodes werden auf Abfrage (Kommando vom Host) in ein Register geschrieben Es wird SENSBYTE genannt:

ö	×	ö	0	ö	×	ö	×	ö	×	ö	×	ö	×	ö	×	ö		
į	j			i	ö	i	ö	Ċ	<u></u>	Ċ	j	i	j	i	ö	-	Fehlercode	
i	j			Ċ	ö	Ċ	j_										Fehlertyp	
Ċ	<u> </u>																Fehlerblockadresse in	1
				,													in Register	

Inhalt des SENSE-Bytes hat folgende Bedeutung

### Fehlertyp 0 : Laufwerksfehler

### Fehlercode:

- 0 kein Status
- l kein Index
- Positionierung nicht beendet ( bis 1.243 s )
- 3 Schreibfehler
- 4 Laufwerk nicht bereit
- 5 Laufwerk nicht ausgewaehlt
- 6 keine Spur 0
- 7 mehrere Laufwerke ausgewaehlt
- 8 Positionierung

### Fehlertyp 1: Controllerfehler

### Fehlercode:

- O ID Lesefehler, ECC Fehler im ID-Feld
- l unkorrigierbarer Datenfehler wahrend des Lesens
- 2 ID Adressmarke nicht gefunden
- 3 Daten Adressmarke nicht gefunden
- Datensatz nicht gefunden, richtiger Zylinder und Kopf gefunden, jedoch keinen Sektor
- Positionierfehler, Schreib/Lesekopf auf falschem Zylinder positioniert und/oder falscher Kopf ausgewaehlt
- 8 Korrigierbarer Datenfeldfehler
- 9 fehlerhafter Block gefunden, Fand Spur mit gesetztem BAD-TRACK-Flag
- A Formatfehler, der Kontroller stellte waehrend des Spurpruefkommandos falsches Format fest
- C Adresse der Ersatzspur kann nicht richtig gelesen werden
- F Sequencer Timeout

### Fehlertyp 2: Kommandofehler

### Fehlercode:

- 0 ungueltiges Kommando vom Host
- unzulaessige Plattenadresse, Adresse lag ueber der hoechsten Adresse
- Plattenueberlauf, hoechste Adresse wurde beim Schreiben/Lesen ueber schritten

### Fehleranzeigen des Festplattencontrollers DTC 510 A/B

Auf dem HD-Controller sind 8 LED's angebracht, die folgende Fehlercodes angezeigen:

00	Kein Fehler
01	Kein Index gefunden
02	Keine Spur O gefunden
03	Sektoradresse zu gross
04	Kein Laufwerk ausgewaehlt
05	Positionierbefehl unvollstaendig ausgefuehrt
06	Keine ID-Adressmarke gefunden
07	Keine Datenadressmarke gefunden
08	Positionierungsfehler (falscher Zylinder oder Kopf)
09	Sektor nicht gefunden
OA	ID ECC Fehler
OB	Kein ACK vom Host-System (D 270)
00	Fehlerhaftes Kommando
OD	Falsche Datenmarke
0E	Falsche ID-Marke
OF	Falsche Zylinderadresse des Laufwerks
10	Falsche Sektoradresse des Laufwerks
11	Falsche Kopfadresse des Laufwerks
12	Unkorrigierbarer Datenfehler
13	Korrigierbarer Datenfehler
14	Laufwerk nicht bereit
15	Schreibfehler
17	Laufwerk schreibgeschuetzt
18	RAM-Test fehlerhaft
1F	Kann wechselnde Spuradresse nicht lesen
20	Paritaetsfehler vom Host-System (im PC nicht benuetzt)
21	Fehlerhafter Block gefunden
22	Falsche Funktion
31	Versucht auf die Ersatzspur zuzugreifen
32	Beim Positionieren (kein Fehler)
33	Plattenueberlauf
40	Controller nicht in Aktion (kein Fehler)
81	Mehrere Laufwerke ausgewaehlt
82	Sequencer time-out waehrend der Uebertragung
CO	Controller is taetig (kein Fehler)

### Fehleranzeige am Festplatten-Controller DTC 510

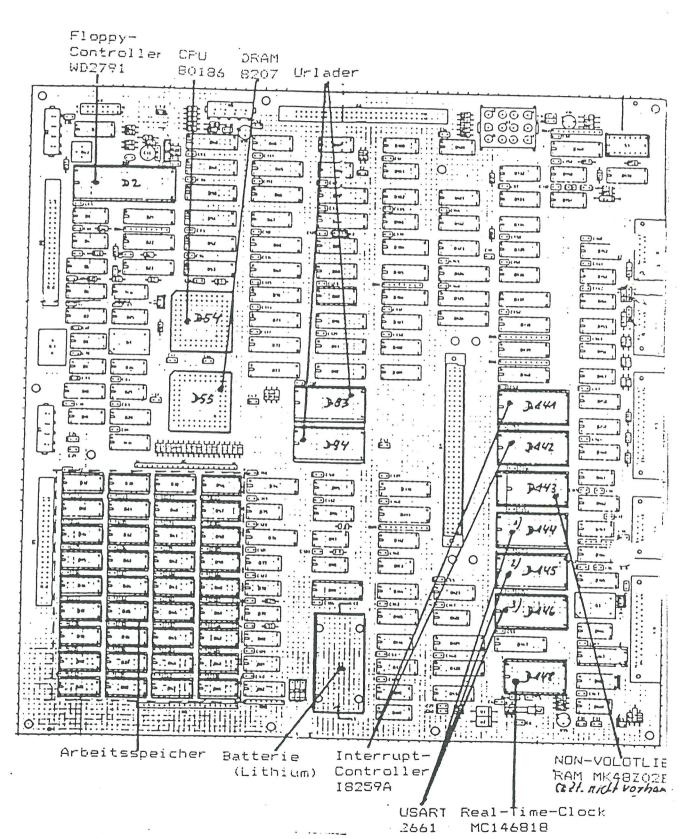
Auf dem Festplattencontroller sind 8 LED's angebracht, an denen man Fehler ablesen kann.

```
Fehlercode der
                  : Festgestellter Fehler
 LED-Anzeige
 Bezeichnung (LED):
 87654321
         ---- 010 Kein Fehler
         --- ● 01 Kein Index gefunden
         - - ● - 02 Keine Spur O gefunden
         -- ● ● 03 Sektoradresse zu groß
   --- 04 Kein Laufwerk ausgewählt
   --- 016 Fositionierbefehl unvollständig ausgeführt
    - - - 0:6 Keine ID-Adressmarke gefunden
        - • • • Ol? Keine Datenadressmaske gefunden
                 0.8 Fositionierungsfehler (Zylinder oder Kopf
                   falsch)
            - 009 Sektor nicht gefunden
        ● - ● - 01/4 ID ECC Fehler
  --- OB Kein ACK vom Hostadapter
  --- OD Falsche Datenmarke
        • • . - NOE Falsche ID-Marke
        • • • • OFFalsche Zylinderadresse des Laufwerks
         - - - 10 Falsche Sektoradresse des Laufwreks
          - - ● 1M Falsche Kopfadresse des Laufwerks
    - ● - - ● - 1½ Unkorrigierbarer Datenfehler

    1/3 Korrigierbarer Datenfehler

        - ● - - 14 Laufwerk nicht bereit
    - ● - ● - ● 15 Schreibfehler
          ● ● ● A9Laufwerk schreibgeschützt
                78RAM-Testfehler
  -- • • • • • • 1/F Kann wechselnde Spuradresse nicht lesen
              - 20 Paritätsfehler vom Hostadapter. Falls dieser
                  Fehler auftritt, hat der Hostadapter einen
                  Fehler im Paritäts-Generierungskreis.
         -- @ 217 Fehlerhafter Block gefunden
        - - 0 - 22 Falsche Funktion
        --- 317 Versucht auf die wechselnde Spur zuzugreifen
 - ● 6 - - 0 - 312 Beim Suchen. Kein Fehler
  - 9 - - 0 0 33 Platten-überlauf
- igotimes - - - - - +0 Controller nicht in Aktion. Kein Fehler
● - - - - - ● 89 Mehrere Laufwerke ausgewählt
       -- • - 82 Sequenzer Time-out während einer Übertragung
- = LED OFF
* = LED ONCE
```

### Lage der wichtigsten Bausteine auf dem Systemboard



<sup>1)</sup> D144 USART-Baustein für Tastatur-Schnittstelle

<sup>2)</sup> D145 " " für Reserve -Schnittstelle 3) D146 " " für Drucker -Schnittstelle

.22; 41H7E3; 1HEKE2J

Max. Wert ENO nach Wait

Max. Wert NAKS vom UTC

Normierungszeit

Anz. SYN - Zeichen

V1.1/5-D

A>install

Installationsdatum: 84-12-17-08:42 Endgerätekennung: 2627-89706399:Siemch Schutzwort Hardwareversion Speicher-Größe DIL - Schalter ( Hex. ) Host-System-Typ Max. Anz. der an den UTC angeschl. Stationen Port 2: 1 Port 6: 1 Port 8: 7 : UICSID Poll Verzögerung Protokollkennung Zeitüberwachung Poll Aussetzzähler 'eitüberwachung Dialog Verzögerung nach Wait

Max. Wert END nach Timeout :

Anz. FAD hinter Norm.block :

Max. Wert NAKs vom Host

Sendeverzoegerung

\*\*\* Kommunikation mit UTC \*\*\* Definition der Installationsparameter

Hr. Belz Tel. 61107 Leitung Frei schullen lassen

53UTCSTD

Hr. Danninger / Post Tel. 5115-9228

### CONFUTC

Anzahl angeschlossener Stationen : 7 Gemeinsamer Emfangsspeicher : 00 Speicher für internen Versand : 00 Garantierter Versendespeicher : 70 Maximale Anzahl : Journaleinträge : 70 Versandaufträge : 70 Adresse der Masterstation : A0	

Max. Anzahl akzeptierter Empfangsseiten nach Sessionumkehr :  $\mathcal{Q}\mathcal{Y}$ 

1,2,..,8 : Bitte eingeben Konfigurationsparameter für Stationen 1...8

Allgemeine Konfigurationsparameter

Leertaste: Konfiguration durchführen

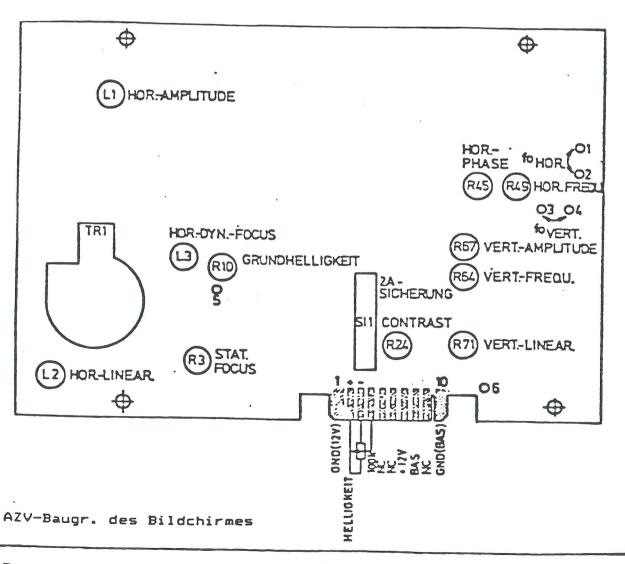
ProgrammabbruchAO

### Schule für Kommunikations-Endgeräte

### Abgleichmöglichkeiten an der Bildschirmeinheit

Abgleich	Beschriftung auf der AZV-Baugruppe	Einstellelement
Vertikal-Frequenz Bildbreite Bildhöhe Bildlage horizontal Bildlage vertikal	VERT. FREQU R 64 HOR. AMPL. L 1 VERT. AMPL. R 67 HOR. PHASE R 45	Potentiometer Spulenkern Potentiometer Potentionmeter 2 Ringmagnete auf der
Vertkal-Linearität Horizontal-Linearität Gesamt Bildlage	VERT. LIN R 71 HOR. LIN L 2	Ablenkeinheit Potentiometer Spulenkern Ablenkeinheit auf dem
Helligkeit grob Kontrast Bildschärfe Horizontal-Frguenz	GRUNDHELLIG R10 KONTRAST R 24 FOCUS R 3 HOR. FREQU R 49	Bildrörenhals Potentiometer Potentiometer Potentiometer Potentiometer Potentiometer

HOR. - Dynamischer Fokus HOR.-DYN.-FOCUS L3 Spulenkern. Einstellung vom Werk. Nach Möglichkeit nicht verändern

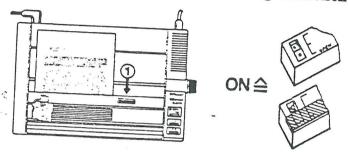


PT 88/89

### Codierschalter einstellen

1. Vorderen Gehäusedeckel aufklappen.

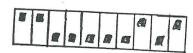
2. Funktionen am Codierschalter ① einstellen.



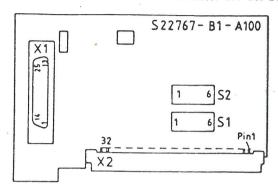
3. Codierschalterstellung ● = ON; O = OFF Im Auslieferungszustand sind alle Schalter ON. Schalter 3, 6 und 7 sind ohne Bedeutung.

Schalter         1       2       3       4       5       6       7       8       9       10         Zeichensatz 1       •       •       0		·	ш	Q :	ea	eu	rur	ıg.	5							
Zeichensatz 1  Zeichensatz 2  Skip over 1''  Skip over aus   CR = CR  Papier- Vorschub  LF = LF  LF = CR + LF  12''  Zeilenvorschub  1/6''  1/8''  Gerät  1 2 3 4 5 6 7 8 9 10  9 10	Schalterfunktione	Schalterfunktionen					Schalter									
Zeichensatz 1  Zeichensatz 2  Skip over 1''  Skip over aus   CR = CR  Papier- Vorschub  LF = LF  LF = CR + LF  12''  Zeilenvorschub  1/6''  1/8''  Gerät  PT 88			1	2	3	4	5	6	17	18	To	70				
Zeichensatz 2       0         Skip over 1''       •         Skip over aus       0         CR = CR       •         Papier-       CR = CR + LF         vorschub       LF = LF         LF = CR + LF       0         Formularlänge       11''         12''       Q.         Zeilenvorschub       1/6''         1/8''       0         Gerät       PT 88	Zeichensatz 1			T		1		-	i -	1	+	1				
Skip over 1''       •       Image: skip over aus of the skip over	Zeichensatz 2		1		1	-	-		-	-	$\vdash$	+				
CR = CR Papier- $CR = CR + LF$ vorschub $LF = LF$ $LF = CR + LF$ Pormularlänge $CR = CR$ $CR$	Skip over 1"		+			-					-	-				
$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	Skip over aus		+	0				-		_						
vorschub         LF = LF         O           LF = CR + LF         O         O           Formularlänge         11"         O           Zeilenvorschub         1/6"         O           I/8"         O         O           Gerät         PT 88         O	CR =	CR				•		+	$\dashv$			Н				
vorschub         LF = LF         •	Papier- CR =	CR + LF			1	0	$\dashv$	+	$\dashv$							
Formularlänge 11"    12"	vorschub LF = 1	LF		7	+	-		+	+	-	-	$\dashv$				
12"   Q	LF = (	CR + LF		7	+	1	0	+	+	+	4	$\dashv$				
12"   Q	Formularlänge	111"		7	1	+	+	+	+	+	+	-				
Zeilenvorschub         1/6"         •           1/8"         0           Gerät         PT 88         •	0.	12''	7	1	1	1	+	+	+	4	$\dashv$	$\dashv$				
1/g" 0 Gerāt PT 88	Zeilenvorschuh	1/6"	$\dagger$	$\dagger$	$\dagger$	$\dagger$	+	+	+	뇍	+	$\dashv$				
Gerāt PT 88		1/8"	1	$\dagger$	+	+	+	+	+	+	+	$\dashv$				
	Gerät	PT 88	+	+	+	$\dagger$	+	+	+	f	+	+				
11 09		PT 89	1	+	+	+	+	+	+	+	+	4				

Drucker 6-22

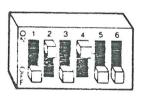


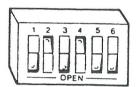
### Einstellen der Betriebsartenschalter auf der Schnittstelle



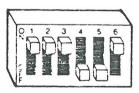
Stellen Sie bitte die beiden Schnittstellenschalter wie folgt ein:

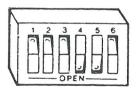
Schalterstellung von Schalter S2:





Schalterstellung von Schalter S1:





Die genaue Bedeutung der Schaltereinstellung können Sie der Anwendungsbeschreibung, Best. Nr. A22761-A4430-E1-\*-7435 entnehmen. Sie ist aber für den Betrieb Ihres Druckers am Siemens PC-D nicht erforderlich.

SIENLINS

5-21 = Siemens/Eema

5 - 25 3 Siemens PC-D

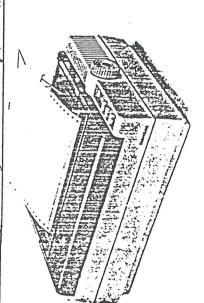
JBH (FC-02)

# Drucker PT88S-25 (22) und PT89S-25

# Version SIEMENS PC-D

Das Wichtigste im Taschenformat

Software:	JBH 522761	201
Program milel mit 578	0.80	522764 - 4240-AA 522764 - 4240-BA 522764 - 4250-BA



### odierschalter

Im Auslieferungszustand sind die Codierschalter voreingestellt. Einige Parameter (2 Schaltzustände angegoben) können Sie Ihren Anforderungen anpassen.

O = ON O = OFF

## Codierschalter 1 (links)

		L					l		
Schalterfunktionen		_	1 2 3	2	Sch 4	Schaller   4   5	9	7	8
Zeichensatz	2	0	L	L					
Wagenrücklauf	ohne Zeilenvorschub			_	0				
400400	1/10 Zoll			_		•			
Scrietoschrin	1/12 Zoll					0			
- Spiritos	Normalschrift			_					
	Schönschrilt						0		
Me.ii	Null III O						Г		П
	Null = 0							0	П
Formulariboon	11 2011								
50.000	12 Zoll								0
Die Schalter 2 und 3 sind nicht belegt.	sind nicht belegt.						1	1	П

# Codierschalter 2 (rechts)

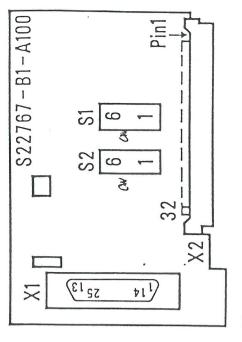
		()								
1	Schalterfunktionen		L		"	Schalter	ller			
			-	~	<del>ر</del>	1 2 3 4 1 5   6   7   8	2	9	_	æ
1	7.01000000000	1/6 Zoll	•							Π
		1/8 Zoll	0			$\vdash$				T
i	1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 -	1 Zoll					$\vdash$	$\vdash$	$\vdash$	T
1	מאוסו האבו המוסה מועס	aus		0		$\vdash$	H	$\vdash$	Т	Т
	DC 1 und DC 3	werden ausgelührt			0		$\vdash$	$\vdash$	$\vdash$	T
1	Summer	ein				$\vdash$	<del> </del>			T
		aus					-	0		
	Die Schalter 4, 5, 7 und 8 sind nicht belegt.	d 8 sind nicht belegt.	1	1	1	1	1	1	1	T
				1	I	l	l	١	I	1





3

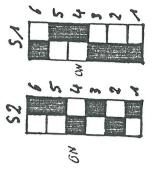
`
'n
=
g
3
idspani
S
g
=
ınpassun
S
9
2
Ö
en
<u>=</u>
Itstell
St
#
Ξ.
$\bar{z}$
O
S



Bei der Schnittstellenanpassungsbaugruppe RS-232-C ist nur die in nachlolgender Tabelle angegebene Schaltereinstellung zulässig.

Schallerstellung: • = ON O = OFF

Schallerfunktionen	-	Sc.	Schalter S1	2 4	5.5	9	Schalter S1 Schalter S2	Schaller S2 2   3   4   5	3 8	94	522	9
Übertragungsgeschwindigkeil = 9600 biVs	0 0		•				_	-	-	_	_	
Betrieb mit Signal D1, D2, S1.2,				0	0	_	-	-	-	-	-	
Protokoll X-ON/X-OFF							0 0 0 0 0	0	0	-	0	
				١	l	l	l	l	l	ł	ł	1



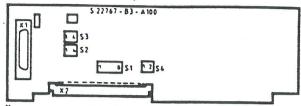
### Schnittstelle RS-232-C (V.24/V.28) Interface RS-232-C (V.24/V.28) (S22767-B1-A100)

\$22767-81- \$22767-81- \$1	ode or			III		25	3:	·	2 8 6		67 81 6	-1		A K
Betnebsart			T		5	7		_	Т	-	9	2	-	-
Operating mode			1	2	3	4	5	16	l,	12	13	1 4	15	16
		110		0				H	r	H	+	+	F	F
		200		0	5	Н		T	+	t	t	t	t	t
Übertragungsgeschwin	dipkeit bit a	300	-	•	_	Н		-	H	t	t	十	H	t
Data rate bit is		1200	0	c		Н	Н	H	H	1	1	+	H	t
		2400		3	•				H	1	-	t	-	t
	•	4800	0	•	•					1	H	t	H	H
		9600		•	e					r	H	H	H	H
X-ON/X-OFF-Protokoli	D1, D2, S1.2					=	5	0	0		0		0	5
X-ON/X-OFF protocol	D1, D2, S1.2, M1											•		
	Modern		П		7							•		
BUSY	D1, D2, S1 2, BUSY	1		7	7	৹	0			П				_
BUST	D1, D2, S1.2, M1, B	USY		7	٦	0	0					П		-
	Modem			7	1	0	•	0	П	П	Ī	П	٦	
BUSY (X2 10)	Stift/pin 25		٦	1	1	7	٦	٦	0	0	0	5		
peschaftet an/ connected to	Strt/pin 2			1	7	7	7	٦	Ξ	•	•	E		_
COMPACING TO	Strft/pin 20		1	1	7	1	1	1	9	٥	0	5	7	
Signal BUSY	neg Potential		7	1	1	7	1	1	7		٦	П	2	
	pos Potential		1	1	1	1	1	1	1		٦		0	=
Strft/Pin X1   RS-232-0			_	_	~	П				_	_		_	_

Stift/Pin X1	RS-232-C		COTT	DIN
1	AA T		101	E1
2	BA	TXD	103	Di
3	BB	RXD	104	D2
4	CA	RTS	105	\$2
. 5	C8	CTS	106	M2
6	∞	DSR	107	M7
7	AB	-	102	E2
8	CF	DCD	109	M5
20	8	DTR	106.2	\$1.2
25°)		-		BUSY

<sup>&</sup>quot;) umschaftbar auf Stift 2 und 20

Schnittstelle RS-232-C (V.24/V.28), TTY (S22767-B3-A100)



Übertragungsgeschwindigkeit (e = ON, O = OFF)

bit/s		S1	
	1	2	3
110	0	0	0
200	•	0	0
300	0	•	0
600	•	•	0

RS-232-C (V.24/V.28) S4 in Stellung 1 = V Z4 2 = TTY

Stift X1	RS-232-C	CCIT	DIN
1	GND	101	E١
2	BA	1037	Di
3	88	104	D2
7	AB	102	E2
25	-	- 1	BUSY

\*) Wahlweise mit BUSY beechaltbar

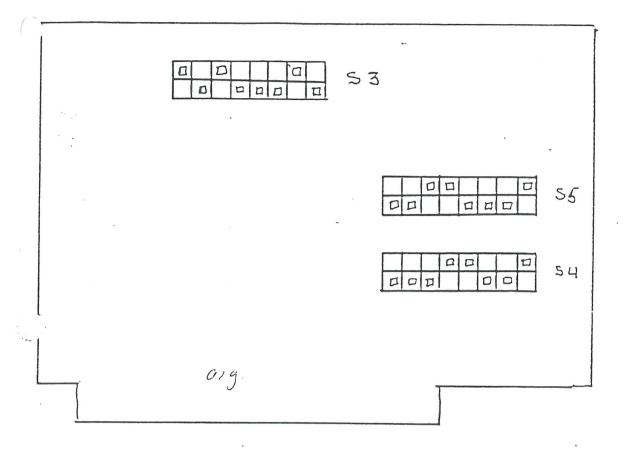
Betnebsart				51		
		4	5	6	7	8
X-ON/X-OFF	Protokoli	X			X	M
BUSY an	Stift 25	0			0	0
500. 5	Strft 2 und 25	0			0	0
BUSY	neg Potential		•	0		
	pos Potential		V	Y		

TTY 20 mA S4 in Stellung 2

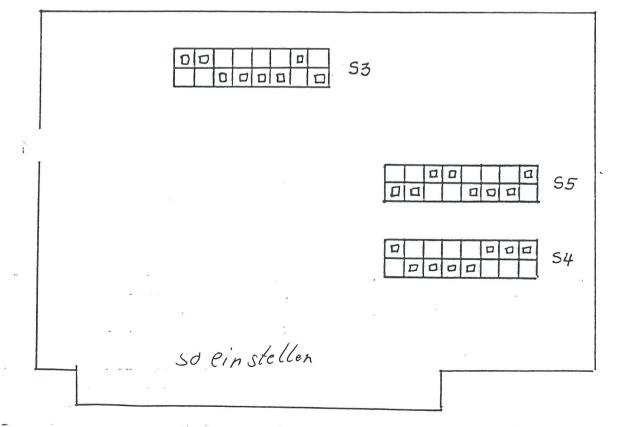
Stm X1	Erlau	terung
1	E1	(GND)
9	611	Emphandakuna
10	81	Emplangulaitung
18	b2]	Sendeleltung
21	a2 5	aminomentand

Betnebsart		T		51			Г	S	2		Г	S	3	
		4	5	6	7	8	1	2	3	14	1	2	3	1 4
X-ON/X-OF	F Protokoli	TR	0	0	X									
BUSY	Strom	0	X	0	0	X								
	kein Strom	0	0		0									
Eigenspeisi	ing	T						•	•	9	0	0	0	C
Fremdspeis mit Schutzi	ung nderstand	Γ			Г	Г	0	0	0	0		•	0	0
Fremdspeis ohne Schut	ung Imderstand	T					0	0	0	0	0	0	•	

### HT80C - Umschaltung.



1200 Band 7 Bit



9600 Band 8 Bit Parity Off

### Installation eines Centronic-Schnittstellentreibers

Beim Einschalten liest der Siemens PC-D das Betriebssystem, und danach eine Konfigurationsdatei (CONFIG.SYS), falls eine solche vorhanden ist.

Mit der Datei CONFIG.SYS können Sie dem Siemens PC-D mitteilen, welche Geräte angeschlossen sind. Der PC-D führt dann die Installation der angegebenen Gerätetreiber durch, d.h. es werden die jeweiligen Treiber (z.B. Druckertreiber, Schnittstellentreiber) installiert.

### Wichtig:

Die Datei CONFIG.SYS und alle Treiberdateien müssen im Grundarbeitsbereich stehen. Die Treiberdateien erkennen Sie an der Dateierweiterung .DEV.

Bei einem Siemens PC-D mit Diskettenlaufwerk(en) legen Sie die Betriebssystemdiskette in das Diskettenlaufwerk A. Besitzen Sie einen Siemens PC-D mit einem Festplattenlaufwerk, öffnen Sie das Diskettenlaufwerk.

Schalten Sie nun Ihren Siemens PC-D ein.

Der Siemens PC-D meldet sich mit dem PROMPT oder mit dem Menü. Sollte sich der PC-D mit dem Menü melden, dann müssen Sie in das Betriebssystem schalten.

Am Bildschirm steht jetzt das PROMPT:

C> ... beim Siemens PC-D mit Festplattenlaufwerk

A> ... beim Siemens PC-D mit Diskettenlaufwerk(en)

Wenn Sie nicht sicher sind, ob Sie sich im Grundarbeitsbereich befinden, dann geben Sie bitte ein:

C>CDN

Danach betätigen Sie die EINGABETASTE.

Es erscheint wieder:

C>

Kopieren Sie den Inhalt der mitgelieferten Diskette auf Ihre Festplatte oder auf Ihre MS-DOS-Diskette wie folgt.

Bei einem Siemens PC-D legen Sie die mitgelieferte Diskette in das Diskettenlaufwerk A ein. Dann geben Sie ein:

COCOPY A: \*. \* C: <EINGABETASTE>

Bei einem Siemens FC-D mit Diskettenlaufwerk(en) legen Sie die mitgelieferte Diskette in das Diskettenlaufwerk B ein. Dann geben Sie ein:

A>COPY B: \*. \* A: <EINGABETASTE>

Die Datei CENTRON. DEV wird nun in Ihren Grundarbeitsbereich kopiert.

Den Schnittstellentreiber in die Datei CONFIG.SYS schreiben

Um festzustellen, ob eine Datei CONFIG.SYS vorhanden ist, geben Sie bitte folgendes ein:

COTYPE CONFIG.SYS (EINGABETASTE)

Wenn die Datei CONFIG.SYS vorhanden ist, wird der Inhalt der Datei angezeigt:

Beispiel für einen Inhalt der Datei CONFIG.SYS:

BUFFERS=30 FILES=15

Wollen Sie den Schnittstellentreiber für die Centronics-Schnittstelle installieren, so müssen Sie in diesem Fall die Datei CONFIG.SYS ändern. Diese können Sie mit einem Editierprogramm, z.B. EDLIN, ändern (siehe MS-DOS Benutzerhandbuch).

Wenn die Datei nicht vorhanden ist, wird die Meldung "Datei nicht gefunden" am Bildschirm ausgegeben. Sie müssen in diesem Fall die Datei CONFIG.SYS neu erstellen. Das Neuerstellen der Datei können Sie ebenfalls mit einem Editierprogramm durchführen. Sie können aber auch mit folgendem Befehl die Datei neu erstellen:

COCOPY CON CONFIG.SYS (EINGABETASTE)

Jetzt schreiben Sie b<mark>itte folgenden T</mark>ext und betätigen nach jeder Zeile die EINGABETASTE:

FILES=15
BUFFERS=30
DEVICE=CENTRON.DEV LPT1

### Wichtig:

Bei Verwendung des Centronics-Schnittstellentreibers muß der erste Gerätetreiber in der Datei CONFIG.SYS der Centronics-Schnittstellentreiber sein.

Wenn Sie alle Gerätetreiber installiert haben, halten Sie die Taste CTRL gedrückt und drücken auf die Taste Z.

Am Bildschirm steht jetzt:

C>COPY CON CONFIG.SYS FILES=15 BUFFERS=30 DEVICE=CENTRON.DEV ^Z Betätigen Sie jetzt die EINGABETASTE.

Am Bildschirm steht jetzt:

C>COPY CON CONFIG.SYS FILES=15 BUFFERS=30 DEVICE=CENTRON.DEV ^7

### 1 Datei(en) kopiert

C>

Führen Sie jetzt einen Warmstart durch, oder schalten Sie den Siemens FC-D aus und wieder ein. Der gewünschte Treiber wird automatisch installiert.

### Wichtig:

Wollen Sie den Drucker PT 88/PT 89-15 betreiben, so darf für den entsprechenden FORT (Druckeranschluß) keine Druckertreiberdatei in der Datei CONFIG.SYS stehen.

Wenn die Installation fehlerfrei funktioniert, erscheint die Meldung

Centronics Treiber REV. X.YZ für Drucker #3 installiert. LPTx ist mit Drucker #3 verbunden.

Falls die Installation nicht fehlerfrei funktioniert, prüfen Sie die Datei CONFIG.SYS auf Fehler, und wiederholen Sie die Prozedur.

Einführung

### Die MS-DOS-DATEIEN 1.6

Die MS-DOS-System-Diskette enthält die folgenden Dateien:

Zweck der Datei Dateiname COMMAND. COM MS-DOS-Befehlsprozessor

MS-DOS-Betriebssystem \* MSDOS. SYS

E/A-Schnittstelle \* 10 . SYS Hardware-Betriebssystem

Programm zur Festplatteninitialisierung Zeilen-Editor HDINIT . COM EDLIN . COM

Platten-/Diskettenüberprüfungsprogramm Programm zum Diskettenvergleich DISKCOMP. COM CHKDSK . COM

Formatierungsprogramm FORMAT. COM

**Dateienwiederherstellungsprogramm** Systemübertragungsprogramm Sicherungsdienstprogramm DISKCOPY . COM RECOVER. COM SYS. COM

Dienstprogramm für Hintergrunddruck **Fextausgabefilterprogramm** PRINT . COM MORE. COM

Suchfilterprogramm zum Auffinden einer Zeichenfolge **Textsortierfilterprogramm** in Textdateien SORT. EXE FIND . EXE

Programm zur Bildschirm-Zeitüberwachung Jmschaltprogramm für Bildschirm-Modus Systemkonfigurationsdatei CONFIG. SYS VIDEO . COM CRT. COM

Programm zur Laufwerkszuordnung **Dateienvergleichsprogramm** ASSIGN . COM FC. EXE

Programm zur Festlegung des Betriebsmodus Programm für die Aufteilung der Festplatte Prüf- und Korrekturprogramm DEBUG. COM MODE. COM FDISK, COM

Programm zur Anzeige der Dateiverzeichnisse (Kataloge) REE. EXE

Dateiensicherungsprogramm für die Festplatte Programm zur Bestimmung der Dateigröße Bindeprogramm BACKUP. EXE LINK. EXE SIZE . EXE

Programm zum Umwandeln von .EXE-Dateien in COM-Dateien EXE2BIN . EXE

Programm erzeugt einen Klickton bei Tastenbetätigung Programme zur Umschaltung der Tastaturbelegung Progragramm zur Transportsicherung der Festplatte Programm zur Installierung des Tastaturtreibers für Programme zur Umschaltung der Bildschirm-Belegungsprogramm für die Funktionstasten Programm schaltet den Klickton aus diakritische Zeichen darstellung KLICKOFF. COM KLICKON . COM NEGATIV.COM HDPARK. COM POSITIV. COM PUSHKEY. EXÉ TKBD . COM KBxxx. EXE

Sie werden diese Liste von Dateien am Bildschirm wiedererkennen, benutzen. Die beiden Dateien mit vorangestelltem Sternchen (\*) wenn Sie den im nächsten Kapitel beschriebenen Befehl DIR (= Show DIRectory = Zeige Inhaltsverzeichnis) gelernt haben und sind sogenannte unsichtbare Dateien, die bei der Eingabe des Befehls DIR nicht am Bildschirm erscheinen.

Außerdem finden Sie noch viele andere Dateien auf der MS-DOS-Systemdiskette.

Beschreibungen zu einer Anwendersoftware. Diese Dateien können Sie sich auf dem Bildschirm anzeigen lassen, mit dem Befehl TYPE, den Sie später lernen. Sie können dann die Beschreibung lesen. Dateien mit der Erweiterung .DOK (z. B. DIALOG.DOK) sind Väheres über diese Dateien finden Sie im Anhang C. Die restlichen Dateien sind Programme und Gerätetreiber, die über len PC-D angesprochen werden.

m nächsten Kapitel lernen Sie, wie man das MS-DOS-System startet und wie man Disketten formatiert und sichert.

### **SIEMENS**

### **Siemens PC-D S26361-L17-V...**

MSTM-DOS

Servicehandbuch Teil 1

### Inhaltsverzeichnis

Kapitel		S	eite
1 1.1 1.2 1.3	Allgemeine Produktdaten	1 -	- 2 - 9
2 2.1 2.2 2.3 2.4 2.5 2.6 2.7	Demontage Gehäuse öffnen Laufwerkgruppe entfernen Laufwerk demontieren Festplatte + Festplatten-Controller montieren Ausbau der Stromversorgung Lüfter Ausbau Baugruppen Einbau	22222	- 1 - 3 - 5 - 6 - 12 - 16
3.1 3.2 3.3 3.4 3.5 3.6 3.9	Service-/Diagnose Sichtprüfung Selbsttest Urlader Monitorprogramm Fehleranzeige am Festplatten-Laufwerk Schalter und Steckbrücken auf der Flachbaugruppe Systemboard Kennzeichnung der Anschlußleitungen Zusammenfassung aller Steckverbinder Test- und Diagnosesystem (TDS)	33333	- 2 - 4 - 7 - 9 - 11 - 13 - 19 - 20
4 4.1 4.2 4.2.1 4.3.4 4.5.4 4.5 4.6 4.7 4.8 4.9	Wartung und Entstörung Allgemein Disketten-Laufwerk "TEAC 55FV" Disketten-Laufwerk "TEAC 55GFV" Festplatten-Laufwerk "BASF 6188" Festplatten-Laufwerk "NEC D5126" Festplatten-Controller Stromversorgung + Lüfter Bedien- und Anzeigenbaugruppe Bildschirmeinheit CRT-Controller Tastatur	4 4 4 4 4 4	- 2 - 7 - 10 - 12 - 15 - 16 - 27 - 28 - 46

Kapitel		,	Se:	ite
5	Grundelektronik			
5.1	Hauptspeicher u. Speichererweiterungen			
5.2	Bedienelemente und Hilfsregister			
5.3	Die Tasten Reset und Debug			
5.4	Leersockel für Statisches RAM			
5.5	Echtzeituhr			
5.6	Lautsprecher	5	***	11
5.7	Systemschnittstelle	5		12
5.8	Serielle Schnittstellen Geräte-Steuer-Register .			
5.8.1	Serielle Schnittstellen			
5.8.2	Kennwerte und Steckerbelegung V.11	5		21
5.8.3	Kennwerte und Steckerbelegung V.24/V.28	5	••••	23
5.9	Schnittstellen für Diskettenlaufwerke			
	Festplattenlaufwerk u. Streamer-Kassettengerät			
5.10	Aufteilung des Ein-/Ausgabe-Adreßraumes			
5.11	Diskettenlaufwerke und Steuerung	5	****	27
5.12	Festplatte und Steuerung	5		32
5.13	Die SCS-Schnittstelle	5	****	35
5.14	Tabelle aller Interrupts	5		39
Ł	Drucker	4		1

### 1 Allgemeine Produktdaten

Der Siemens PC besteht aus folgenden Geräteeinheiten:

### \* Systemeinheit

Die Systemeinheit besteht aus der Brundelektronik mit Arbeitsspeicher, Disketten- /oder Festplattenlaufwerk mit Controller, Bildschirm-Controller, Stromversorgung und bis zu max. zwei Erweiterungsbaugruppen.

Die Systemeinheit enthält ferner:

- \* Ein oder zwei slimline-Diskettenlaufwerke mit 1 oder 1,6 Mbyte
- \* Ein slimline-Festplattenlaufwerk mit 15 oder 25 Mbyte (anstelle eines Diskettenlaufwerkes) und Festplatten-Controller.
- \* Arbeitsspeicher in Stufen 256 kbyte, 512 kbyte oder 1 Mbyte erweiterbar.
- \* Die Stromversorgung für die Steuereinheit, die Tastatur und den Bildschirm.
- \* Tageszeit und Kalender (batteriegepuffert) einen Lautsprecher
- \* Zwei umschaltbare Schnittstellen V.24/V.11 zum Anschluß für Drucker, Telex-Adapter und weitere Peripherieeinheiten.

# PC-D/X \$26361-L17-V... HOS: Fabr. Nr. 230 V~/115 V~±15% 47-63 Hz 330 VA cos 0,65 1,5/3A Vor dem Öffnen Netzstecker ziehen Disconnect power before opening Déconnecter avant d'ouvrir Antes de abrir desenchufar la red MADE IN GERMANY ALLEMAGNE ALEMANIA

Bild 1-1 Typenschild auf der Rückseite der Systemeinheit

### \* Bildschirmeinheit

Die Bildschirmeinheit zeigt die Texte flimmerfrei schwarz auf weiß und umgekehrt. Als Option wird die Bildschirmeinheit mit einem Ergolift (Höhenverstellung der Bildschirmeinheit) geliefert.

### \* Tastatur

Die Tastatur dient zur manuellen Eingabe von Daten.

### 1.1 Technische Daten

### Elektrische Werte

	Netzspannung (V):		230	<u>+</u>	15	%	115	<u> +</u>	15	%
<b>Nation</b>	Netzfrequenz (Hz)	8	47		63		47	-	63	
-	Leistungsaufnahme	(VA):	ca.	3	30	VA	Ca	l m	230	VA
	(max. Aushau)									

- Klimat. Bedingungen:

	optim. Bere	eich (	Grenzbereich
Claims rightly delicts delicts places disting strates strates strates bearing survive todays and an April of strate strates strates and an April of strate strates and an April of Strates and an Apri	*** **** **** **** **** **** **** **** ****	and desire where taking speed proper street surper section where section street.	year angus tenun maga untuk satus apaya mana baper banna Minas Silan
Temperatur (Grad C):	15-7	52 :	10-40
Rel. Luftfeuchte (%):	20-7	75 1	15-80
Max. zul. Taupunkt-Temper	ratur		
(Grad C):	2	22 2	25

Betriebsgeräusche (dB): ca. 45

### Technische Daten der Systemkomponenten

### - Systemboard:

Mikroprozessor: Wortlänge:	80186 (INTEL), 8 MHz 16Bit
Hauptspeicher:	256 kbyte, 512 kbyte oder 1Mbyte
Dyn. RAM-Controller: Urlader:	8208 (INTEL), 256 kbyte bis 1 Mbyte
	16 kbyte ROM MC146818 (MOTOROLA)
Real-Time-Clock	
batteriegepuffert:	Lithium-Batterie (5 Jahre)
	Tageszeit und Kalenderzeit
Floppy-Disk-Controller:	WD 2793
SCS-Interface:	Für Anschluß eines Hard-Disk-
	Controllers
Interruptcontroller:	2x8259A (INTEL) für 16 Interrupts
Schnittstellen:	3 Schnittstellen für
	- Tastatur (V.11)
	- Drucker (V.11/V.24)
	- Reserve (V.11/V.24 modemfähig)
	Die Ansteuerung dieser Schnittstellen
	übernehmen USARTs 2661
Maria and American American	
	Für max. 3 Erweiterungsbaugruppen
buchse (I/O-Schnittst.)	
Nicht flüchtiger	2 kbyte non-volatile RAM
Speicher (optional):	Intel 2817A
	SRAM od. EPROM mit Zugriffszeit v.200 ns

### Diskettenlaufwerke "TEAC 55FV" und "TEAC 55GFV"

Bauart: 5 1/4 Zoll Bruttokapazität: 1 Mbyte (MFM), 500 kbyte (FM) FD55GFV bei hoher Kapazität: 1,6 Mbyte (MFM), 1,2 Mbyte (FM) Spuren je Oberfläche: 80 (96 tracks per inch) Oberflächen: Transferrate: 250 kbit/s (MFM), 125 kbit/s (FM) FD55GFV bei hoher Kapazität: 500 kbit/s (MFM), 250 kbit/s (FM) Kopflade- und Beruhigungszeit: < 35 ms Spurwechselzeit: < 3 ms Spurberuhigungszeit: < 15 ms

Mittlere Wartezeit: 100 ms Umdrehungszahl: 300 min  $^{-1}$   $\pm$  1,5 % FD55GFV 360 min  $^{-1}$   $\pm$  1,5 %

Anlaufzeit des Spindelmotors:

< 400 ms

Stromversorgung + 12 V:

Toleranz:  $\pm$  5 % Srumm und Störer:  $\leq$  200 mV Stromaufnahme:  $\leq$  0,6 A pp normal 0,9 A /  $\leq$  400 ms beim Motorstart

0,9 A / < 400 ms beim Motorstart < 0,08 A Wartezustand (Motor aus)

Stromversorgung + 5 V :

Toleranz:  $\pm$  5 %  $\pm$  100 mV pp Stromaufnahme:  $\pm$  0,8 A

Die Einschaltreihenfolge ist beliebig, da eine Rücksetz-Logik in der Laufwerkselektronik eingebaut ist. Damit ist sichergestellt, daß beim Aus-/Einschalten der Laufwerke eventuell eingelegte Disketten nicht zerstört werden. Die Geräte können sowohl horizontal wie vertikal eingebaut werden. Horizontaler Einbau ist jedoch nur mit dem Spindelmotor nach unten erlaubt. Es ist keine vorbeugende Wartung erforderlich.

### Festplattenlaufwerk "BASF 6188"

Bauart:

5 1/4 Zoll, MFM-Codierung

Brutto-Kapazität:

Brutto-Kapazität je Oberfläche:

Zahl der Oberflächen (Köpfe) :

Anzahl der Zylinder:

Transferrate:

15 Mbyte

3.75 Mbyte

4 360

5 Mbit/s

Zugriffszeiten (incl. der Kopfberuhigungszeiten): "single-step-mode" "buffered-step-mode"

Schrittimpulslänge: 1,0...3.1 ms

10...200 µs

Positionieren um

1 Zylinder: ca. 120 Zylinder: vollen Bereich:

15 ms 135 ms 374 ms

15 ms 88 ms 213 ms

Mittlere Wartezeit. Kopfberuhigungszeit: 8,3 ms 15 ms

Umdrehungszahl:

 $3600 \text{ min}^{-1} + 1\%$ 

Anlaufzeit: Stopzeit:

24 s 10 5

Stromversorgung + 12 V:

Toleranz:

Brumm und Störer:

± 10 % √ 50 mV<sub>pp</sub>

Stromaufnahme:

2,5 A Anlauf

1,4 A Fositionieren

1,1 A Datentransfer/Wartezustand

Stromversorgung + 5 V:

Toleranz:

Brumm und Störer:

√ 50 mV pp

Stromaufnahme:

1,0 A Anlauf

0,9 A Positionieren

O,B A Datentransfer / Wartezustand

Das Laufwerk kann sowohl horizontal wie auch vertikal eingebaut werden, die vertikale Einbaurichtung ist dabei bevorzugt. Horizontaler Einbau ist jedoch nur mit der Laufwerkselektronik nach unten erlaubt. Es ist keine vorbeugende Wartung erforderlich.

### Festplattenlaufwerk "NEC D5126"

Bauart 5 1/4 Zoll
Brutto-Kapazität 25,62 Mbyte
je Zylinder 41,664 kbyte
je Spur 10,416 kbyte
Zahl der Köpfe 4
Zahl der Zylinder 615 \*
Transferrate 5 Mbit/s

\* Unter MS-DDS werden nur 568 Zylinder genutzt.

Zugriffszeiten (incl. Kopfberuhigungzeiten)
 maximale Zugriffszeit 215 ms
 mittlere Zugriffszeit 85 ms
 minimale Zugriffszeit 18 ms

Umdrehungszahl 3546 ± 0.5% Upm Anlaufzeit max. 15 s Stoppzeit max. 15 s

Aufzeichnung

Aufzeichnungsverfahren MFM
Aufzeichnungsdichte 9000 Bit/inch
Spurdichte 700 Spuren/inch

Stromversorgung

Mit den Schaltern 1-4 kann die Laufwerksnummer eingestellt werden.

Das Laufwerk kann sowohl horizontal wie auch vertikal eingebaut werden, die vertikale Einbaurichtung ist dabei bevorzugt. Horizontaler Einbau ist jedoch nur mit der Laufwerkselektronik nach unten erlaubt. Es ist keine vorbeugende Wartung erforderlich.

### Bildschirmeinheit

Elektrische Werte

- Vertikale Ablenkung Freilauffrequenz Vertikal-Rücklaufzeit

- Horizontale Ablenkung

Zeilenfrequenz

Horizontal-Rücklaufzeit

- Bildinformation

66 Hz 0,8 ms

25 kHz ±500 Hz max. 7,5 μs 30 MHz (-3 dB)

Sonstige Kennwerte

- Bildröhre Diagonale Ablenkwinkel Halsdurchmesser Oberfläche

12" 90 Grad 20 mm (Dünnhals)

Dunkelglas (mind. 30 %

Transmission) und entspiegelt

(direkt geätzt)

- Bildröhr-Typen:

Toshiba E2710B4-SDHT (L3) Valvo M31-340 WD/ED

- Auflösuna Bildmitte

Eckbereich

≤ 900 Rasterlinien
≤ 750 Rasterlinien

- Bildgröße (H x B)

160  $\pm$  2mm  $\times$ 220  $\pm$  2mm

Wird bei der max. Leuchtdichte und einer Versorgungsspannung von

+12V±0,1% eingestellt

- Leuchtdichte

0 bis 120 cd/qm

- Bildaufbau

Grafik Modus

Auflösung: 640 x 350 Pixel

alphanumerischer Modus

Zeichen/Zeile

Anzahl der Schreibzeilen Zeichenfeldraster (HxB) Zeichenfeldabmessung (HxB)

Zeichenraster

BO 25

14 x 8 Punkte 6,40 mm x 2,75 mm

Grundraster  $9 \times 7$  Punkte Unterlängen  $3 \times 7$  Punkte

Zeichenabmessung (HxB)

Oberlängen 1 x 7 Punkte 4,11 mm x 2,14 mm

- Sonstige Kennwerte Röntgenabstrahlung

Gewicht

< 36 pA/kg (entspricht

0,5 mR/h) < 6 kg

### Klimatische Bedingungen

- Betrieb

Umgebungstemperatur

 $0^{\circ}$  C bis  $55^{\circ}$  C

(entspricht einer Gehäuseaußentemperatur von O bis

45° C)

Relative Luftfeuchte Taupunkttemperatur Temperaturänderung

Betauung

Luftdruckbereich

10% bis 90 % max. 25° C max. 7,5° C nicht zulässig

700 hPa bis 1060 hPa (bis etwa

3000 m Höhe)

- Lagerung
Temperatur
Relat. Luftfeuchte
Taupunkttemperatur
Temperaturänderung
Luftdruckbereich

-25° C bis +60° C 10% bis 90% max. 28° C max. 10° C/30 Min

max. 10 C/30 Min 700 hPa bis 1060 hPa

- Transport (verpakt)
Temperatur
Relative Luftfeuchte
Taupunkttemperatur
Temperaturänderung
Luftdruckbereich

-40° C bis +70° C 10% bis 100 % max. 32° C max. 30° C /5 min 300 hPa bis 1060 hPa (bis etwa 9000 m Höhe)

### Schnittstelle zwischen Ansteuerung und Bildschirm

Weißpegel: Schwarzpegel: Synchronpegel:

30% 0%

 Stromversorgung Versorgungsspannung Welligkeit der

Stromaufnahme

Eingebaute Sicherung

12 V DC ±1%
max. 100 mV (SpitzeSpitze)
max. 1,4 A
(arith.Mittelwert)
2,0 A Feinsicherung

nach UL 198 G

### Stromversorgung "-D305"

Eingang

Spannung:  $U = 230 \text{ V} \pm 15 \text{ %}$ Frequenz: f = 47 - 63 Hz

Spannung:  $U = 115 \text{ V} \pm 15 \text{ %}$ Frequenz: f = 47 - 63 Hz

Strom bei  $U_N = 220 \text{ V}$   $I_N = 1,15 \text{ A bei Vollast}$ 

 $I_1 = 0,10 A im Leerlauf$ 

Strom bei  $U_N = 110 \text{ V}$   $I_N = 2,18 \text{ A bei Vollast}$ 

 $I_L = 0,10 A im Leerlauf$ 

Leistungsfaktor:

cos phi = 0,65

Wirkungsgrad:

Eta = 81%

Scheinleistung: Wirkleistung:  $F_{W} = 265 \text{ VA}$  $F_{W} = 173 \text{ W}$ 

\*) Netzeinbrüche

bei Nennbedingungen:t = < 10 ms; -100% bei 0,8  $I_N$  Taktfequenz: f = 70  $\pm$  10 kHz

\*) 5,1 V/15 A; 12,1 V/5.2 A; -12 V/0,25 A

### 1.2 Schnittstellenanschlüsse

Auf der Grundbaugruppe befinden sich am Steckerfeld nebeneinander 5 Buchsen, die für den Anschluß verschiedener Geräte vorgesehen sind. Anhand der Abbildung (Bild 1-2) können Sie die Zuordnung jeder Buchse erkennen. Die 'Pin'-Belegung der Buchsen siehe Register 3 Kapitel 3.9.

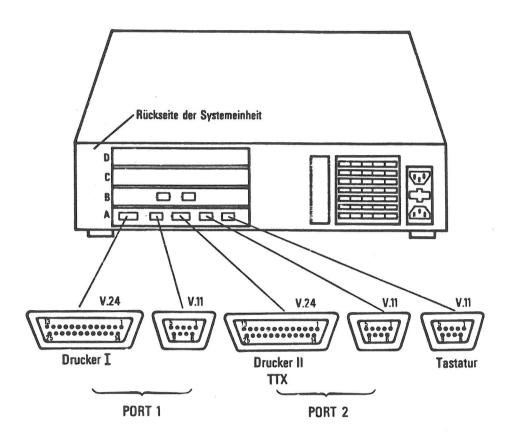


Bild 1-2 Steckerfeld der Grundbaugruppe (Ebene A)

Auf der grafischen Bildschirmsteuerung befinden sich 2 Buchsen nebeneinander. Die Abbildung (Bild 1--3) zeigt Ihnen die jeweilige Zuordnung.

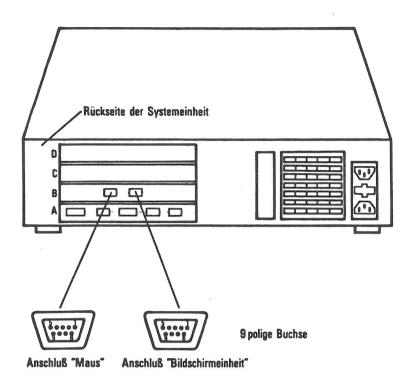


Bild 1-3 Steckerfeld der grafischen Bildschirmsteuerung (Ebene B)

Erweiterungsbaugruppen können in Ebene C und D eingebaut werden. Das Bild 1-4 zeigt Ihnen den Einbauplatz.

### Hinweis:

Sie können maximal zwei Erweiterungsbaugruppen auf die Bildschirmsteuerung aufstecken. Die maximale Stromaufnahme beträgt 2 A pro Erweiterungsbaugruppe.

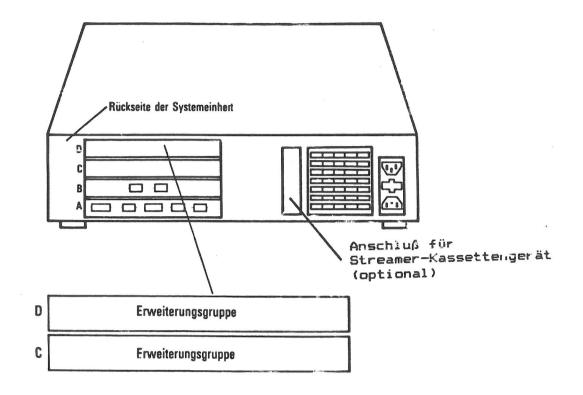


Bild 1-4 Einbauplatz der Erweiterungsbaugruppen

Folgende Erweiterungsbaugruppen können eingebaut werden:

### Dfü-Erweiterungsbaugruppe für EMULATION 9750

CENTRONICS-, V.24- Erweiterungsbaugruppe

### ComfoLink - S

Nähere Erläuterungen zu den einzelnen Baugruppen finden Sie im Teil II (Kapitel 5) des Servicehandbuches.

## 1.3 Service-Hilfsmittel für den Siemens PC

#### Maß- und Prüfgeräte

- Oszillograph
- Tasttester

#### Werkzeuge

- Pozidriv-Schraubendreher Nr.: 1 Best. Nr.: V22199-Z-C798 Pozidriv-Schraubendreher Nr.: 2 Best. Nr.: V22199-Z-C793

Dise Schraubendreher sind für Lösen/Befestigen des Gehäuses und der Module des Siemens PC bestimmt

- Abgleichbesteck für Bildschirm incl. Vierkant 0,3 mm, x 2 mm, 180 mm Länge
- IC-Zieher (für TTL-Bausteine) Best. Nr.: L30460-X424-X IC-Zieher, groß Best. Nr.: L30460-X281-X

#### Prüfhilfsmittel

Prüfstecker für DUE MS V1 Best. Nr.: F81-P2555

Früfstecker für Systemboard Best. Nr.: F81-P2557

Prüfstecker für BAM/WTUE Best. Nr.: F81-P2818

Selbstdiagnosestecker für Centronocsanschluß Best. Nr.: F81-P289

- Service-Koffer für Bildschirm Best. Nr.: S22977-Y1061-B100 - Service-Koffer für Systemeinheit Best. Nr.: S22977-Y1061-A100
- Test- und Diagnose-System (TDS) Diskette Best. Nr.: P22957-P101-V10 Version 3.0

## 2 Demontage

In diesem Kapitel wird Ihnen die Demontage einzelner Teils des Siemens PC anhand von Bildern gezeigt.

## 2.1 Gehause öffnen

Prüfen Sie, ob der EIN/AUS-Schalter an der Vorderseite der Systemeinheit nach rechts gedrückt ist (ausgeschaltet; Bild 2-1).

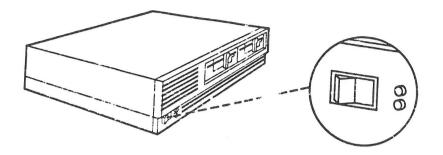


Bild 2-1 Bremens PD-D ausschalten

## Ziehen Sie den Netzstecker!

Entformen Sie den Bildschirm von der Systemeinheit, und stellen Sie die Systemeinheit zugänglich auf.

Die zwei Kreuzschlitzschrauben 1 lösen, das Gehäuse rückwärts leicht anheben und in Pfeilrichtung 2 schieben (Bilo 2-2).

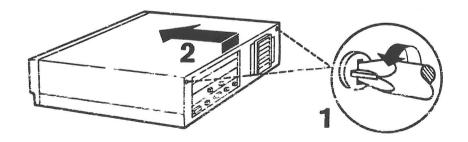


Bild 2-2 Gehäusedeckel lösen

Den Gehäusedeckel in Pfeilrichtung 3 abheben (Bild 2-3).

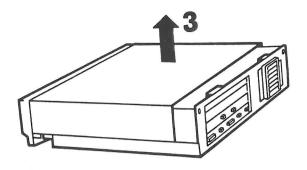


Bild 2-3 Gehäusedeckel abnehmen

## 2.2 Laufwerkgruppe entfernen

- \* Genausedeckel abnehmen
- \* Lösen Sie die zwei Kreuzschlitzschrauben an der Vorderseite (Bild 2-4).

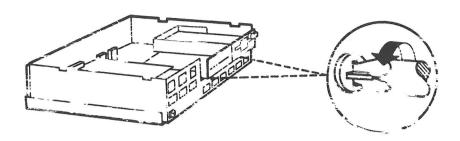


Bild 1-4 - Aufworkshalterung 18sen

Die Lautwe kahal a so kunz nach verne achieben und in Phoilrichtung 1 Ober die Schrauben haben. Die Laufverkshalterung in Pfeltrichtung 2 hochheben (Bild 2-5) und vor die Systemainheit legen (NFT 2 c).

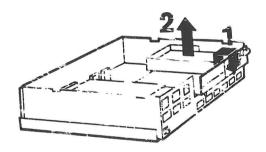


Bild 2-5 Laufwerkshaltering entoeimin

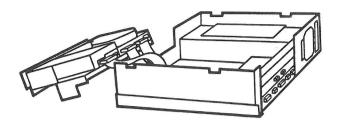


Bild 2-6 Laufwerkshalterung entnommen

## 2.3 Laufwerk demontieren

- \* Gehäusedeckel abnehmen
- \* Laufwerkgruppe entfernen

Wird ein Laufwerk getauscht oder neu eingebaut gehen Sie nach den folgenden Absätzen vor.

Die beiden Stecker am Diskettenlaufwerk ziehen (Bild 2-7).

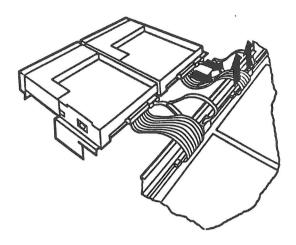


Bild 2-7 Kabel vom Diskettenlaufwerk entfernen

Die vier Kreuzschlitzschrauben an der Unterseite des zu tauschenden Diskettenlaufwerks entfernen. Jetzt können Sie das Laufwerk aus dem Einbauplatz entfernen (Bild 2-8).

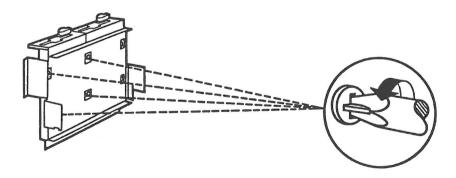


Bild 2-8 Laufwerk entfernen

# 2.4. Festplatten-Laufwerk und Festplatten-Controller

Wird das Diskettenlaufwerk gegen ein Festplattenlaufwerk getauscht (also nicht neu eingebaut), so ist das Diskettenlaufwerk B nach den beiden folgenden Absätzen auszubauen.

Die beiden Stecker am Laufwerk B und auf der Grundelektronik ziehen (Bild 2-9).

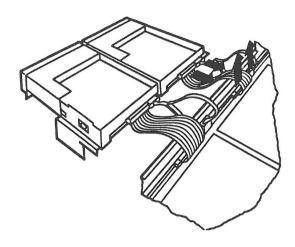


Bild 2-9 Kabel vom Diskettenlaufwerk entfernen

Die vier Kreuzschlitzschrauben an der Unterseite des Disketten-laufwerks B entfernen. Jetzt können Sie das Laufwerk aus dem Einbauplatz entnehmen (Bild 2-10).

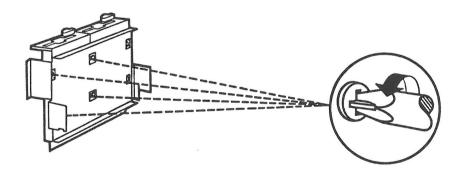


Bild 2-10 Laufwerk entfernen

Legen Sie das Festplattenlaufwerk auf den Einbauplatz. Befestigen Sie es mit den vier Kreuzschlitzschrauben (Bild 2-11).

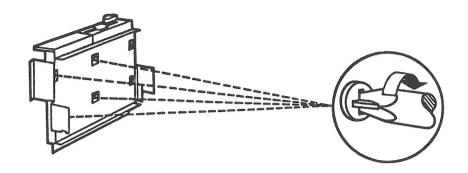


Bild 2-11 Laufwerk einbauen

Lösen Sie die Schraube an der Stromversorgung (Bild 2-12). Klappen Sie die Abdeckung nach oben, und entfernen Sie die Abdeckung.

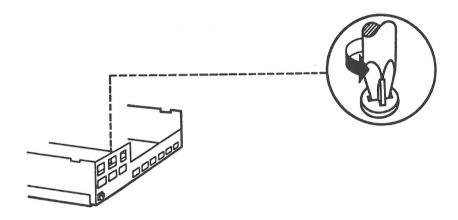


Bild 2-12 Abdeckung der Stromversorgung entfernen

Montieren Sie auf der Abdeckung die vier Halteklammern (1; Bild 2-13) indem Sie sie durch die öffnung drücken. Legen Sie die drei Distanzscheiben (2; Bild 2-13) über die entsprechenden öffnungen und drücken die Kunststoffstifte (3; Bild 2-13) durch die Distanzscheiben.

Jetzt können Sie die mitgelieferte Platine (Festplatten-Controller) auf die Halteklammern stecken. Achten Sie darauf, daß alle Halteklammern einrasten.

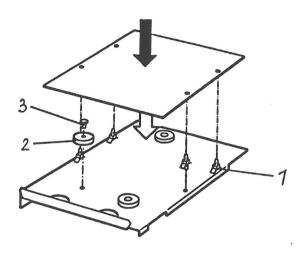


Bild 2-13 Festplatten-Controller befestigen

Stecken Sie beide Stromversorgungskabel auf die Stromversorgungsbaugruppe und legen die Kabel in den nebenliegenden Schlitz (Bild 2-14).

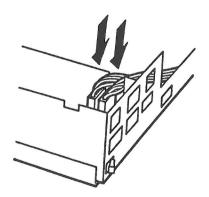


Bild 2-14 Stromversorgungskabel stecken

Montieren Sie die Abdeckung der Stromversorgung (Bild 2-15).

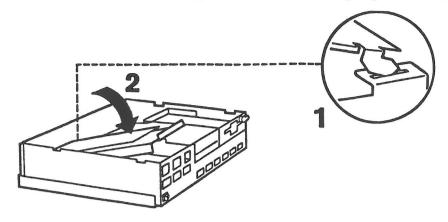


Bild 2-15 Abdeckung der Stromversorgung montieren

Schrauben Sie die Abdeckung der Stromversorgung fest (Bild 2-16).

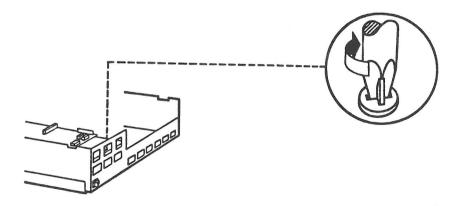


Bild 2-16 Abdeckung der Stromversorgung festschrauben

Die Kabel nach folgenden Zeichnungen (Bild 2-17) stecken.

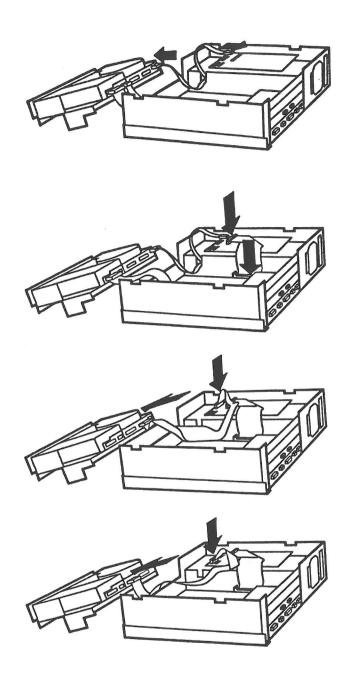


Bild 2-17 Kabelverbindungen stecken

Die Laufwerkshalterung in Pfeilrichtung 1 einlegen und in Pfeilrichtung 2 über die Schrauben heben (Bild 2-18).

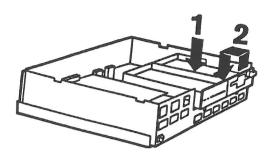


Bild 2-18 Laufwerkshalterung einlegen

Achten Sie bitte auf den richtigen Verlauf der Kabel (Bild 2-19).

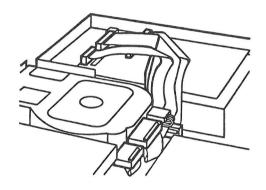


Bild 2-19 Anordnung der Kabel

## 2.5 Ausbau der Stromversorgung

- \* Gehäusedeckel abnehmen
- \* Laufwerkgruppe entfernen

Entfernen Sie die Kunststoffblende an der Rückseite der Systemeinheit. Heben Sie dazu die Haltelasche (Bild 2-20) über das Blechgehäuse. Sie müssen jetzt nur mehr die Kunststoffblende am Boden der Systemeinheit aushaken.

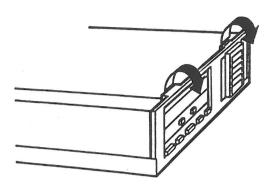


Bild 2-20 Kunststoffblende abnehmen

Entfernen Sie, wenn vorhanden, den Schnittstellenstecker an der Grundelektronik (Bild 2-21) und das Stromversorgungskabel am Festplatten-Controller.

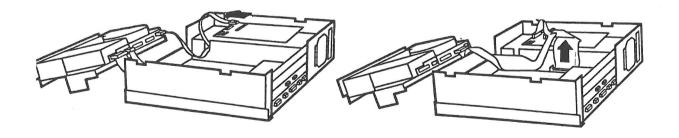


Bild 2-21 Schnittstellenstecker entfernen

Lösen Sie den Deckel der Stromversorgung (Bild 2-22) und heben ihn ab. Sollte der Deckel beim Abnehmen etwas klemmen, dann helfen Sie mit einem Schraubendreher etwas nach (Bild 2-22).

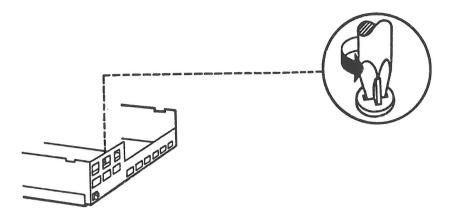


Bild 2-22 Deckel der Stromversorgung entfernen

Lösen Sie die vier Schrauben der Stromversorgungsbaugruppe und entfernen das Stromversorgungskabel der Grundelektronik (Bild 2-23).

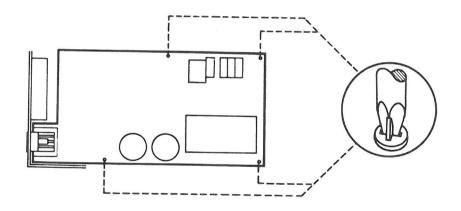


Bild 2-23 Stromversorgungsbaugruppe lösen

Stecker (X7) des Lüfteranschlusses entfernen (Bild 2-24)

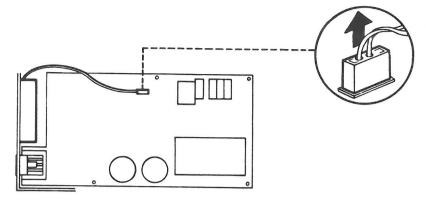


Bild 2-24 Lüfteranschluß entfernen

Massekabel vom Gehäuse lösen (Bild 2-25)

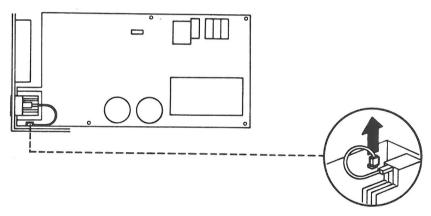


Bild 2-25 Massekabel lösen

Drücken Sie die Schnappnase an der Geräteinnenseite und schieben Sie gleichzeitig den Netzanschluß nach oben. (Bild 2-26).

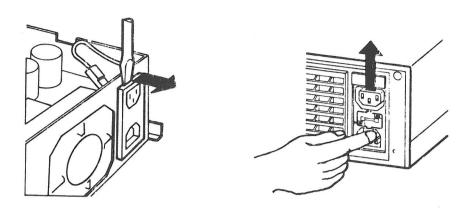
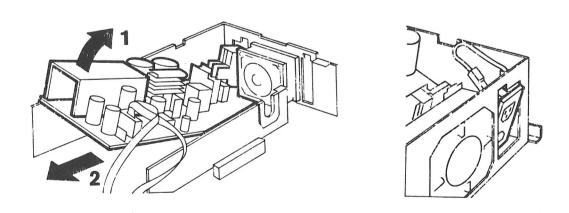


Bild 2-26 Netzanschluß entriegeln

Halten Sie die Stromversorgungsbaugruppe am Kupfergehäuse des Transformators fest. Heben Sie sie in leichter Schräglage heraus, sodaß der Netzanschluß durch das Blechgeäuse schlüpft (Bild 2-27).



Pilo 2-27 Stromversorgungsbaugruppe ausbauen

## 2.6 Lüfter Ausbau

- \* Gehäusedeckel abnehmen
- \* Kunststoffblende abnehmen
- \* Deckel der Stromversorgung abnehmen
- \* Stecker des Lüfteranschlusses lösen (siehe Bild 2-24)

Die weißen Befestigungsklemmen an der Innenseite des Blechgehäuses mit einem Schraubendreher entriegeln (Bild 2-28).

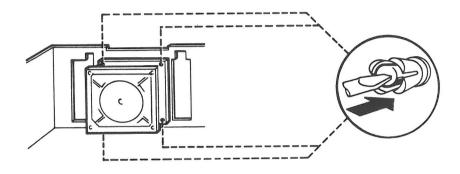


Bild 2-28 Befestigungsklemmen entriegeln

An der Rückseite der Systemeinheit die Befestigungsklemmen mit einem Schraubendreher etwas herausziehen und an den Enden mit dem Finger oder Schraubendreher nachdrücken.

Der Lüfter kann jetzt entnommen werden.

## 2.7 Baugruppen Einbau

- \* Gehäusedeckel abnehmen
- \* Kunststoffblende abrehmen

Lockern Sie jeweils beide Kreuzschlitzschrauben an den Blechstreifen. Durch leichtes Anbeben können Sie die gelöster Blechstreifen entfernen (Bild 2-29).

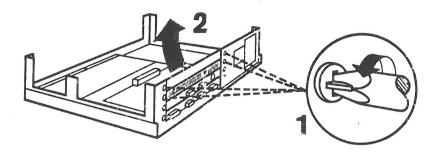


Bild 2-19 Blechstreifen emtfernen

Ziehen Ste die beiden Baugreopenhalter in Pfeilrichtung (Bild 2-30) nach oben.

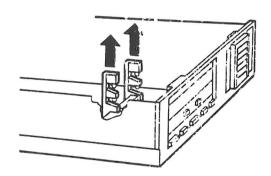


Bild 2-30 Baugruppenhalter entfernan

Die Baugruppe waagrecht auf die untere Platine aufsetzen und vorsichtig niederdrücken (Bild 2-31).

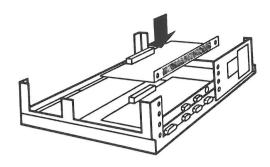


Bild 2-31 Baugruppe einbauen

Befestigen Sie die Baugruppe mit den zwei Kreuzschlitzschrauben an der Rückseite des Siemens PC.

Wenn der oberste Einbauplatz noch frei ist, hängen Sie den Blechstreifen ein, und ziehen Sie beide Kreuzschlitzschrauben an (Bild 2-32).

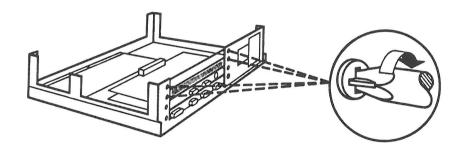


Bild 2-32 Baugruppe und Blechstreifen befestigen

Drücken Sie die beiden Baugruppenhalter in die Bohrung (Bild 2-33).

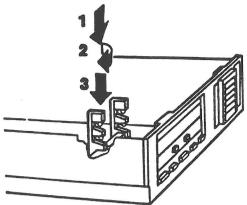


Bild 2-33 Baugruppenhalter montieren

## 3 Service und Diagnose

Dieses Kapitel informiert Sie über eine systematische Fehlersuche am PC. Um Ihnen eine rasche Fehlerdiagnose zu gewährleisten, wurde die Form einer sogenannten Checkliste gewählt.

#### Checkliste

- 1. Bestandsaufnahme
- 2. Wie äußert sich die Störung Befragung des Kunden
- 3. Bedienungsfehler Fehler vorführen lassen
- 4. Software-Fehler System mit einwandfreier, bekannter Software prüfen
- 5. Fehler tritt nicht immer auf schlechte Steckverbindung zwischen einzelnen Systemkomponenten Zeitweise oder ständige Netzverseuchung (Fahrstuhl, medizinische Geräte usw.) ggf. Filter notwendig.
- 6. Fehler in fremden Systemkomponenten Fehler tritt erst seit Peripherie-Erweiterung auf. Alle Geräte die nicht von Siemens sind abtrennen, Siemens-Hardware für sich überprüfen.
- 7. Hardware-Fehler ein System ist einwandfrei, wehn es
  - nur aus Hardware von Siemens besteht
  - alle Tests in Kapitel 3 positiv sind
  - das MS-DDS Betriebssystem einwandfrei arbeitet

Wichtig: Gehen Sie bei der Fehlersuche in logisch aufeinander aufbauenden Schritten vor. Reines probieren führt Sie kaum weiter.

Erst, wenn Sie eine Funktionsgruppe eingekreist haben, können Sie z.B. anhand der Austauschliste, Module oder ICs probeweise austauschen, weil das schneller geht, als durch zeitraubende Messungen und Theorien weiterzukommen.

Tauschen Sie aber nur immer ein Teil aus und überprüfen Sie dann die Funktion. War der Tausch ohne Erfolg, dann setzen Sie erst wieder das unsprüngliche Teil ein, bevor Sie das nächste tauschen.

## 3.1 Sichtprüfung

Prüfen Sie, ob alle Stecker an den benutzten Schnittstellen richtig gesteckt sind.

Die Anordnung der Schnittstellen entnehmen Sie aus Bild 3-1.

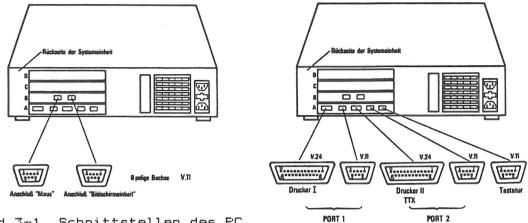
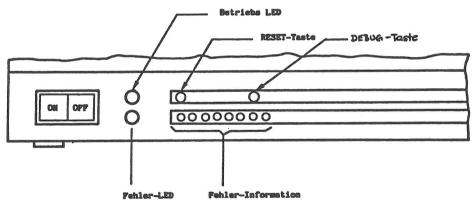


Bild 3-1 Schnittstellen des PC

Läuft der PC beim Einschalten nicht hoch, sind folgende Kontrollen durchzuführen:

#### Hinweis:

Rote und grüne LED leuchten nicht; kein Piepston



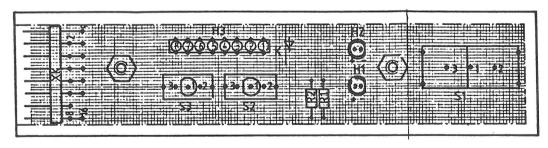


Bild 3-2 Leuchtdioden am PC

- \* Spannung der Steckdose überprüfen
- \* Sitz des Netzsteckers überprüfen
- \* Sicherung überprüfen

Es ist zu beachten, ob die richtige Eingangsspannung gewählt wurde. Der Pfeil zeigt Ihnen die eingestellte Spannung an.

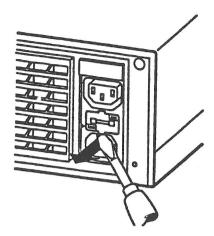


Bild 3-3 Sicherung der Stromversorgung

- \* Sicherung wechseln
- Ausbau der Sicherung (siehe Bild 3-3)
- Haltenase nach oben drücken
- Sicherungshalter aus dem Gehäuse ziehen
- Sicherung wechseln
- \* EIN/AUS-Schalter S<sub>1</sub> auf Funktionstüchtigkeit überprüfen.
  Das Bild 3-2 zeigt Ihnen die Lage von S<sub>1</sub>. Beim Einschalten werden die Kontakte 1 und 3 überbrückt. Beim Ausschalten die Kontakte 1 und 2, wobei der Kontakt 2 nicht beschaltet ist.
- \* Stromversorgung überprüfen (siehe Kapitel 4.5).
- \* Optische überprüfung der Module des Siemens PC
- überhitzte oder verschmorte Teile
- Kratzer auf Platinen
- Fremdkörper
- eingelaufene Flüssigkeit
- Leiterbahn- oder Flatinenbruch
- stellen Sie sicher, daß keine Steckbrücken fehlen oder falsch gesteckt sind keine IC-Bausteine fehlen, vertauscht oder falsch eingesetzt sind alle Schalter richtig eingestellt sind alle Anschlußgeräte richtig gesteckt sind

#### 3.2 Selbsttest

Dieser Test wird beim Einschalten vom Siemens PC automatisch durchgeführt.

Durch den Selbsttest wird die für den Ladevorgang und den Systemstart notwendige Hardware getestet. Dies dauert maximal 1 Minute.

Der FC meldet sich dann mit "\*\*\* TEST END \*\*\*"

Der Test besteht aus 2 Teilen:

## Testteil 1

- Reset-Logik
- EPROM (Prüfsummentest)
- Timer des 80186
- Interrupt-Controller 8259A
- Interner Bus
- Nicht maskierbarer Interrupt NMI
- System-Status-Register und Logik
- Hauptspeicher (RAM-Test)
- DMA-Kanäle des 80186
- Disketten-Controllerbaustein

#### Testteil 2

- USARTs aller 3 Schnittstellen
- Bildschirmsteuerung
- Statisches RAM (je nach Schalter S5.2)
- Echtzeituhr

Fehler werden zunächst durch eine Anzeige an den Diagnoseleuchtdioden (siehe Bild 3-2) gemeldet und im Testteil 2, falls dies möglich ist, auch auf dem Bildschirm angezeigt. Der Prozessor läuft anschließend in einer Endlosschleife.

Wird erst im Teil 2 ein Fehler gefunden, so wird die Netzspannungs-Haltekippstufe eingeschaltet. Nach Betätigen der RESET-Taste wird dadurch der Selbsttest übersprungen und damit das Laden einer Testdiskette ermöglicht. Der Selbsttest kann jederzeit durch Drücken der DEBUG-Taste

Der Selbsttest kann jederzeit durch Drücken der DEBUG-Taste abgebrochen werden. Das Testprogramm verzweigt dann in das Monitorprogramm.

Die Fehleranzeigen an den Diagnose-Leuchtdioden sowie eventuelle Bildschirmausgaben sind in der folgenden Tabelle zusammengestellt. Die rote "Summenfehleranzeige  ${\rm H_3}$ " siehe Bild 3-2 bleibt bis zum fehlerfreien Ende der Tests eingeschaltet.

- \* bedeutet Leuchtdiode an
- bedeutet Leuchtdiode aus
- (\*) kennzeichnet die Orientierungs-Leuchtdiode (immer an)

## Testteil 1

Die rote Summenfehleranzeige  $H_{\gamma}$  leuchtet immer.

- (\*)\*\*\*\*\*
  Reset-Funktion des Mikroprozessors
  fehlerhaft; der Prozessor führt keine
  Befehle aus
- (\*)----- Prüfsummenfehler der EPROMs
- (\*)\*---- Fehler in den ersten 64 kbyte des Hauptspeichers beim Datentest
- (\*)-\*--- Fehler in den ersten 64 kbyte des Hauptspeichers beim Adreß- und Swaptest
- (\*)\*\*--- Lokaler Ein/Ausgabebus oder beide Interrupt-Controller defekt (Test Schreiben/Lesen des Interrupt-Mask-Reg.)
- (\*)--\*-- Einer der beiden Interrupt-Controller defekt
- (\*)\*-\*--- Timer O des 80186 fehlerhaft
- (\*)-\*\*-- Timer 1 oder Timer 2 des 80186 fehlerhaft
- (\*)\*\*\*--- Test des NMI: kein Zeitüberwachungsfehler beim Lesen eines nicht ausgebauten Ein/Ausgabe-Ports
- (\*)---\*-- Fehler im System-Status-Register: NMI-Ursache nicht richtig eingetragen
- (\*)\*--\*-- Vergleichsfehler beim Speichertest
   (Es wird der gesamte Speicher ohne die ersten
  64 kbyte und beim 1 Mbyte-Ausbau ohne die
  letzten 64 kbyte getestet
- (\*)-\*-\*-- Fehler in der Speichersteuerung
- (\*)\*\*-\*-- DMA-Kanäle des 80186 fehlerhaft
- (\*)--\*\*-- Disketten-Controllerbaustein fehlerhaft
- (\*)\*-\*\*-- USART1,2 oder 3 fehlerhaft
- (\*)-\*\*\*-- Video-Controller (CRT-Board) fehlerhaft

#### Testteil 2

Die rote Summenfehleranzeige H., blinkt.

- (\*)\*---- USART 1 (Drucker) fehlerhaft
- (\*)-\*--- USART 2 (Tastatur) fehlerhaft
- (\*)--\*-- USART 3 (Reserve) fehlerhaft
- (\*)---\*-- Bildschirm-Controllerbaustein fehlerhaft (nur bei Grafik-Bildschirmsteuerung)
- (\*)----\*- Statisches RAM fehlerhaft
- (\*)----\* Echtzeituhr fehlerhaft

Bei dieser Anzeige können mehrere Fehler gleichzeitig angezeigt werden. Wenn möglich, erfolgt eine Bildschirmausgabe.

#### Beide Testteile

Die rote Summenfehleranzeige leuchtet. Diese Fehleranzeigen erscheinen, wenn während des Testprogrammablaufs ein unerwarteter Interrupt auftritt.

- (\*)--\*-\*- Overflow-Interrupt
- (\*)\*-\*-\*Einer der folgenden Interrupts:
   Division durch Null, Einzelschritt,
   INT-Befehl
- (\*)-\*\*-\*- Unerwarteter NMI oder Spannungsausfall
- (\*)\*\*\*-\*- Maskierter Interrupt aufgetreten
- (\*)---\*\*- NMI wegen Paritätsfehler
- (\*)\*--\*\*- NMI durch Buszeitüberwachung

#### 3.3 Der Urlader

Der Urlader prüft zuerst, ob im Diskettenlaufwerk O eine Diskette vorhanden ist. Dazu muß das Laufwerk zum Lesevorgang bereit sein. Anschließend wird versucht den Sektor 1, Spur O, Seite O im Diskettenformat normale Schreibdichte zu lesen. Falls dabei Fehler auftreten, wird der Leseversuch im Diskettenformat hohe Schreibdichte wiederholt. Handelt es sich um eine SIEMENS formatierte Diskette, so ist dies der sogenannte Boot-Sektor. Das Kennzeichen dafür ist ein ASCII-"S" (53H) im 4. Byte dieses Sektors. Ist das Laufwerk O nicht bereit, so wird der gleiche Vorgang mit dem Laufwerk 1 wiederholt.

Ist auch dieser Versuch erfolglos, so versucht der Urlader von der Festplatte zu laden. Das Kennzeichen, daß es sich um eine gültige Systemplatte handelt, sind die beiden letzten Bytes des ersten Sektors vom Zylinder O, Kopf O: Das vorletzte Byte ist dann 55 H, das letzte Byte AAH. Es handelt sich dann um den Partition-Sektor, die beiden Bytes werden Signatur genannt.

Wird keine SIEMENS formatierte Diskette gefunden oder treten sonstige Fehler auf, so wird dies über die Diagnoseleuchtdioden gemeldet. Als Unterschied zu den Anzeigen beim Selbsttest bleibt die rote Leuchtdiode "Fehler aufgetreten" (Bild 3-2) bei diesen Anzeigen dunkel.

Wird keine SIEMENS formatierte Diskette gefunden und es waren keine Fehler festzustellen, so wird der Ladeversuch nach ca. 5 s wiederholt. Wird von der Festplatte geladen, so sind im zweiten Sektor Daten für die Festplattensteuerung hinterlegt. Mit diesen wird die Festplattensteuerung dann parametrisiert.

Zum genauen Format des Boot-Sektors bzw. des Partition-Sektors siehe Kapitel 4.3.

Der eigentliche Urladevorgang beginnt nach dem Rücksetzen des Prozessors mit dem Urlader des PROMs. Sobald dieser einen gültigen Systemdatenträger gefunden und den ersten Sektor gelesen hat, übergibt er die Kontrolle an das damit geladene Programm. Diese Programme, genannt Boot-Programme, werden beim Initialisieren bzw. Formatieren der Datenträger von Hilfsprogrammen des Betriebssystems in den jeweils ersten Sektor geschrieben. Sie gehöhren deshalb logisch zum Betriebssystem.

Nachdem der entsprechende Sektor eines Systemdatenträgers an der Hauptspeicheradresse 10000H geladen worden ist, beendet sich der Urlader mit einem Sprung auf die Adresse 10000H. Zu diesem Zeitpunkt ist das System in der folgenden Weise initialisiert.

. Interrupt gesperrt - Prozessor B0186: . DMA-Kanäle gesperrt . Adreßauswahl-Logik so eingestellt, daß eine Adressierung möglich ist . Register mit Ausnahme von CS: IP undefiniert - Interrupt-Logik: beide Interrupt-Controller undefiniert - Diagnose-Register: alle Leuchtdioden aus - USARTs: alle undefiniert Hauptspeicher: paritätsrichtig geladenDiskettensteuerung: Motor ausgeschaltet - Festplattensteuerung: parametrisiert mit den Werten des zweiten Sektors der Festplatte (falls vorhanden) Außerdem hinterläßt der Urlader folgende Informationen im Hauptspeicher: 0040:0000H Laufwerk, von dem geladen wurde: OOH = Diskettenlaufwerk O O1H = Diskettenlaufwerk 1 80H = Festplatte 0040:0001H Speicherausbau 0040:0002H Art der Bildschirmsteuerung OOH = Alphanumerische Bildschirmsteuerung 01H = Alphanumerische Bildschirmsteuerung O2H = Grafik-Bildschirmsteuerung Folgende Fehleranzeigen können vorkommen, wobei die gleiche Definition wie in Kapitel 3.2.1 (Selbsttest) gilt: (×) ··· ××××··· Keinen Systemdatenträger gefunden (x) x x x x x ---Falsches Format (\*)dd--\*-Fehler beim Kommando "Restore" (\*)dd----\* Fehler beim Kommando "Sense Drive Status" Fehler beim Kommando "Seek" (\*)dd-\*-\* (\*)ddx-xxFehler beim Lesen des Laders

dd bezeichnet die Nummer des Laufwerks, dem der Fehler zugeordnet ist: dd = -- Diskettenlaufwerk O

Unerwarteter Interrupt

dd = -\* Diskettenlaufwerk 1

dd = \*\* Festplatte

(\*)dd\*\*\*\*

## 3.4 Das Monitorprogramm

Für Testzwecke ist ein einfaches Monitorprogramm enthalten. Es kann entweder durch eine entsprechende Einstellung des Schalters S5 (siehe Kap. 3.6) oder auch aus dem MS-DOS heraus (und zwar beim Auftreten eines NMI) gestartet werden.

Eine weitere Möglichkeit besteht beim Erscheinen von "\*\*\* TEST END \*\*\*" mit der Taste DEBUG, oder wenn der FC schon in Betrieb ist, mit der Tastenfolge RESET und DEBUG das Monitorprogramm zu starten.

**ACHTUNG:** Das Monitorprogramm benutzt für den Stack und für lokale Daten den Hauptspeicherbereich 1FFOOH...1FFFFH.

Um die unten angeführten Kommandos auf dem Bildschirm zu erhalten geben Sie bitte ein " $\mathbf{H}$ " ein. Folgende Kommandos sind implementiert:

Α	(alter)	Speicherworte ändern
B	(byte)	256 Bytes aus dem Hauptspeicher anzeigen
C	(code)	Zeichenkette (ohne "oder") zum Bildschirm übertragen
E	(escape)	einfache Disketten-Kommandos ausführen (die Möglichkeiten werden angezeigt)
F	(fill)	Speicherbereich mit einem Wort beschreiben Reihenfolge der Parameter: Adresse Anzahl Wert
G	(go)	Frogrammstart, Angabe einer Stopadresse möglich. Reihenfolge der Parameter: Start Stop. Wird die Startadresse weggelassen (blank eingeben) wird CS:IP benutzt.
1-1	(help)	verfügbare Kommandos anzeigen
	(input)	Byte von E/A-Adresse lesen
	(input)	Wort von E/A-Adresse lesen
L_	(list)	Ausgaben auch auf den Drucker ein/aus
Μ	(move)	Speicherbereich byteweise kopieren Reihenfolge der Parameter: Quelle Ziel Anzahl
O	(output)	Byte auf E/A-Adresse schreiben
		Reihenfolge der Parameter: Adresse Wert
Q	(output)	Wort auf E/A-Adresse schreiben Reihenfolge der Parameter: Adresse Wert
	(pointer) (register)	64 Pointer aus dem Hauptspeicher anzeigen Alle Prozessorregister anzeigen/ändern

Rxx Bestimmtes Prozessoregister anzeigen/ändern

(Register können nur 16-Bit-weise

angesprochen werden).

S (substit.) Speicherbytes ändern

T (trace) Programmausführung im Einzelschritt

Reihenfolge der Parameter: Start Anzahl Wird die Startadresse weggelassen (blank

eingeben) wird CS: IP benutzt

U (untrace) wie T, jedoch keine Anzeige der Register

W (word) 128 Worte aus dem Hauptspeicher anzeigen

## Dabei gilt folgende einfache Syntax:

 Parameter sind ohne Zwischenzeichen (Blank o.ä.) direkt nach dem Kommando-Buchstaben einzugeben

- Mehrere Farameter sind durch 1 Blank (Leerzeichen) zu trennen
- Die Fortschaltung bei den Kommandos A, S und Rxx erfolgt mit der Blanktaste, die EINGABETASTE beendet das Kommando
- Für die Adreßeingabe gibt es folgende Möglichkeiten: > Segment:Offset (volle Adreßangabe) Dabei dürfen keine Registerangaben verwendet werden. Der Segment-Wert wird für folgende Kommandos gespeichert.

## ACHTUNG: Der Doppelpunkt ist ohne SHIFT einzugeben: (Taste '.')

- > nur Offset
  - Das Monitorprogramm benutzt dann den zuletzt eingegebenen Segmentwert.
- E/A-Adressen sind immer als 4 Hexadezimalziffern einzugeben.
- Das Löschen mit der Taste "DELETE" ist nicht möglich. Stattdessen werden von den eingegebenen Hexziffern immer die letzten entsprechend der benötigten Anzahl gewertet. Beispiel: i456789 -liest ein Byte von der E/A-Adresse 6789

Das Monitorprogramm benutzt im Grafik-Modus nur den Zeichensatz von (ASCII) 20H bis 5FH. Das sind nur Großbuchstaben. Wird der Monitor gestartet, wenn der Zeichengenerator im Alphanumerischen-Modus schon geladen wurde (z.B. aus MS-DOS heraus), so ist auf der Speicheradresse 00449H der Wert 02H hinterlegt. In diesem Fall benutzt das Monitorprogramm die Bildschirmsteuerung dann im Alphanumerischen- Modus.

Hat sich kein Fehler nach diesen Tests ergeben, gehen Sie bitte nach Kapitel 3.9 (Test-und Diagnosesystem) vor.

## 3.5 Fehleranzeige am Festplattenlaufwerk "BASF 6188"

An der Vorderseite des Festplattenlaufwerks befindet sich eine LED-Anzeige. Diese Anzeige hat drei Funktionen:

- Die LED leuchtet grün auf, wenn das Laufwerk selektiert ist.
- 2. Die LED leuchtet rot auf, wenn laufwerkinterne Überwachungsroutinen einen Fehler in der Festplatteneinheit erkannt haben. Die rote LED-Anzeige blinkt im 0.5 s Takt. Die Anzahl der Blinkpausen gibt den Fehlercode an. Nach einer Pause von 2 s (rote LED an) wird die Fehlercodeausgabe wiederholt.

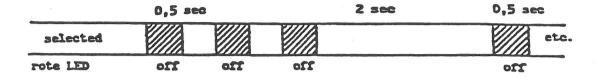


Bild 3-4 Zeitverhalten der Festplattenanzeige (LED)

Fehler-Codes:	1	DC-Febler	(Spannungsversorgung)
	d.	dur bur I bur I d. Com I	(Spaindide veres) duite.

- Motorgeschwindigkeit >10% außer Toleranz
  (Motor steht)
- 3 Positionierbefehl während eines Schreibvorgangs erkannt
- 4 Motorgeschwindigkeit >1% außer Toleranz (Justage erforderlich)
- 5 Fehler nach Netz-Ein
- 6 Motor läuft nicht an, nachdem das Signal "Motor DN" ansteht
- 7 Schreiblogik fehlerhaft

## Justage der Motorgeschwindigkeit

An der Rückseite des Laufwerks befindet sich ein Schalter mit 7 Wippen. Wippe 7 startet das Motorgeschwindigkeitsmeßprogramm.

Bedeutung der LED-Anzeigen:

rote LED leuchtet Motorgeschwindigkeit zu hoch rote LED blinkt Motorgeschwindigkeit o.k. rote LED aus Motorgeschwindigkeit zu gering

Die Einstellung der Motorgeschwindigkeit erfolgt mit dem Potentiometer an der Rückseite des Laufwerks.

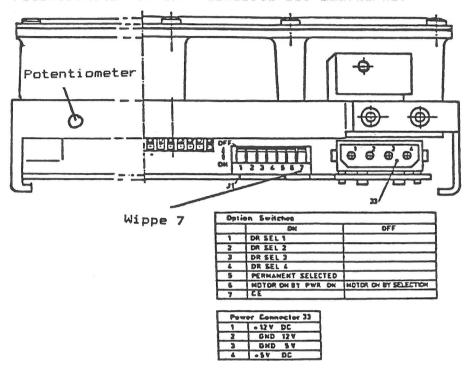


Bild 3-5 Rückansicht des Festplatten-Laufwerks:

Schalter J1: Lieferzustand



Bild 3-6 Schalterstellung

## 3.6 Schalter und Steckbrücken auf der Flachbaugruppe-Systemboard

Dieses Kapitel zeigt alle Schalter und Steckverbindungen, die sich auf der Grundelektronik befinden.

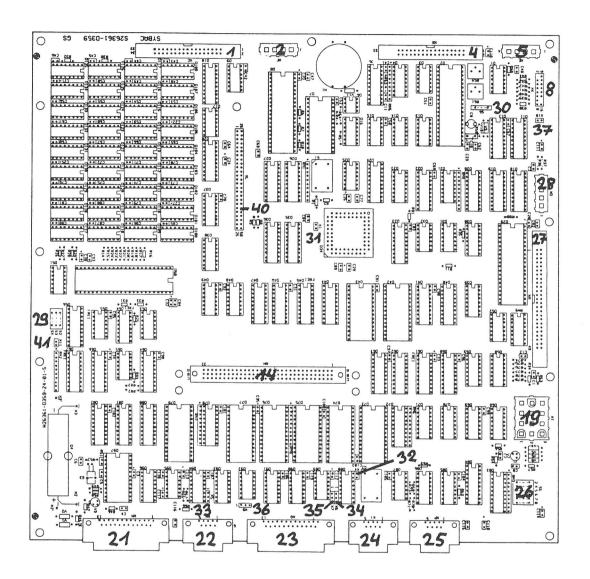


Bild 3-7 Bestückungsplan der Grundelektronik

41 Steckbrücke X11: Umschaltung der Wartezyklus-	Nr	Teil				
Stromversorgung für Diskettenlaufwerk O (XF) Schnittstelle zum Diskettenlaufwerk 1 (XB) Stromversorgung für Diskettenlaufwerk 1 (XE) oder Festplatte (wird aber an SV angeschl.) Schnittstelle für Bedienelemente (XK) Systemschnittstelle (XH) Stromversorgungsanschluß (XI) Schnittstelle V.24/V.28 für Drucker (XN) Schnittstelle V.11 für Drucker (XM) Schnittstelle V.24/V.28 - Reserve (XQ) Schnittstelle V.11 - Reserve (XQ) Schnittstelle V.11 - Reserve (XQ) Schnittstelle für Tastatur (XF)  Schalter für Diagnose und Konfiguration (6 Einzelschalter S5) Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Speicherausbau (S2, S3, S4) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X4: Test des 4,9152 MHz-Osz. Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung						
Schnittstelle zum Diskettenlaufwerk 1 (XB) Stromversorgung für Diskettenlaufwerk 1 (XE) oder Festplatte (wird aber an SV angeschl.) Schnittstelle für Bedienelemente (XK) Systemschnittstelle (XH) Stromversorgungsanschluß (XI) Schnittstelle V.24/V.28 für Drucker (XN) Schnittstelle V.24/V.28 für Drucker (XM) Schnittstelle V.21 für Drucker (XM) Schnittstelle V.21 - Reserve (XQ) Schnittstelle V.11 - Reserve (XQ) Schnittstelle für Tastatur (XF)  Schalter für Diagnose und Konfiguration (6 Einzelschalter S5) Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Speicherausbau (S2, S3, S4) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X4: Test des 4,9152 MHz-Dsz. Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung						
Stromversorgung für Diskettenlaufwerk 1 (XE) oder Festplatte (wird aber an SV angeschl.) Schnittstelle für Bedienelemente (XK) Systemschnittstelle (XH) Stromversorgungsanschluß (XI) Schnittstelle V.24/V.28 für Drucker (XN) Schnittstelle V.11 für Drucker (XM) Schnittstelle V.21 - Reserve (XQ) Schnittstelle V.11 - Reserve (XQ) Schnittstelle für Tastatur (XF)  Schnittstelle für Tastatur (XF)  Schalter für Diagnose und Konfiguration (& Einzelschalter S5) Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Speicherausbau (S2, S3, S4) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X6: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung	1					
oder Festplatte (wird aber an SV angeschl.)  Schnittstelle für Bedienelemente (XK)  Systemschnittstelle (XH)  Stromversorgungsanschluß (XI)  Schnittstelle V.24/V.28 für Drucker (XN)  Schnittstelle V.11 für Drucker (XM)  Schnittstelle V.24/V.28 - Reserve (XQ)  Schnittstelle V.11 - Reserve (XQ)  Schnittstelle Für Tastatur (XF)   Schnittstelle für Tastatur (XF)   Schalter für Diagnose und Konfiguration (& Einzelschalter S5)  Schnittstelle für Festplattensteuerung (XA)  Stromversorgung f. Festplattensteuerung (XD)  (wird aber an SV angeschlossen)  Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X3: V.24-Schnittstellen-Anpassung  Steckbrücke X6: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung						
Schnittstelle für Bedienelemente (XK) Systemschnittstelle (XH) Stromversorgungsanschluß (XI) Schnittstelle V.24/V.28 für Drucker (XN) Schnittstelle V.11 für Drucker (XM) Schnittstelle V.11 für Drucker (XM) Schnittstelle V.11 - Reserve (XO) Schnittstelle V.11 - Reserve (XO) Schnittstelle für Tastatur (XF)  Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X4: Test des 4,9152 MHz-Osz. Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.11-Schnittstellen-Anpassung Steckbrücke X10: Sperrung von Tastatureingaben Stiftleiste für MMU (beim PC-D nicht verwendet) Steckbrücke X11: Umschaltung der Wartezyklus-	5					
14 Systemschnittstelle (XH) 15 Stromversorgungsanschluß (XI) 21 Schnittstelle V.24/V.28 für Drucker (XN) 22 Schnittstelle V.11 für Drucker (XM) 23 Schnittstelle V.24/V.28 - Reserve (XD) 24 Schnittstelle V.11 - Reserve (XD) 25 Schnittstelle für Tastatur (XF)  26 Schalter für Diagnose und Konfiguration (& Einzelschalter S5) 27 Schnittstelle für Festplattensteuerung (XA) 28 Stromversorgung f. Festplattensteuerung (XD) 29 (wird aber an SV angeschlossen) 29 Schalter für Speicherausbau (S2, S3, S4) 30 Schalter für Test des FDC (S6) 31 Steckbrücke X1: Test des 16 MHz-Oszillators 32 Steckbrücke X4: Test des 4,9152 MHz-Dsz. 33 Steckbrücke X5: V.24-Schnittstellen-Anpassung 34 Steckbrücke X5: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.24-Schnittstellen-Anpassung 37 Steckbrücke X9: V.11-Schnittstellen-Anpassung 38 Steckbrücke X9: V.11-Schnittstellen-Anpassung 39 Steckbrücke X9: V.11-Schnittstellen-Anpassung 30 Steckbrücke X10: Sperrung von Tastatureingaben 30 Stiftleiste für MMU (beim PC-D nicht verwendet) 31 Steckbrücke X11: Umschaltung der Wartezyklus-	į					
19 Stromversorgungsanschluß (XI) 21 Schnittstelle V.24/V.28 für Drucker (XN) 22 Schnittstelle V.11 für Drucker (XM) 23 Schnittstelle V.24/V.28 - Reserve (XQ) 24 Schnittstelle V.11 - Reserve (XQ) 25 Schnittstelle für Tastatur (XF)  26 Schalter für Diagnose und Konfiguration (6 Einzelschalter S5) 27 Schnittstelle für Festplattensteuerung (XA) 28 Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) 29 Schalter für Speicherausbau (S2, S3, S4) 30 Schalter für Test des FDC (S6) 31 Steckbrücke X1: Test des 16 MHz-Oszillators 32 Steckbrücke X4: Test des 4,9152 MHz-Osz. 33 Steckbrücke X5: V.24-Schnittstellen-Anpassung 34 Steckbrücke X5: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.11-Schnittstellen-Anpassung 37 Steckbrücke X1: Sperrung von Tastatureingaben 38 Steckbrücke X1: Umschaltung der Wartezyklus-	8	Schnittstelle für Bedienelemente (XK)				
Schnittstelle V.24/V.28 für Drucker (XN) Schnittstelle V.11 für Drucker (XM) Schnittstelle V.24/V.28 - Reserve (XU) Schnittstelle V.11 - Reserve (XU) Schnittstelle für Tastatur (XF)  Schnittstelle für Tastatur (XF)  Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Speicherausbau (S2, S3, S4) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X4: Test des 4,9152 MHz-Dsz. Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X6: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.11-Schnittstellen-Anpassung Steckbrücke X10: Sperrung von Tastatureingaben Stiftleiste für MMU (beim PC-D nicht verwendet) Steckbrücke X11: Umschaltung der Wartezyklus-	14	Systemschnittstelle (XH)				
Schnittstelle V.11 für Drucker (XM) Schnittstelle V.24/V.28 - Reserve (XO) Schnittstelle V.11 - Reserve (XO) Schnittstelle Für Tastatur (XF)  Schnittstelle für Tastatur (XF)  Schnittstelle für Festplattensteuerung (XA) Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen) Schalter für Speicherausbau (S2, S3, S4) Schalter für Test des FDC (S6) Steckbrücke X1: Test des 16 MHz-Oszillators Steckbrücke X4: Test des 4,9152 MHz-Dsz. Steckbrücke X5: V.24-Schnittstellen-Anpassung Steckbrücke X6: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.24-Schnittstellen-Anpassung Steckbrücke X7: V.11-Schnittstellen-Anpassung Steckbrücke X10: Sperrung von Tastatureingaben Stiftleiste für MMU (beim PC-D nicht verwendet) Steckbrücke X11: Umschaltung der Wartezyklus-						
Schnittstelle V.24/V.28 - Reserve (XC) Schnittstelle V.11 - Reserve (XC) Schnittstelle für Tastatur (XF)  Schnittstelle für Tastatur (XF)  Schnittstelle für Testatur (XF)  Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen)  Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X4: Test des 4,9152 MHz-Osz.  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.21-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X10: Sperrung von Tastatureingaben  Stiftleiste für MMU (beim PC-D nicht verwendet)  Steckbrücke X11: Umschaltung der Wartezyklus-		Schnittstelle V.24/V.28 für Drucker (XN)				
Schnittstelle V.11 - Reserve (XD) Schnittstelle für Tastatur (XF)  Schnittstelle für Tastatur (XF)  Schalter für Diagnose und Konfiguration (& Einzelschalter S5)  Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen)  Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X4: Test des 4,9152 MHz-Osz.  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X10: Sperrung von Tastatureingaben  Stiftleiste für MMU (beim PC-D nicht verwendet)  Steckbrücke X11: Umschaltung der Wartezyklus-	22	Schnittstelle V.11 für Drucker (XM)				
Schnittstelle für Tastatur (XF)  Schalter für Diagnose und Konfiguration (6 Einzelschalter S5)  Schnittstelle für Festplattensteuerung (XA)  Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen)  Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X4: Test des 4,9152 MHz-Osz.  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X10: Sperrung von Tastatureingaben  Stiftleiste für MMU (beim PC-D nicht verwendet)  Steckbrücke X11: Umschaltung der Wartezyklus-	23	Schnittstelle V.24/V.28 - Reserve (XQ)				
Schalter für Diagnose und Konfiguration (6 Einzelschalter S5)  Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD) (wird aber an SV angeschlossen)  Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X4: Test des 4,9152 MHz-Osz.  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X10: Sperrung von Tastatureingaben  Stiftleiste für MMU (beim PC-D nicht verwendet)  Steckbrücke X11: Umschaltung der Wartezyklus-						
(6 Einzelschalter S5)  27 Schnittstelle für Festplattensteuerung (XA)  28 Stromversorgung f. Festplattensteuerung (XD)   (wird aber an SV angeschlossen)  29 Schalter für Speicherausbau (S2, S3, S4)  30 Schalter für Test des FDC (S6)  31 Steckbrücke X1: Test des 16 MHz-Oszillators  32 Steckbrücke X4: Test des 4,9152 MHz-Osz.  33 Steckbrücke X5: V.24-Schnittstellen-Anpassung  34 Steckbrücke X5: V.24-Schnittstellen-Anpassung  35 Steckbrücke X7: V.24-Schnittstellen-Anpassung  36 Steckbrücke X7: V.11-Schnittstellen-Anpassung  37 Steckbrücke X9: V.11-Schnittstellen-Anpassung  37 Steckbrücke X10: Sperrung von Tastatureingaben  40 Stiftleiste für MMU (beim FC-D nicht verwendet)  41 Steckbrücke X11: Umschaltung der Wartezyklus-	25	Schnittstelle für Tastatur (XF)				
Schalter für Speicherausbau (S2, S3, S4)  Schalter für Test des FDC (S6)  Steckbrücke X1: Test des 16 MHz-Oszillators  Steckbrücke X4: Test des 4,9152 MHz-Osz.  Steckbrücke X5: V.24-Schnittstellen-Anpassung  Steckbrücke X6: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.24-Schnittstellen-Anpassung  Steckbrücke X7: V.11-Schnittstellen-Anpassung  Steckbrücke X10: Sperrung von Tastatureingaben  Stiftleiste für MMU (beim FC-D nicht verwendet)  41 Steckbrücke X11: Umschaltung der Wartezyklus-	27	(6 Einzelschalter S5) Schnittstelle für Festplattensteuerung (XA) Stromversorgung f. Festplattensteuerung (XD)				
31 Steckbrücke X1: Test des 16 MHz-Oszillators 32 Steckbrücke X4: Test des 4,9152 MHz-Osz. 33 Steckbrücke X5: V.24-Schnittstellen-Anpassung 34 Steckbrücke X6: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.24-Schnittstellen-Anpassung 37 Steckbrücke X9: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-	29					
32 Steckbrücke X4: Test des 4,9152 MHz-Dsz. 33 Steckbrücke X5: V.24-Schnittstellen-Anpassung 34 Steckbrücke X6: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-	30					
33 Steckbrücke X5: V.24-Schnittstellen-Anpassung 34 Steckbrücke X6: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-		Steckbrücke X1: Test des 16 MHz-Oszillators				
34 Steckbrücke X6: V.24-Schnittstellen-Anpassung 35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X7: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-		Steckbrücke X4: Test des 4,9152 MHz-Dsz.				
35 Steckbrücke X7: V.24-Schnittstellen-Anpassung 36 Steckbrücke X9: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-	33					
36 Steckbrücke X9: V.11-Schnittstellen-Anpassung 37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-	{	Steckbrücke X6: V.24-Schnittstellen-Anpassung				
37 Steckbrücke X10: Sperrung von Tastatureingaben 40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-						
40 Stiftleiste für MMU (beim PC-D nicht verwendet) 41 Steckbrücke X11: Umschaltung der Wartezyklus-		Steckbrücke X9: V.11-Schnittstellen-Anpassung				
41 Steckbrücke X11: Umschaltung der Wartezyklus-	37					
1		Stiftleiste für MMU (beim PC-D nicht verwendet)				
mer military (XI)	41	Steckbrücke X11: Umschaltung der Wartezyklus-				
El renamina (Ver)	į	erzeugung (XL)				

Die Bezeichnungen (XA)...(XQ) kennzeichnen Steckverbinder.

## Schalter:

## Einstellung des Speicherausbaus:

Im Bestückungsplan der Grundbaugruppe sind **Schalter** eingezeichnet, an denen der **Speicherausbau** eingestellt werden muß. Diese Schalter sind auf der Baugruppe mit **S2, S3 und S4** bezeichnet. Sie haben folgende Bedeutung:

Speicherausbau	52	83	54	Bestückung
256 kbyte	zu	auf	auf	36 x <b>64</b> kbit
512 kbyte 1 Mbyte	zu	zu zu	auf zu	18 x 256 kbit 36 x 256 kbit

## Diagnose- und Ladebedingungen:

- 85.2 offen: statisches RAM wird nicht getestet geschlossen: statisches RAM wird getestet Dieser Schalter ist normalerweise offen, da kein RAM bestückt ist
- S5.4 beliebig, da nicht benutzt

55.5	S5.6	S5.7	55.8	Hochlaufaktion	
auf	zu	zu	zu	Sprung in das Monitor- programm nach Selbst- test und Laden	
ZU	auf	zu	zu	Sprung in das Monitor- programm ohne Selbst- test und Laden	
ZU	zu	auf	zu	Selbsttest überspringen, Laden und Starten des Betriebssystems	
ZLI	zu	zu	Z Li	Selbsttest, Laden und Starten des Betriebs- systems	

Normalerweise sind die Schalter S5.5 bis S5.8 alle gechlossen. Bei einer nicht aufgeführten Kombination von S5.5..S5.8 kann es zu undefinierten Reaktionen kommen.

S6 offen: Betriebszustand

--> siehe Kapitel 4.2

56 geschlossen: Einstellzustand

## Steckbrücken:

#### Steckbrücke X1:

Der Prozessor 80186 wird von einem externen 16 MHz-Quarz-Dszillator versorgt. Durch Ziehen der **Steckbrücke X1** (Bestückungsplan Position 31) kann der Oszillator vom Prozessor abgetrennt werden.

#### X1 --> gesteckt

#### Steckbrücke X4:

Die drei USARTs erhalten ihren Takt von einem gemeinsamen Quarz-Oszillator mit einer Frequenz von 4,9152 MHz (Position 20 des Bestückungsplans). Durch Ziehen der **Steckbrücke X4** (Position 32 des Bestückungsplans) kann der Oszillator von den USARTs abgetrennt werden.

#### X4 --> gesteckt

#### Steckbrücken X5 - X11

Mit der **Steckbrücke X5** (Bild 3-7, Position 33) kann das Signal "Sendebereitschaft (M2)" beeinflußt werden: Stellung 1-2 - Sendebereitschaft kommt von angeschlossenen Gerät

Stellung 2-3 - Sendebereitschaft ständig aktiviert

Mit der **Steckbrücke X6** (Bild 3-7, Position 34) kann das Signal "Sendebereitschaft (M2)" beeinflußt werden: Stellung 1-2 - Sendebereitschaft kommt von angeschlossenen Gerät Stellung 2-3 - Sendebereitschaft ständig aktiviert

Mit der **Steckbrücke X7** (Bild 3-7, Position 35) kann das Signal "Empfangspegel (M2)" beeinflußt werden:
Stellung 1-2 - Empfangspegel kommt von angeschlossenen Gerät
Stellung 2-3 - Empfangspegel ständig aktiviert

Steckbrücke X8 gibt es nicht.

## Steckbrücke X9

Stellung 1-2 - FEIN-N auf Stift 7 von XD Stellung 2-3 - FDON-N auf Stift 7 von XD Steckbrücke X10 (Bild 3-7, Position 37)
Die Tastatureingabe kann abgeschaltet werden, wenn beide
Steckstifte von X10 kurzgeschlossen. Dadurch wird der Eingang
DCD-N des USART-Bausteins auf log. 1 gelegt. Dies kann z.B. mit
einem Schlüsselschalter gemacht werden.

Steckbrücke X11 (Bild 3-7, Postion 41) Eine externe Wartezykluserzeugung kann über die Steckbrücke X11 beeinflußt werden. Bei Auslieferung ist die Brücke gesteckt (Normalbetrieb). Durch Ziehen der Steckbrücke laufen Programme etwa 15% schneller.

ACHTUNG: Software-Zeitschleifen werden dadurch verkürzt!

3.7 Kennzeichnung der Anschlußleitungen des Siemens PC

Netzanschluß Lüfteranschluß Stromversorgung SV FestplContr. SCSI-Bus Steuersignale Daten Stromversorg. FP Front-Panel SV Mini-Floppy Sign. Mini-Floppy Sign. Mini-Floppy Sign. Mini-Floppy Sign. Mini-Floppy Streamer-Anschl. Schutzleiter
101 102 104 105 106 107 108 110 111 111 111 111 111 111 111 111

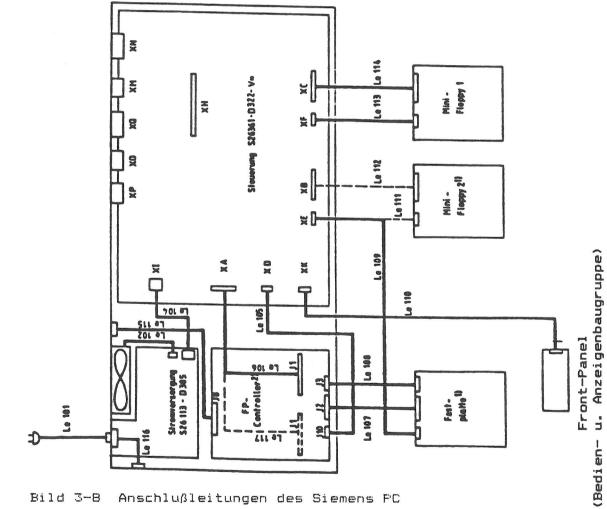


Bild 3-8 Anschlußleitungen des Siemens FC

## 3.8 Zusammenfassung aller Steckverbinder

## Interne Steckverbinder:

## Steckverbinder XA:

(Anschluß der Festplattensteuerung)

Stift	Signal	Stift	Signal
2 4 6 8 10 12 14 16 18 20 24 26	DBO-N DB1-N DB3-N DB3-N DB4-N DB5-N DB6-N DB7-N PAR-N OV OV -	28 30 34 34 38 40 44 44 46 50	0V 0V - 0V BSY-N ACK-N RST-N MSG-N SEL-N C/D-N REQ-N I/D-N

Alle ungeraden Stifte liegen auf OV.

Steckverbinder XC (Anschluß Diskettenlaufwerk O)

und XB (Anschluß Diskettenlaufwerk 1):

Stift	Signal	Stift	Signal
2 4 6 8 10 12 14 16	LD-N D5KCH-N READY-N IF-N DRIVE-N MDTOR-N	18 20 22 24 26 28 30 32 34	DIR-N STEP-N WD-N WG-N TROO-N WPRT-N RAWREAD-N SIDE-N READY-N

Alle ungeraden Stifte liegen auf OV. Die Stifte 6 und 34 sind parallelgeschaltet.

## Steckverbinder XD, XE, XF:

(Stromversorgungsanschlüsse)

Stift	Signal
1	+12V
2	OV
] 3	ov
4	+5\
{	ł

## Steckverbinder XH:

(Systemschnittstelle)

r	T		
Stift	Reihe a	Reihe b	Reihe c
1	BHE-N	AQ-P	A1-F
2	A2-P	A3-P	A4-F
3	A5-P	A6-P	A7-F
4	AB-F	A9-F	A10-F
5	A11-F	A12-F	A13-F
6	A14-F	A15-F	A16-F
7	A17-F	A18-F	A19-F
8	PCS4-N	PCS5-N	PCS6-N
9	Lock-N	reserviert	CRTSEL-N
10	OV	OV	OV
11	reserviert	reserviert	ID-N
12	ov	OV	OV
13	ALE-F	INHIBIT-N	EXTRDY-N
14	OV	ov	OV
15	DO-F	D1-F'	D2-F
16	D3-F	D4-F	D5-F'
17	D6-F	D7-F	DB-F
18	D9-F	D10-F	D11-F
15	D12-F	D13-P	D14-F
20	D15-F	reserviert	) reserviert
21	OV	OV	ov
22	MR:D-N	D.LE.	MWR-N
23	I DR'-N	DEN-F	IOW-N
24	DMAO-F	RES-N	RESET-N
25	+5V	+57	+5∨
26	INT8-N	INT9-N	INT10-N
27	INT11-N	INT12-N	INT13-N
28	INT14-N	INT15-N	P'DON-N
29	+57	+5V	+57
30	+5\	+5V	+5V
31	+12V	-12V	-12V
32	+12V	+12V	+12V
1			

Bedeutung der Signale der Systemschnittstelle:

Signale	Bedeutung
A0A19	20 Adreßleitungen
BHE	'bus high enable'; entscheidet zusammen mit AO über Byte- oder Wort-Transfer
PCS4-N PCS6-N	vom Prozessor vordekodierte Selektsignale im E/A-Adreßraum (Bereich je 128 Bytes)
CRTSEL-N	Selektsignal für Bildschirmsteuerung
ID-N	ermöglicht die Unterscheidung zwischen E/A- und Speicherzugriffen
DOD15	16 Bit bidirektionaler Datenbus
ALE-P	Adreßübernahmepuls "address-latch-enable"
INHIBIT-N	Signal zur Deaktivierung des Hauptspeichers
EXTRDY-N	bewirkt bei 'high'-Pegel das Einfügen von Wartezyklen
MRD-N MWR-N IOR-N IOW-N	Speicheradresse lesen Speicheradresse schreiben Ein/Ausgabe-Adresse lesen Ein/Ausgabe-Adresse schreiben
DT-F	"data enable"; Signal zur Steuerung der Datenbustreiber Richtungssteuerung der Datenbustreiber: "high"-Pegel beim Schreiben "low" -Pegel beim Lesen
DMAO-F	reserviert für künftige Anwendungen dann DMA-Anforderungssignal
RES-N RESET-N	bewirkt ein RESET des ganzen Systems RESET vom System beim Einschalten oder Drücken der RESET-Taste
FOCK-N	Bussperrsignal des Prozessors
INTB-N INT15-N	Interrupteingänge des zweiten 8259A
FOON-N	bewirkt ein Einschalten der Stromversorgung (könnte z.B. von einem Modem kommen)

## Steckverbinder XI:

(Stromversorgung der Grundelektronik)

	Stift	Signal	Stift	Signal
	1 0V 2 0V		7 8	+5V +5V
	3 00		9	+57
I	4	+12V	10	ACF-N
Į	5 QV		11	DCF-N
	6 -12V		12	FEIN-N

## Steckverbinder XK:

(Anschluß der Bedienelemente)

Stift	Signal	Stift	Signal
1 2 3 4 5 6 7 8	FOON-N LED7-N LED5-N LED3-N LED1-N OV	9 10 11 12 13 14 15	+5V DEBUG-N LED6-N LED4-N LED2-N EXRES-N

## Steckverbinder nach außen:

## Steckverbinder XM:

(V.11-Anschluß für Drucker)

Stift	Signal	Stift	Signal
1 2 3 4 5	DIN-F +12V DOUT-F CRS-F OV	6 7 8 9	DIN-N FEIN-N DOUT-N CRS-N

## Steckverbinder XD:

(Reserve-Schnittstelle)

Stift Signal		Stift	Signal
1 2 3 4 5	DIN-F +12V DDUT-F CRS-F OV	ら フ 日 守	DIN-N je nach X9 DDUT-N CRS-N

## Steckverbinder XN:

(V.24/V.28-Anschluß für Drucker)

Stift	Signal		Stift	Signal	
1	ov		5	CTS	je nach X5
2	TXD	Sendedaten (D1)	6	DSR	Gerät bereit
3	FXD	Empf-daten (D2)	7		ov
4	RTS	Sendeteil ein- schalten (S2)	20	DTR	Systemeinheit bereit (S1)

## Steckverbinder XQ:

(Reserve-Schnittstelle)

Stift	Signal		Stift	Signal
1 2 3 4 5 6	R×D RTS	OV Sendedaten (D1) Empf-daten (D2) Sendeteil ein- schalten (S2) je nach X6 Gerät bereit (M1)	8 15 17 20 22 23	DCD   je nach X7 SCTDCE Sendeschritt-   takt (T2) SCRDCE Empf-schritt-   takt (T4) DTR Systemeinheit   bereit (S1) RI Ankommender Ruf (M3) DRS Übertragungsge-   schwindigkeit (M4) TC Sendeschrittakt
				von DEE (T1)

## Steckverbinder XP:

(V.11-Anschluß für Tastatur)

Stift	Signal	Stift	Signal
1 2 3 4 5	DIN-F DDUT-F +5V OV	6 7 8 9	DIN-N OV DOUT-N +5V

DOUT sind die Daten vom System zur Tastatur, DIN die Daten von der Tastatur zum System.

## Steckverbinder zum Anschluß der Bildschirmeinheit:

Stift	Signal	Stift	Signal
1 2 3 4 5	 +12V  0 V 0 V	6 7 8 9	BAS

## Steckverbinder zum Anschluß der Maus:

(nur Grafik-Bildschirmsteuerung)

Stift	Signal	Stift	Signal
1 2 3 4 5	linke Taste  Xa Xb OV	6 7 8 9	rechte Taste +5V Ya Yb

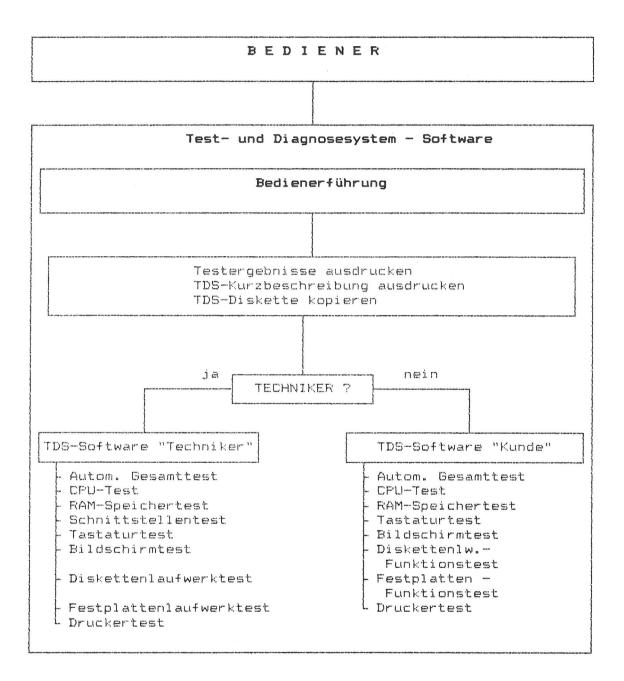
## 3.9 Test- und Diagnosesystem (TDS)

#### Das TDS besteht aus:

- SIEMENS PC und Peripherie in nachfolgend aufgeführten Konfigurationsmöglichkeiten:
  - CPU (Prozessor 80186)
  - Speicher ( 256 kbyte, 512 kbyte, 1 Mbyte)
  - MS-DOS Tastatur
  - Diskettenlaufwerk (1 oder 2)
  - Festplattenlaufwerk
  - Drucker PT 88 , PT 89 , 5301-1 (HT 80 C) oder PT20
- Beschreibung der TDS-Software.
- TDS-Software

Die bildliche Darstellung des TDS-Softwarekonzeptes befindet sich auf der nächsten Seite.

## Das TDS Softwarekonzept



#### Aufgaben des TDS

Das TDS dient zum Testen der einzelnen Baugruppen des SIEMENS FC auf deren Funktionsfähigkeit.

Bereits (vor Einsatz der TDS-Software) als fehlerhaft erkannte Baugruppen sollen nicht mehr weiterführenden Tests mit Hilfe der TDS-Software unterzogen werden.

Das TDS soll den Servicetechniker vor Ort bei der Diagnose bisher unerkannter Fehler des SIEMENS FC unterstützen.

Dazu dienen eindeutige Fehlermeldungen, die sowohl auf dem Bildschirm als auch auf den Druckern FT 88 oderPT 89 (<u>nicht</u> auf dem Typenraddrucker 5301-1) und in einer Fehlerprotokolldatei ausgegeben werden können.

#### Verwendete Mittel im TDS-Verfahren

SIEMENS PC-D und Peripherie (zu testendes Gerät)

Beschreibung des TDS

Sie enthält eine umfassende Erläuterung der Test- und Diagnosemittel, soweit dies für den praktischen Einsatz erforderlich ist.

TDS-Software

Sie befindet sich auf der TDS-Diskette (SINIX-Format) und enthält Test- und Justierroutinen, die mit Hilfe der Bedienerführung alle erforderlichen Test- und Justierarbeiten am SIEMENS FC und an den Druckern PT 88 und FT 89 (Tinte/Nadel) und an den Typenraddruckern 5301-1 (HT 80 C) und PT20 ermöglichen.

Die Bedienerführung

Die BF bietet dem Benutzer zwei Möglichkeiten, das TDS zu betreiben:

- Benutzer ist TECHNIKER
- Benutzer ist BEDIENER/KUNDE

Der TECHNIKER wird durch Eingabe einer "Kennung" erkannt. In weiterer Folge erhält dieser die Möglichkeit, einzelne Baugruppen zu testen.

Dem BEDIENER/KUNDE ermöglicht die BF das Durchführen eines Baugruppen-Funktionstests.

Die BF ermöglicht des weiteren, daß Testablauf und Testergebnis auf Bildschirm und/oder Drucker PT 88 oder PT 89 und in einer Datei protokolliert werden.

Die TDS-Diskette

Die TDS-Diskette enthält die TDS-Test-und Diagnoseroutinen und ein eigenes an das SINIX-Format angelehntes Betriebssystem. Die Diagnoseroutinen werden durch die Bedienerführung unterstützt aufgerufen.

Diese TDS-Diskette sollte <u>nicht schreibgeschützt</u> sein. Die entsprechenden Schreibtests laufen nur auf einer beschreibbaren Diskette ordnungsgemäß ab.

MS-DOS-formatierte Disketten

Zum Testen des Laufwerkes "B" (nur vom TECHNIKER durchführbar) kann eine MS-DOS-formatierte Diskette verwendet werden.

Bei diesen Disketten führen allerdings folgende Testroutinen zu falschen Ergebnissen:

- read random test
- write test
- write file test

#### Datensicherheit

Alle Schreibtests auf Festplatte, Diskette und RAM-Speicher arbeiten zerstörungsfrei.

Hinweis: Ein als fehlerhaft erkanntes Laufwerk sollte <u>nicht</u> mehr mit Hilfe des TDS geprüft werden.

Sollten dennoch die Funktionen dieses Laufwerkes untersucht werden, muß in Kauf genommen werden, daß alle Informationen auf der TDS-Diskette zerstört werden.

Für diesen Fall sollte eine Sicherheitskopie der TDS-Diskette vorhanden sein.

Beim Test der Diskettenlaufwerke wird auf die Spur 76 geschrieben. Da eine TDS-Diskette in diesem Bereich keine Daten enthält, spielt diese Einschränkung für das Diskettenlaufwerk keine Rolle.

#### Funktionstasten

<cursor up=""></cursor>	}
<pre><cursor down=""></cursor></pre>	:   Mit <cursor up=""> oder <cursor down="">   werden   einzelne Zeilen markiert.  </cursor></cursor>
<return)< td=""><td>Durch Betätigen dieser Taste wird eine angewählte Zeile als Eingabe durch den Benutzer quittiert und/oder die Funktion gestartet.</td></return)<>	Durch Betätigen dieser Taste wird eine angewählte Zeile als Eingabe durch den Benutzer quittiert und/oder die Funktion gestartet.
<löschen></löschen>	Mit dieser Taste werden alle Eingaben in der aktuellen Bildschirmmaske aufgehoben.
<esc></esc>	Durch diese Taste erhält der Benutzer die Möglichkeit, die aktuelle Bildschirmmaske zu verlassen.
	Wird die ESC-Taste bei der Bildschirmmaske betätigt, so wird die Bildschirmmaske 3 zu Auswahl bereitgestellt.
	Wird die ESC-Taste bei der Bildschirmmaske O bis 3 betätigt, so wird die Bildschirm- maske O ausgegeben.
<hilfe></hilfe>	Durch Betätigen dieser Taste erhält der Benutzer die Möglichkeit, sich von der jeweiligen Maske, in der er sich befindet, eine Kurzbeschreibung anzusehen.

Die  $\langle C_E \rangle$ -Taste sollte keinesfalls betätigt werden. Diese Taste führt zum sofortigen

Beenden der Bedienerführung. Danach kann das TDS nur noch durch AUS-/EIN-Schalten erneut

Service-Handbuch TEIL I

L22957-A4430-P201-1-92

gestartet werden.

Achtung:

## Laden der TDS-Software

Hinweis: Test der einzelnen Baugruppen nur im geschlossenen Gehäuse durchführen.

Dadurch wird vermieden, daß sich elektrische Störeinflüsse (z.B. vom Bildschirm) auf nicht abgeschirmte Baugruppen übertragen.

Der Einsatz der TDS-Software kann <u>nur</u> nach einem erfolgreichen Ablauf des Selbsttests erfolgen.

## Vorgehensweise beim Laden der TDS-Software

- SIEMENS PC-D ausschalten
- Sollte ein Typenraddrucker 5301-1 (HT 80 C) oder PT20. angeschlossen sein, ist dieser jetzt auszuschalten.
- Ist ein Drucker FT 88 oder PT 89 angeschlossen, so ist in diesen Papier einzulegen und das Gerät einzuschalten.
- TDS-Diskette in das Laufwerk "A" einlegen und das Laufwerk schließen.
- SIEMENS FC-D einschalten

## <u>Rückkehr in das MS-DOS</u> <u>Betriebssystem</u>

- Menüpunkt "TDS beenden" anwählen
- TDS-Diskette dem Laufwerk "A" entnehmen
- SIEMENS PC-D ausschalten
- SIEMENS PC-D gemäß Betriebsanleitung in Betrieb nehmen

## TDS-Verfahrensablauf

Der TDS-Verfahrensablauf ist in folgende Schritte untergliedert:

- TDS-Verfahrensvorlauf
- Dienstprogramme
- TDS-Verfahrensschluß

#### Der TDS-Verfahrensvorlauf

Dieser Teil wird jeweils zu Beginn des TDS-Verfahrens einmalig durchlaufen und dient zur Ermittlung und Festlegung bestimmter Werte, die für den weiteren Ablauf von Bedeutung sind.

#### Kennung

Der TECHNIKER wird durch die Eingabe der Zeichenkombination "@\*3" (Tastenfolge: <ALT>-Taste "@", <SHIFT>-Taste "\*", "3", <RETURN>-Taste) erkannt. Diese Eingabe erfolgt unsichtbar, d.h. sie wird auf dem Bildschirm nicht angezeigt.

Der BEDIENER/KUNDE betätigt an dieser Stelle lediglich die <RETURN>-Taste. Ihm steht dann ein verkürzter Testablauf (Funktionstest) zur Verfügung.

Arbeitsschritte im TDS

Nach Eingabe der Kennung und Drücken der <RETURN>-Taste wird dem Benutzer der TDS-Verfahrensablauf in kurzer Form beschrieben. Druckertyp

An dieser Stelle erfolgt die Angabe des an dem SIEMENS FC angeschlossenen Druckertyps.

Hinweis: Es ist genau darauf zu achten, daß diese Angabe korrekt erfolgt.

Wurde ein falscher Druckertyp angegeben, kann der Funktionstest des angeschlossenen Druckers nicht ordnungsgemäß ablaufen.

Diskettenlaufwerk

An dieser Stelle erfolgt die Angabe der Anzahl der an den SIEMENS-PC angeschlossenen Diskettenlaufwerke.

Hinweis: Diese Angabe muß korrekt erfolgen, da ansonsten beim Diskettenlaufwerktest bzw. beim Kopieren einer TDS-Diskette Fehler auftreten.

Konfigurationsermittlung

Die Konfiguration des SIEMENS FC wird ermittelt und dem Benutzer angezeigt.

Teilt der Benutzer der Bedienerführung eine Abweichung von der tatsächlichen Konfiguration mit, so wird das TDS abgebrochen.

Eine Ermittlung, ob ein oder zwei Diskettenlaufwerke am PC angeschlossen sind, kann <u>nicht</u> erfolgen.

#### Dienstprogramme

- Baugruppentests durchführen
- Testergebnisse ausdrucken
- TDS-Kurzbeschreibung ausdrucken
- TDS-Diskette kopieren

Der TDS-Baugruppentest

# Die Beschreibung der einzelnen Tests wird auf Seite 7 - 37 behandelt.

Kurzbeschreibung der Eingaben in den Auswahlmenüs der Einzeltests:

Mit der <RETURN>-Taste können die Einzeltests, auf die das ">"-Zeichen weist, markiert werden. Es können auch mehrere Tests gemeinsam markiert werden. Diese laufen dann in der angewählten Weise der Reihe nach ab.

Das ">"-Zeichen wird mit den Tasten <CURSOR UP> bzw. <CURSOR-DOWN> bewegt.

Sind alle gewünschten Tests ausgewählt, wird die Position EXIT angewählt und mit der <RETURN>-Taste die Testsequenz angestoßen.

Falschauswahlen können mit der <LöSCHEN>-Taste aufgehoben werden.

#### Testergebnisse ausdrucken

Wird dieses Dienstprogramm angestoßen, so erhält der Benutzer die Möglichkeit, sein Testergebnis auch schriftlich zu erhalten. Es muß jedoch, bevor dieses Dienstprogramm aufgerufen wird, ein Test durchgeführt werden, wobei als Protokollstation für die Testergebnisse entweder Bildschirm und Datei oder Bildschirm, Drucker und Datei angegeben werden müssen. Wird Bildschirm und Drucker bzw. nur Bildschirm als Protokollstation angegeben, können die Testergebnisse nicht gespeichert werden. Somit ist ein Ausdrucken der Testergebnisse nicht möglich.

#### TDS-Kurzbeschreibung

An dieser Stelle erhält der Benutzer eine kurze Beschreibung des Test- und Diagnosesystems (TDS), die sowohl am Bildschirm als auch am Drucker ausgegeben wird. Weist die Konfiguration jedoch keinen Drucker auf, so wird die Kurzbeschreibung lediglich am Bildschirm ausgegeben.

### TDS-Diskette kopieren

In diesem Menü wird dem Benutzer die Möglichkeit eingeräumt, eine Sicherungsdiskette seiner Original-TDS-Diskette zu erstellen. Der Ablauf für die Erstellung einer Sicherungsdiskette hängt von der Anzahl der Diskettenlaufwerke ab.

Bei einem SIEMENS-PC mit einem Diskettenlaufwerk muß der Benutzer beim Anlegen einer Sicherungsdiskette je nach Aufforderung des SIEMENS-PC die ensprechende Diskette ins Laufwerk einlegen. Bei einem SIEMENS-PC mit zwei Diskettenlaufwerken müssen die jeweiligen Disketten ins richtige Laufwerk eingelegt werden.

#### TDS-Verfahrensschluß

Der Benutzer kann in jedem Menü aus dem TDS aussteigen, indem "TDS beenden" ausgewählt wird.

Der Kunde gelangt in ein Endmenü, in dem er die Möglichkeit hat, bei einem ungewollten Aufruf von "TDS beenden" wieder ins TDS zurückkehren zu können.

Der Techniker jedoch muß bei einem Irrtum das TDS neu starten.

## Beschreibung der Einzeltests

Wird ein Einzeltest vom Bediener angestoßen, so ist der Aufbau der Schnittstelle und die Einstellung des Testablaufes identisch mit jener des Einschalttestes.

#### CPU-Test

- DMA memory to memory test
- DMA ID-port to ID-port test
- Timer test
- Bus-Time-Out test
- Numerikprozessor 8087

DMA memory to memory test

Es wird überprüft, ob ein Interrupteintrag vorgenommen und eine Interruptroutine ausgeführt werden kann. Ist dieses nicht der Fall, so wird eine Fehlermeldung ausgegeben.

Dann wird ein Transfertest wie folgt durchgeführt:

1000:2000 Transfer auf Adresse 1000:0000 1000:2002 Transfer auf Adresse 1000:0002 usw. bis Adresse DFFE bzw. FFFE Speicherausbau.

Bei Transferfehler erfolgt Fehlermeldung.

DMA ID-port to ID-port test

Wenn kein "Non volotile RAM (NVR)" vorhanden ist und die Schalterstellung S5.2 auf dem Systemboard geschlossen ist,wird eine Fehlermeldung ausgegeben.

Bevor das NVR mit einem spiegelbildlichen Speichermuster beaufschlagt wird, wird sein Inhalt im RAM gespeichert. Nach einem DMA-Transfer wird der abgespeicherte Inhalt des NVR's wieder in das NVR geladen.

Bei negativem Mustervergleich erfolgt eine Fehlermeldung.

Timer test

Zuerst wird ein Interrupttest ohne Zeitkriterium gestartet. Bei Bedarf wird eine entsprechende Fehlermeldung ausgegeben.

Timer 1 und Timer 2 werden initialisiert und nacheinander gestartet. Es wird eine Fehlermeldung ausgegeben, wenn Timer 1 vor Timer 2 einen Interrupt auslöst und wenn nach Ablauf von Timer 1 keine Interruptauslösung von Timer 2 erfolgt.

Nach diesem Schema werden alle drei Timer getestet.

Bus-Time-Dut test

Bei diesem Test wird auf eine Adresse eines nicht ausgebauten Speicherbereiches zugegriffen. Wenn nach ca. 128µs (100µs) kein Bus-Time-Out-Signal erzeugt wird (welches einen Non-Maskable-Interrupt auslöst), wird eine Fehlermeldung ausgegeben.

Numerikprozessor 8087 Test

Test einzelner Gleitkommaoperatoren, Testen des Interrupthandlings und Testen des internen Stacks.

Am Systemboard -D270 muß der Schalter S5.3 geöffnet sein.

## RAM-Speicher-Test

- Data bus ripple test
- Address bus ripple test
- Word memory test with even addresses
- Word memory test with odd addresses
- House number test
- Refresh test
- Memory march test

Der RAM-Speicher Test überprüft den Systemspeicher. Zu Beginn des Testes befinden sich das Betriebssystem und der Speichertest-Objekt-Code in den ersten 64k des Hauptspeichers. Im ersten Schritt überprüfen die eizelnen Tests den oberen Speicherbereich ab Adrese 1000:0 in 64k-Sequenzen. Nach dem Umspeichern der ersten 64k wird der untere Speicherbereich getestet. Neben Vergleichsfehlern werden auch Paritätsfehler bewertet.

Data-bus-ripple test

Testen der Datenleitung O...15.

Sequentielles Beschreiben der Adresse 1000:0 mit {1.2.4.8.0x10.0x20.0x40.0x80.0x100.0x200.0x400.0x800.0x1000.0x2000.0x4000.0x8000}.

Nach jedem Einlesen eines Datums erfolgt ein Auslesen, das bei Ungleichheit von Input und Output zu einem Wiederholungsversuch mit gleichem Datum aber bei Adresse 2000:0 führt. Im wiederholten Fehlerfall wird aus dem Datum die defekte Datenleitung ermittelt.

Address-bus-ripple test

Testen der Adressleitungen O...19.

Sequentielles Beschreiben der Adresse 1000: {1.2.4.8.0x10.0x20.0x40.0x80.0x100.0x200.0x400. 0x800.0x1000.0x2000.0x4000.0x8000} mit Oxffff.

Nach jedem Einlesen eines Datums erfolgt ein Auslesen, das bei Ungleichheit von Input und Dutput zu einem Wiederholungsversuch mit gleichem Datum, aber bei einer um 64k höheren Adresse führt.

Im wiederholten Fehlerfall wird aus der Adresse auf defekte Adreßleitung geschlossen.

Das Testen der Adreßleitungen 16...19 erfolgt auf die gleiche Weise, nur mit dem Unterschied, daß im Fehlerfall eine um 4 Worte höhere Adresse zur Wiederholung verwendet wird.

Word-memory test with even addresses

Wortweises Beschreiben eines 64k-Segmentes mit 0x5aa5 bei gerader Adressierung. Wird beim darauffolgenden Scannen des Blockes ein Fehler festgestellt, so erfolgt eine Fehlermeldung.

Word-memory test with odd addresses

Gleiches Testmuster wie Test oben, nur ungerade Wortadressierung.

House-number test

Beschreiben eines 64k-Segmentes mit den jeweiligen Offsetadressen bei gerader Adressierung.

Vorgehen im Fehlerfall :

Wortweises Beschreiben eines 64k-Segmentes mit 0x5aa5 bei gerader Adressierung. Wird beim darauffolgenden Scannen des Blockes ein Fehler festgestellt, so erfolgt eine Fehlermeldung.

Refresh memory test

Beschreiben eines 64k-Segmentes wie beim "Word-memory test with even addresses". Im wiederholten Fehlerfall wird aus der Adresse auf defekte Adreßleitung geschlossen.

Weiteres Vorgehen wie "Word-memory test with even addresses".

Memory march test

Nach dem "Löschen" (Beschreiben mit O) eines 64k-Segmentes wird eine zufällig ausgewählte Offsetadresse sequentiell mit dem Datenmuster wie beim "Data-bus-ripple test" beschrieben.

Nach jedem Einlesevorgang wird der jeweils obere und untere Speicherbereich dieses 64k-Segmentes abgescannt, ob ein Datum seinen Ursprungswert verändert hat.

Die Fehlerbehandlung erfolgt wie beim Test "Word-memory test with even addresses".

Dieser Test erfolgt insgesamt für 5 Zufalls- Offset-Adressen pro 64k-Segment.

#### Diskettenlaufwerk-Test

- Step linear
- Seek alternating
- Seek random
- Read all cylinders
- Read random cylinders
- Write test
- Interrupt test
- Write file test

Bei einem SIEMENS-PC mit zwei Laufwerken kann sowohl Laufwerk A: als auch Laufwerk B: mittels TDS getestet werden.

Hinweis: Ein als fehlerhaft erkanntes Laufwerk sollte nicht mehr mit Hilfe des TDS geprüft werden.

Sollten dennoch die Funktionen dieses Laufwerkes untersucht werden, muß in Kauf genommen werden, daß alle Informationen auf der TDS-Diskette zerstört werden.

Für diesen Fall sollte eine Sicherheitskopie der TDS-Diskette vorhanden sein.

Fehlermeldungen (Ausgabe am Bildschirm bzw. Drucker) Bei allen Fehlern wird eine Meldung folgender Form ausgegeben:

\*\*E5xx <testname>
FDC satus=xx, track=xx, sector=xx,
data=xx, cmd=xx

Die vierstellige Zahl vor "Testname" ist die Fehlernummer. Die Inhalte der vier internen Register des FDC 2791 (Floppy Disk-Contoller) werden zum Zeitpunkt des Fehlers in der nächsten Zeile angezeigt.

"cmd" ist das letzte dem FDC übergebene Kommando.

Von dieser Meldung kann auch noch zusätzliche Information über die Fehlerumstände ausgegeben werden.

#### Abbruch

Mit der ESC-Taste kann ein laufender Test zu bestimmten Zeiten abgebrochen werden. Es wird dann ein entsprechender Hinweis und die Anzahl der bisher aufgetretenen Fehler angezeigt.

#### Tests

Das Testprogramm besteht aus 10 Teiltests, die auch einzeln ablaufen können.Im folgenden werden mit "Zylinder" beide Seiten einer Spur bezeichnet.

Step linear test

Der Schreib-/Lesekopf des Laufwerkes wird linear von Spur O ausgehend über alle Spuren bis zur Spur 76 und anschließend in der gleichen Weise wieder zurück bis zur Spur O bewegt.

Nach jedem Step wird das ID-Feld der Floppy gelesen und die darin enthaltene Spurnummer mit der Sollspur verglichen.

Fehler werden angezeigt und der Test abgebrochen.

Seek alternating test

Der Schreib-/Lesekopf des Laufwerkes wird von Spur 0 zur Spur 76, dann zur Spur 1 und von dort zur Spur 75 u.s.w. positioniert.

Fehlerfeststellung und -meldung erfolgt wie beim "Step linear test".

Seek random test

Der Schreib-/Lesekopf des Laufwerkes wird 150 mal auf eine durch einen Zufallsgenerator bestimmte Spur positioniert.

Fehlerfeststellung und -meldung erfolgt wie beim "Step linear test".

Read all cylinders test

Beide Seiten der Zylinder 1 bis 76 werden vollständig gelesen (multi sector read).

Auftretende Fehler (CRC) führen zu Fehlermeldung und Abbruch.

Read random cylinders test

Zehn zufällig ausgewählte Zylinder werden sektorweise gelesen.

Fehlerbehandlung wie beim "Read all cylinders test".

#### Write test

Für diesen Test wird der Zylinder 76 benutzt. Dieser ist vom TDS nicht belegt.

Alle Sektoren dieses Zylinders werden mit ihren Nummern beschrieben (Sektor O mit OO, Sektor 1 mit O1 ...: Sektoren der Seite 1 mit 19...31 (10H...1FH)).

Ist Schreiben nicht möglich oder tritt beim anschließenden Lesen ein Fehler auf, so wird der Test nach der Fehlermeldung beendet.

Die gelesenen Daten werden mit den Solldaten verglichen. Abweichungen werden angezeigt und der Test beendet.

#### Interrupt test

Dieser Test besteht aus drei Teilen. Bei den ersten beiden Teilen werden Interrupts nicht zugelassen.

Im ersten Teil wird durch das Kommando "force immediate interrupt" (DO)) der FDC 2791 in einen definierten Zustand gebracht.

Im zweiten Teil wird durch ein "force immediate interrupt" Kommando (D8) ein FDC-Interrupt erzwungen und das Interrupt Request Register (IRR) des 80186 daraufhin untersucht.

Im dritten Teil werden Interrupts zugelassen. Der im zweiten Teil verursachte Interrupt muß eine entsprechende Interrupt Sequenz einleiten.

#### Write file test

Diesen Test benutzen die TDS-Dienste (Sytem-Calls) create, open, write, read und close.

Eine TDS-Datei wird erzeugt ("fd1.temp") und mit einem blockweise wechselnden Bitmuster beschrieben. Die Datei wird anschließend wieder gelesen und mit den Solldaten verglichen.

Vergleichsfehler und Fehlermeldungen der System Calls werden angezeigt und der Test abgebrochen.

## Festplattenlaufwerk-Test

- Drive diagnostic test
- Read test
- Read random test
- Check track test
- Seek test
- Seek random test
- Write test 100 unused sectors

#### Drive diagnostic test

Anwendung des Controllers "Drive diagnostic". Hierbei werden die ersten Sektoren aller Spuren sequentiell gelesen, danach die ersten Sektoren von 256 zufällig ausgewählten Spuren. Dieser Test kann nicht mit einem Omti-Festplattencontroller durchgeführt werden.

Es erscheint die Meldung: Drive diagnostic test not possible for this type of controller.

#### Read test

Lineares Lesen aller Sektoren des Festplattenlaufwerkes.

Read random test

Lesen von 100 zufällig ausgewählten Sektoren.

Check track test

Sequentielle Überprüfung des Spuraufbaues: Der Controller-Befehl "check track" überprüft ID-Felder und das Inter-leaving aller Sektoren der spezifizierten Spur. "Check track" selbst liest nicht die Datenfelder.

Seek test

Durchführung eines linearen Seeks über die gesamte Festplatte.

Seek random test

Der Zylinder des Festplattenlaufwerkes wird 100 mal auf eine durch einen Zufallgenerator bestimmte Spur positioniert.

Fehler werden je nach Einstellung des Fehlerzählers angezeigt.

Write test

überprüfung 100 zufällig ausgewählter freier Sektoren durch Testen der Datenfelder mit 0xa5 und 0x5a: d.h. Beschreiben eines Sektors mit einem Testmuster, danach Lesen mit überprüfung dieser Daten; abschließend wird der zuvor gespeicherte Inhalt in den Sektor zurückgeschrieben.

#### Schnittstellen-Test

- Druckerschnittstelle V.24
- Druckerschnittstelle V.11
- Reserveschnittstelle V.24
- Reserveschnittstelle V.11

Hinweis: Sollen die Schnittstellen V.24 oder V.11 einzeln geprüft werden, müssen die Brückenstecker sowohl auf der Schnittstelle V.24 als auch auf der V.11 aufgesteckt werden.

#### Allgemeines

Das Schnittstellen-Testprogramm testet die Funktionen der  $V_*11-$  und  $V_*24-$ Schnittstellen

#### Fehlermeldungen

Bei allen Fehlermeldungen wird eine Meldung folgender Form ausgegeben: \*\*E3YXX

ZZZ

E3YXX = Fehlernummer

XX = laufende Nummer innerhalb eines Tests

Y = USART 1 Drucker USART

" 2 Reserve USART

" 3 Tastatur USART

ZZZ = Zusatzinformation zum Fehler (selbst erklärend)

Wird bei einem Teiltest einer Schnittstelle ein Fehler festgestellt, so werden die folgenden Tests für die defekte Schnittstelle nicht durchgeführt.

#### Abbruch

Mit der ESC-Taste kann eine laufende Testsequenz abgebrochen werden, jedoch  $\underline{\text{keine}}$  einzelne Tests.

## Hilfsmittel

Für alle Tests wird ein <u>Schnittstellen-Brückenstecker</u> benötigt, der vor Testbeginn auf der zu testenden Schnittstelle gesteckt sein muß.

## Beschaltung des Schnittstellen-Brückensteckers

für Schnittstelle V.24 (25-poliger Stecker) Brückenverbindung von Pin 2 nach Pin 3 Pin 4 nach Pin 5 nach Pin 8

Fin 4 mach Fin 5 mach Fin 8 Fin 6 mach Fin 20 mach Fin 22

für Schnittstelle V.11, (bzw. 8597) (9-poliger Stecker) Brückenverbindung von Fin 1 nach Pin 3 Fin 6 nach Pin 8 Druckerschnittstelle V.11

Nach dem Umschalten der Schnittstelle in V.11-Mode wird der USART wie folgt initialisiert:

Zeichenrahmen: 7 Bit 1 Stoppbit

Baud-Rate: 4800

Parity: Odd

Anschließend wird eine Textübertragung mit den Daten "55H und 2AH" gestartet. Nach dem Empfang der o.g. Bytes wird das Statusregister des USART untersucht, ob ein Fehlerbit gesetzt wurde.

Wird im Laufe des Tests ein Fehler festgestellt, wird er angezeigt.

Druckerschnittstelle V.24

Die Schnittstelle wird in V.24-Mode umgeschaltet. Weiterer Testablauf siehe Test oben.

#### Reserveschnittstelle

Testablauf wie Test V.11.

Tastaturschnittstelle

Die Schnittstelle kann nur im V.11-Mode betrieben werden. Testablauf wie Test V.11.

Druckerschnittstellentest

Nach dem Umschalten der Schnittstelle in V.11-Mode wird der USART wie folgt initialisiert.

Zeichenrahmen: 8 Bit 2 Stoppbit

Baud-Rate:

45

Parity: Even

Anschließend wird eine Textübertragung mit den Daten "5H und 2AH" gestartet. Nach dem Empfang der o.g. Bytes wird das Statusregister des USART untersucht, ob ein Fehlerbit gesetzt wurde.

Wurde bis jetzt kein Fehler festgestellt, wird mit der nächst höheren Baud-Rate wieder eine Textübertragung gestartet.

Dieser Vorgang wird wiederholt, bis die Baud-Rate 38400 erreicht ist.

Im Fehlerfall wird der Test abgebrochen und der Fehler angezeigt.

Reserveschnittstelle

Testablauf wie Druckerschnittstellentest

Tastaturschnittstelle

Testablauf siehe Druckerschnittstellentest

Druckerschnittstelle

Nach dem Umschalten der Schnittstelle in V.24 wird der USART wie folgt initialisiert:

Zeichenrahmen: 8 Bit 2 Stoppbit

Baud-Rate: 9600

Parity:

Even

Anschließend wird eine Textübertragung mit dem Datenblock "OOH bis FFH" gestartet. Der empfangene Datenblock wird überprüft, sowie das Statusregister des USART untersucht.

Bei einer Fehlerfeststellung wird der Test abgebrochen und die entsprechende Fehlermeldung ausgegeben.

Reserveschnittstelle

Testablauf wie oben.

Tastaturschnittstelle

Testablauf wie oben.

Reserveschnittstelle

Die Schnittstelle wird in V.24-Mode umgeschaltet. Weiterer Testablauf wie Druckerschnittstelle V.11T.

## Interrupt-Test

In die Sende-Register der USART's wird das Datenwort 55H geschrieben. Nach dem Befehl "Sender-Enable" werden von jedem USART zwei Interrupts erwartet.

Bei einer Fehlerfeststellung wird der Test abgebrochen und die entsprechende Fehlermeldung ausgegeben.

#### Baud-Rate

Der Drucker-USART wird mit einer Baud-Rate von 45 initialisiert. Die Zeit zwischen Datenwortübergabe und Empfänger-Ready wird mit einem Software-Zähler gemessen. Ist der Zähler außerhalb einer bestimmten Größe, wird eine entsprechende Fehlermeldung ausgegeben.

#### Tastatur-Test

Der Test wird als Tastenkontakttest durchgeführt, d. h. die Funktion der Taste wird auf dem Bildschirm wiedergegeben (zu schnelles Betätigen von Tastenkombinationen wie z. B. Shift A kann zu Falschanzeigen dieser und auch der nachfolgenden Tastenkontakttests führen).

Der Einzeltest wird mit der Tastenkombination "ESC" und "RETURN" verlassen.

#### Bildschirm-Test

Kurzbeschreibung des Bildschirmtests

## Grafik-Bildschirm-Test:

- 1. Attributdarstellung
- 2. Attributdarstellung invers
- 3. B-Kreuz
- 4. Bildschirm leer und weiß
- 5. Gitterraster klein mittel groß
- 6. grafische Liniendarstellung

Tastenbedeutung für Grafik:

Mit der ESC-Taste erhält der Benutzer die Möglichkeit, die einzelnen Teiltests des Bildschirm-Tests zu unterbrechen.

Dies ist nur für den Gitterrastertest von Bedeutung, da nur dieser aus einzelnen Teiltests (Gitterraster klein, mittel, groß) besteht.

Mittels der ESC-Taste wird hier nach dem Gitterraster klein der nächste Einzeltest fortgesetzt.

Mit der RETURN-Taste werden die Einzeltests hintereinander durchgeführt.

Drucker-Test Drucker PT 88 / PT 89
Drucker 5301-1 (HT 80C)
Drucker PT20

Hinweis: Von der Bedienerführung kann nicht überprüft werden, ob der richtige Druckertyp vom Benutzer ausgewählt wurde.

Das Ergebnis des Druckertests kann von der BF nicht diagnostiziert werden.

Nach Beenden des Tests muß der Benutzer visuell feststellen, ob der Drucker einwandfrei funktioniert (Testbildvergleich).

#### FT 88 - Matrixdrucker schmal

## Schreibweite 1/10" - Vollständiger Zeichensatz

## Schreibweite 1/10" - Breitschrift

♥◆♣◆ !"#\$%%°() \*+,-./0123456789 :;<=>?aABCDEFGHIJKLMNOPQRSTUVW XYZ[\]^\_ \*abcdefghijklmnopqrstu Vwxyz{!}~QüéääàágēëèïîìÄAÉæÆ6ö

## Schreibweite 1/17" - VollständigerZeichensatz

## Schreibweite 1/17" - Breitschrift

$$A^2 + B^2 = C^2$$
  
 $H_2O + CO_2 = H_2CO_3$ 

Funktion Hochschrift

Funktion Tiefschrift

#### TESTENDE

# 5301-1 Typenraddrucker (HT 80 C)

Schreibweite 1/6" - Vollstaendiger Zeichensatz  !"
Schreibweite 1/10" - Vollstaendiger Zeichensatz  !"_%&'()*+,/0123456789:;_=_?@ABCDEFGHIJKLMNOPQRSTUVWXYZ[     _]abcdefghijklmnopqrstuvwxyz_ abcdefghijklmnopqrstuvw     xyz_ _£\$_#\$
Schreibweite 1/12" - Vollstaendiger Zeichensatz  !"_%&'()*+,/0123456789:; = ?@ABCDEFGHLJKLMNOPQRSTUVWXYZ[_] _ abcdefg hijklmnopqrstuvwxyz   _ abcdefghijklmnopqrstuvwxyz   _ £\$ #\$  - 23 _
3-A Druck  AAA AAA AAA AAA AAA AAA AAA AAA AAA A
Vorwaerts und Rueckwaerts drucken  poppopopopopopopopopopopopopopopopopo

> **нининининин ванинининин**

#### Typenraddrucker PT 20

# Schreibweite 1/6" - Vollständiger Zeichensatz

| " # \$ % & ´ ( ) \* + , - . / 0 1 2 3 4 5 6 7 8 9 : ; < = > ? § A B C D E F G H I J K L M N O P Q R S T U V W X Y Z Ä Ö Ü ^ `a b c d e f g h i j k l m n o p q r s t u v w x y z ä ö ü ß ! " # \$ % & ´ ( ) \* + , - . / 0 1 2 3 4 5 6 7 8 9 : ; < = > ? § A B C D E F G H I J K L M N O P

# Schreibweite 1/10" - Vollständiger Zeichensatz

!"#\$%&^()\*+,-./0123456789:;<=>?§ABCDEFGHIJKLMNOPQRSTUVWXYZ ÄÖÜ^\_ `abcdefghijklmnopqrstuvwxyzäöüß !"#\$%&^()\*+,-./0123456 789:;<=>?§ABCDEFGHIJKLMNOPQRSTUVWXYZÄÖÜ^\_ `abcdefghijklmnopqrstuvwxyzäöüß !"#\$%&^()\*+,-./0123456789:;<=>?§ABCDEFGHIJKLM

# Schreibweite 1/12" - Vollständiger Zeichensatz

!"#\$%&´()\*+,-./0123456789:;<=>?§ABCDEFGHIJKLMNOPQRSTUVWXYZÄÖÜ^ `abcdefghijklmnopqrstuvwxyzäöüß !"#\$%&´()\*+,-./0123456789:;<=>?§ABCDEF $\overline{G}$ HIJKLMNOPQRSTUVWXYZÄÖÜ^ `abcdefghijklmnopqrstuvwxyzäöüß !"#\$%&´()\*+,-./0123456789:;<=>?§ABCDEF $\overline{G}$ HIJKLMNOPQRSTUVWXYZÄÖÜ^ `abcdefghijklmnopqrstuvwxyzäöü

# 3-A Fettdruck

## Vorwärts und Rueckwärts drucken

Linker Rand einstellen:

ННИНИННИННИННИ НЧИНИННИННИННИ НИНИННИННИННИН

#### 4 Wartung und Entstörung

In diesem Kapitel finden Sie genaue Hinweise über die Wartung und Entstörung einzelner Geräte-Einheiten. Eine vorbeugende Wartung für den Siemens PC ist nicht erforderlich.

# Kurze Wartungs- und Entstörungshinweise

- Disketten-/Festplattenlaufwerk
   Entstörung durch Einstellung (soweit möglich) bzw. Tausch des defekten Laufwerkes.
- CRT-Controller Entstörung nur durch Tausch der IC-Bausteine, die auf Sockel gesteckt sind, bzw. Tausch der kompl. Baugruppe.
- Grundelektronik (mehrlagig) Entstörung durch Tausch der IC-Bausteine, die auf Sockel gesteckt sind, bzw. Tausch der kompletten Baugruppe.

Hinweis: Bei Austausch der Grundelektronik ist der + Pol der Batterie zu entfernen und beim Einbau wieder anzubringen.

- Stromversorgung (SV) und Lüfter
   Entstörung durch Tausch der Sicherung bzw. Tausch der kompletten SV. Entstörung des Lüfters durch Tausch des kompletten Lüfters.
- Bedien- und Anzeigenbaugruppe Entstörung durch Tausch der Bauteile bzw. Tausch der kompletten Baugruppe.
- Festplatten-Controller Entstörung durch Tausch der kompl. Baugruppe.
- Tastatur
   Entstörung nur durch Tausch der IC-Bausteine, die auf Sockel gesteckt sind, Tausch der Tastenkappen, bzw. Tausch der kompl. Tastatur (incl. Gehäuse).
- Bildschirmeinheit
   Entstörung durch Tausch der Sicherung, Auswechseln des Helligkeitspotentiometers, Einstellungen/Abgleich soweit möglich, bzw. Tausch der kompletten Bildschirmeinheit

#### 4.1 Allgemein

#### EGB-Vorschriften für Service beachten!

Da die Flachbaugruppen des Siemens FC-D hochintegrierte Bauelemente enthalten, die gegen elektrostatische Entladungen empfindlich sind, müssen die EGB-Vorschriften beachtet werden.

Damit zwischen dem Grundgerät und dem menschlichen Körper kein Potentialunterschied besteht, ist eine leitfähige Verbindung zwischen den beiden herzustellen (Anschluß des Handgelenk-armbandes am Grundgerät). Diese Verbindung ist solange beizubehalten, bis sämtliche Arbeiten am Gerät beendet sind.

Zum Ablegen der Baugruppen ist stets eine leitfähige Unterlage zu verwenden. Die Baugruppen sind grundsätzlich in leitfähiger Verpackung aufzubewahren oder zu versenden.

Werden diese Maßnahmen nicht beachtet, so kann dies zu einer Beschädigung der Bauelemente führen. Der Ausfall des Gerätes kann erfolgen.

Für den Umgang mit integrierten Schaltkreisen ist folgendes zu beachten:

- Immer als erstes die Abschirmung des Netzteils berühren, um sich zu entladen.
- Berühren Sie nie jemanden, der gerade an Halbschalterleitungen arbeitet.
- Nie etwas in die Elektronik hineinstecken oder aus der Elektronik herausziehen, bevor nicht der Netzstecker ausgesteckt ist.

#### 4.2 Disketten-Laufwerk "TEAC 55FV"

Eine vorbeugende Wartung ist nicht erforderlich.

#### Sichtkontrolle:

- Laufwerk auf lose Teile überprüfen
   Kopfanschlußkabel auf richtige Lage überprüfen
   Das Kabel soll so befestigt sein, daß eine ausreichende Schlaufe für die Kopfbewegung vorhanden ist.

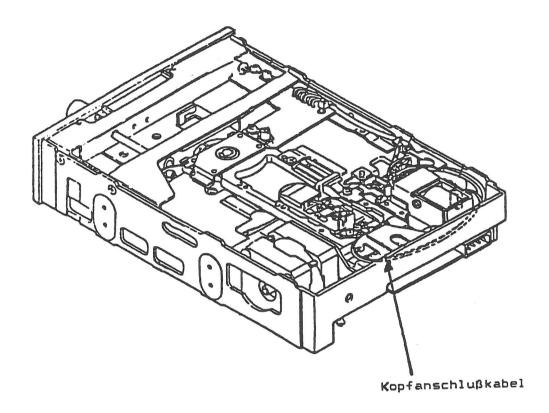


Bild 4-1 Diskettenlaufwerk

#### Einstellungen am Laufwerk

Einstellungen am Laufwerk sind mittels der Simulatorroutinen des Monitorprogrammes und einer CE-Diskette möglich. Eine entsprechende Einstellanleitung wird nachgereicht. Bis zu diesem Zeitpunkt ist das Laufwerk zu tauschen.

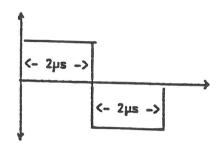
Tausch des Laufwerks siehe Kapitel 2.

Führt der Austausch des Laufwerks zu keiner Verbesserung, so sind die Werkseinstellungen am Systemboard für den FD-Controller zu überprüfen und gegebenenfalls nachzustellen. Für diese Einstellung müssen das Floppy- und Festplattenlaufwerk entfernt werden (siehe Kapitel 2).

- \* Netz EIN und Gerät ca. 5 Minuten auf Betriebstemperatur bringen.
- \* Schalter & (S&) am Systemboard schließen

Zur Beachtung: Bei RESET muß Sö offen sein, da sonst eine Modeumschaltung erfolgt. Erst nach RESET darf Sö geschlossen und mit dem Abgleichvorgang begonnen werden

\* Einstellung der VCO-Frequenz auf 250 kHz am Trimmkondensator C9 (4,us). Am FIN 16 des FD-Controllers (D2) ist am Oszillograph ein Rechteckimpuls von 2,us Länge einzustellen.



"O V" am Schalter "56" abnehmen

Bild 4-2 Rechteckimpuls VCO-Frequenz

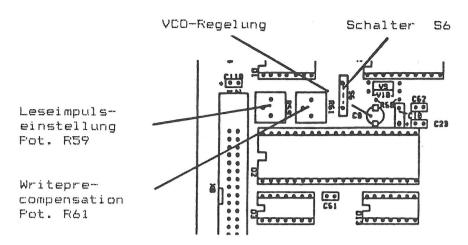


Bild 4-3 Einbauplatz der Abgleichvorrichtung

\* Einstellung der Leseimpulsbreite auf 250 ns am Fotentiometer R59. Am Pin 29 des FD-Controllers (D2) ist am Oszillograph ein Rechteckimpuls von 250 ns Breite einzustellen.



Bild 4-4 Rechteckimpuls Leseimpulsbreite

\* Einstellung der Writeprecompensation auf 125 ns am Potentiometer R61. Am Pin 31 des FD-Controllers (D2) ist am Oszillograph ein Rechteckimpuls von 125 ns Breite einzustellen.

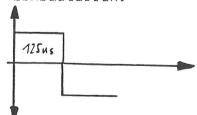


Bild 4-5 Rechteckimpuls Writeprecompensation

- \* Netz AUS
- \* Brücke "56" am Systemboard wieder öffnen
- \* Ende der Einstellung Anschließend Test des FD-Laufwerkes.

#### Brückeneinstellung am Diskettenlaufwerk

Die Brückenstecker finden Sie auf der Rückseite des Diskettenlaufwerks (siehe Bild 4-6).

DS1
DS2 --> nicht gesteckt
DS3

U1 --> nicht gesteckt
U2 --> gesteckt
HL --> nicht gesteckt
IU --> nicht gesteckt
FG --> nicht gesteckt

Bild 4-6 Lage der Brückenstecker

Werden zwei Disketten-Laufwerke verwendet, so ist am zweiten Laufwerk die Wiederstandsbrücke RA1 Position J3 (Bild 4-6) zu entfernen. Wird sie nicht entfernt, so können Lese- und Schreibfehler auftreten.

#### DSO..DS3 - Laufwerksadresse:

Bei Multiplexbetrieb kann hier die Laufwerksadresse eingestellt werden. Die Brücken sind normalerweise so zu stecken, daß immer nur ein Laufwerk des Busses angesprochen wird. Da beim SIEMENS PC die Auswahl der Laufwerke aber durch die Steuerlogik geschieht, muß für beide Laufwerke in der Systemeinheit die Brücke DSO gesteckt werden.

#### FG Masseverbindung:

Die Brücke ist zu ziehen.

FG gesteckt: Diskettenlaufwerk-Rahmen mit OV verbunden

FG nicht gesteckt: Diskettenlaufwerk-Rahmen wird mit 150 kOhm von OV getrennt.

#### IU und HL - "In use" und "Head load"

Beide Brücken sind zu ziehen. Damit hat FIN 4 der Laufwerksschnittstelle keine Funktion (weder "In use" noch "Head load").

#### U1/U2 -

Es ist die Brücke U2 zu stecken. Der Schreib-/Lesekopf wird geladen, sobald das Signal "MOTOR ON" aktiv wird und die eingelegte Diskette sich schnell genug dreht.

# 4.2.1 Disketten-Laufwerk "TEAC 55GFV"

Die Einstellungen am Disketten-Laufwerk "TEAC 55GFV" sind gleich dem "TEAC 55FV" (siehe Seite 4-4).

#### Brückeneinstellung am Diskettenlaufwerk

Die Brückenstecker finden Sie auf der Rückseite des Diskettenlaufwerks siehe Bild 4-6

DSO --> gesteckt

DS1

DS2 --> nicht gesteckt

DS3

U1 --> nicht gesteckt

U2 --> gesteckt

HL --> nicht gesteckt

IU --> nicht gesteckt

FG --> nicht gesteckt

HG --> gesteckt

I --> gesteckt

RY --> gesteckt

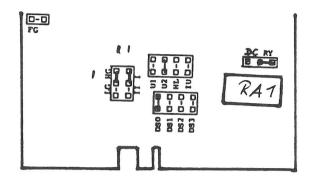


Bild 4-6a Lage der Brückenstecker

Werden **zwei Disketten-Laufwerke** verwendet, so ist am zweiten Laufwerk die Widerstandsbrücke **RA1** Position **J3** (Bild 4-6) zu entfernen. Wird sie nicht entfernt, so können Lese- und Schreibfehler auftreten.

#### DSO..DS3 - Laufwerksadresse:

Bei Multiplexbetrieb kann hier die Laufwerksadresse eingestellt werden. Die Brücken sind normalerweise so zu stecken, daß immer nur ein Laufwerk des Busses angesprochen wird. Da beim SIEMENS PC die Auswahl der Laufwerke aber durch die Steuerlogik geschieht, muß für beide Laufwerke in der Systemeinheit die Brücke DSO gesteckt werden.

#### FG Masseverbindung:

Die Brücke ist zu ziehen.

FG gesteckt: Diskettenlaufwerk-Rahmen mit OV verbunden

FG nicht gesteckt: Diskettenlaufwerk-Rahmen wird mit 150 kOhm von OV getrennt.

#### RY/DC - "Ready" oder "Diskchange"

Die Brücke ist auf RY zu stecken, damit PIN 34 der Laufwerksschnittstelle das Signal READY liefert

#### IU und HL - "In use" und "Head load"

Beide Brücken sind zu ziehen. Damit hat PIN 4 der Laufwerksschnittstelle keine Funktion (weder "In use" noch "Head load").

#### LG/HG - Bedeutung des PIN 2

Die Brücke ist auf HG zu stecken. Wird dann am PIN 2 der Laufwerksschnittstelle OV angelegt, so bedeutet dies normale Schreibdichte, bei +5V wird die hohe Schreibdichte aktiviert.

#### I/II - Geschwindigkeitswahl

Die Brücke ist auf I zu stecken. Damit wird automatisch die Geschwindigkeit zwischen 300 U/min bei normaler Schreibdichte und 360 U/min bei hoher Schreibdichte, entsprechend dem PIN 2, umgeschaltet.

#### U1/U2 -

Es ist die Brücke U2 zu stecken. Der Schreib-/Lesekopf wird geladen, sobald das Signal "MOTOR ON" aktiv wird und die eingelegte Diskette sich schnell genug dreht.

#### Das Diskettenformat

Disketten für den SIEMENS PC werden folgendermaßen formatiert:

Diskettengröße : 5 <sup>1</sup>/<sub>4</sub> Zoll Aufzeichnungsart : durchgehend MFM

Sektorlänge : 512 Bytes

Sektoren pro Spur : 9 bei normaler,

15 bei hoher Schreibdichte

Spuren pro Seite : 80 Anzahl der Seiten: 2

Damit ergibt sich eine Netto-Kapazität von ca. 729 kbyte je Diskette bei normaler, von 1,2 Mbyte bei hoher Schreibdichte.

Es können aber auch Disketten mit nur 40 Spuren pro Seite oder mit nur 8 Sektoren pro Spur sowie einseitige Disketten gelesen, aber nicht beschrieben und nicht formatiert werden.

Die Diskettenbearbeitung im Bios erkennt beim Lesen automatisch, um welches Format es sich handelt und schaltet die Laufwerke entsprechend um.

Der erste Sektor einer Diskette (Seite O, Spur O, Sektor 1) ist der Boot-Sektor. Er hat folgenden Inhalt:

Byte	Bedeutung
02 310 1112 13 1415 16 1718 1920 21 2223 2425 2627 2829 30 511	Sprung zum Boot-Programm SIEMENS_ Anzahl der Bytes pro Sektor Anzahl der Sektoren pro Cluster Reservierte Sektoren Anzahl der Dateizuordnungstabellen (FATs) Anzahl der Einträge im ersten Verzeichnis Anzahl der Sektoren des logischen Geräts Beschreibungsbyte des Mediums Anzahl der Sektoren pro FAT Anzahl der Sektoren pro Spur Anzahl der Köpfe (Diskettenseiten) Anzahl verdeckter Sektoren (hidden sectors) Boot-Programm

Das enthaltene Boot-Programm kann sowohl ein Pseudo-Boot-Programm wie auch das System-Boot-Programm sein (siehe Kapitel 4.3).

#### 4.3 Festplatten-Laufwerk "BASF 6188"

Eine Vorbeugende Wartung ist nicht erforderlich.

#### Sichtkontrolle:

#### \* Laufwerk auf lose Teile überprüfen

Es ist darauf zu achten,

- daß das Positionierrad nicht mit der Hand verdreht wird
- daß kein Druck auf die Oberfläche des Festplatten-Laufwerks ausgeübt wird
- daß der Spiegel am Positionierrad nicht verschmutzt ist

Im Störungsfall ist das Festplatten-Laufwerk zu tauschen.

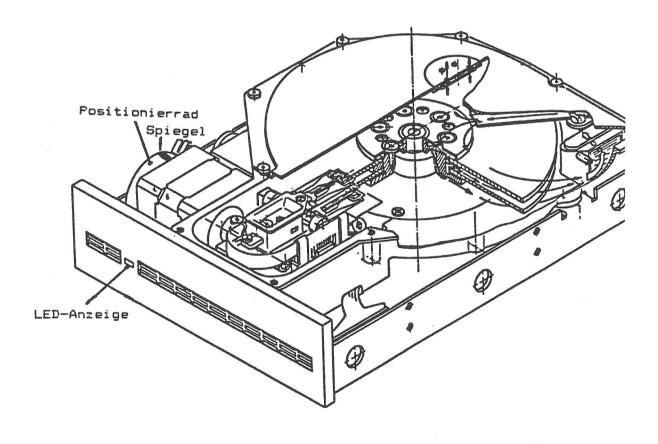


Bild 4-7 Festplatten-Laufwerk BASF 6188

#### Justage der Motorgeschwindigkeit

An der Rückseite des Laufwerks befindet sich ein Schalter mit 7 Wippen. Wippe 7 startet das Motorgeschwindigkeitsmeßprogramm.

Bedeutung der LED-Anzeigen:

rote LED leuchtet

Motorgeschwindigkeit zu hoch

rote LED blinkt

Motorgeschwindigkeit o.k.

rote LED aus

Motorgeschwindigkeit zu gering

Die Einstellung der Motorgeschwindigkeit erfolgt mit dem Potentiometer an der Rückseite des Laufwerks.

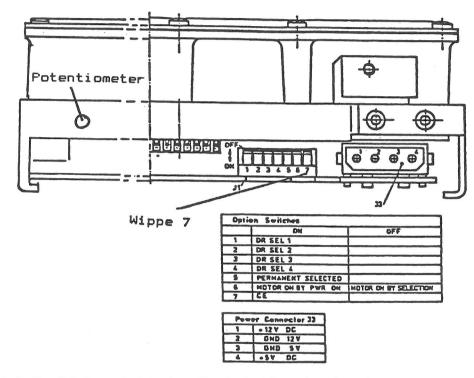


Bild 4-8 Rückansicht des Festplatten-Laufwerks

Schalter J1: Lieferzustand



Bild 4-9 Schalterstellung

#### Lesefehler

Lesefehler können durch Verschmutzung des Spiegels am Positionierrad auftreten. Im Störungsfall ist der Spiegel zu reinigen.

Achtung: Das Fositionierrad darf dabei nicht verstellt werden!

# 4.3.1 Festplatten-Laufwerk "NEC D5126"

Eine Vorbeugende Wartung ist nicht erforderlich.

#### Sichtkontrolle:

#### \* Laufwerk auf lose Teile überprüfen

Es ist darauf zu achten,

- daß das Positionierrad nicht mit der Hand verdreht wird
- daß kein Druck auf die Oberfläche des Festplatten-Laufwerks ausgeübt wird

Im Störungsfall ist das Festplatten-Laufwerk zu tauschen.

#### Das Festplattenformat

Die Festplatte des SIEMENS FC wird folgendermaßen formatiert:

Sektorlänge : 512 Bytes

Sektoren pro Spur : 18

Bei BASF 6188 ergibt sich eine Netto-Kapazität von etwa 13,2 Mbyte, bei NEC D5126 eine solche von ca. 20 Mbyte .

Der erste Sektor der Festplatte (Zylinder 0, Kopf 0, Sektor 1) ist der sogenannte Partition-Sektor. Er hat folgenden Inhalt:

Bytes	Inhalt
	and the same and the same and the same the same the same the same and the same than the same that the same than th
0000H01BDH 01BEH01FDH	Partition-Boot-Programm Partition-Tabelle
OIFEHOIFFH	Signatur: 55H, AAH

Der zweite Sektor enthält die Parameter für die Festplatten-Steuerung:

Byte	Inhalt
0	Breite der Positionier-Pulse (in ,us)
1	Abstand der Positionier-Pulse (in 50 ,us)
2	Art der Positionierung:
	O = Normal oder "buffered"
	1 = Seagate-Modus
	2 = Tandon-Modus
3 4	Maximale Kopfadresse (=Anzahl der Köpfe - 1)
5	Maximale Zylinder-Adresse (höherwertiges Byte)
6	Maximale Zylinder-Adresse (niederwert. Byte) Zylinderadresse für reduzierten Schreibstrom
7	Fortsetzung Byte 6
s l	reserviert
9	OOH
10	Interleave-Faktor
11	Kontroller-Kennzeichen
12/13	reserviert
14/15	Version des HDINIT, mit dem die Festplatte
	initialisiert wurde
16/17	1. Ersatzzylinder des Ersatzspurbereiches
18	1. Kopf des Ersatzspurbereiches
19	Anzahl der Ersatzzylinder
20	Beginn der Liste der Ersatzspuren

Diese Parameter werden vom Urlader des PROMs gelesen und der Steuerung einprogrammiert.

#### Die verschiedenen Boot-Programme

Boot-Programme sind die Programme, die nach dem Urlader des Urlade-PROMs das Laden des Betriebssystems besorgen. Sie benutzen die PROM-Unterprogramme. Es gibt drei verschiedene Boot-Programme:

#### 1) Das System-Boot-Programm:

Dieses Programm lädt die Dateien 'MSDOS.SYS' (Betriebssystem-Kern) und 'ID.SYS' (BIOS) von dem Datenträger, von dem es selbst geladen wurde.

#### 2) Das Pseudo-Boot-Programm:

Dieses Programm ist nur auf Datenträgern vorhanden, die keine Systemdatenträger sind. Es lädt keine weiteren Programme, sondern zeigt lediglich die Meldung an:

"KEIN SYSTEMDATENTRÄGER"

Anschließend startet es das Urlade-Programm neu.

#### 3) Das Partition-Boot-Programm:

Dieses Programm ist im ersten Sektor der Festplatte enthalten. Eine Festplatte kann im Gegensatz zu den Disketten in bis zu 4 verschiedene Segmente, sogenannte Partitions, unterteilt sein. Nur eine solche Partition ist jeweils aktiv. Ihr erster Sektor enthält dann das System-Boot-Programm. Das Partition-Boot-Programm sucht nun zunächst nach einer aktiven Partition. Kann es keine finden, so gibt es eine Fehlermeldung aus und startet anschließend das Urlade-Programm neu. Ist eine aktive Partition vorhanden, so lädt es das System-Boot-Programm und startet dieses.

# 4.4 Festplatten-Controller

Im Störungsfall ist der Festplatten-Controller zu tauschen. Der Festplatten-Controller befindet sich auf dem Stromversorgungsdeckel. Eine genaue Demontage und Montage finden Sie in Kapitel 2.4.

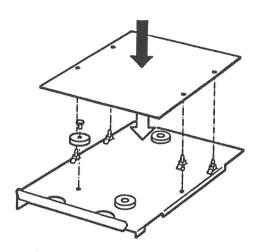


Bild 4-10 Lage des Festplatten-Controllers

#### 4.5 Stromversorgung und Lüfter

Ausbau der Stromversorgung siehe Kapitel 2.5. Kennwerte der Stromversorgung siehe Kapitel 1.1.

#### Wichtige Hinweise zur Instandsetzung der Stromversorgung

Servicearbeiten dürfen nur von unterwiesenem Fachpersonal durchgeführt werden. Die Sicherheitsbestimmung nach Schutzklasse I sind bei der Instandsetzung unbedingt zu beachten.
Nach der Instandsetzung muß sichergestellt sein, daß alle von außen berührbaren Teile keine Netzspannung führen können.

#### Sicherheitsvorkehrungen

Achtung: Auf der Fbg. SVGBZ (-D3O5) führen auch bei ausgeschalteter SV ungeschützte Teile gefährliche Spannungen (Primärteil).

Vor Entfernen der SV-Abdeckung

#### Netzstecker ziehen

Bei gestecktem Netzstecker liegen am Primärteil Spannungen von 220V-300V an!

#### Ein-/Ausschaltung

\* Extern über den Ein-/Ausschalter am PC (über Signal F-EIN). Bei Einschaltung leuchtet die grüne Funktionsanzeige am PC. Das Ausschalten ist softwaregesteuert.

#### Entstörung

- \* Die Entstörung der SV erfolgt durch Austausch
   der Sicherung (2,5A bei 220V; 5A bei 110V) Bild 3-3
   der SV komplett
- \* Überprüfungen der SV sind im belasteten Zustand oder im unbelasteten Zustand (Stecker X2 gezogen) nur mit Fremdbelüftung durchzuführen.
- \* Läßt sich die SV auch intern nicht einschalten (Netzspannung an X1:1 und 2 vorhanden, Sicherung in Ordnung), so kann eine Überlastung oder ein Kurzschluß der +5,1V oder +12,1V die Ursache sein.
  - Stromversorgung intern, bei gezogenem Stecker X2, einschalten und Ausgangsspannungen überprüfen. Fehlt eine Spannung oder läßt sich die SV nicht einschalten, so ist der Austausch der SV komplett vorzunehmen. Kann die SV ohne Last eingeschaltet werden, so ist der Verbraucher (Logik) auf Kurzschluß zu überprüfen.
- \* Die Ausgangsspannung +5,1V kann mittels Pot R44 auf der Fbg (-D305) auf Nennwert eingestellt werden (Meßwertpunkt X2:7 gegen X2:1).
- \* Lüfter auf Funktion überprüfen Läuft der Lüfter nicht, obwohl die SV eingeschaltet ist (+5,1V und +12,1V auf Nennwert), so ist am Stecker X7 zu prüfen, ob eine Spannung von 11 - 14 V anliegt. -Fehlt die Netzspannung für den Lüfter, ist die Fbg -D305 zu tauschen (siehe Kapitel 2.5).

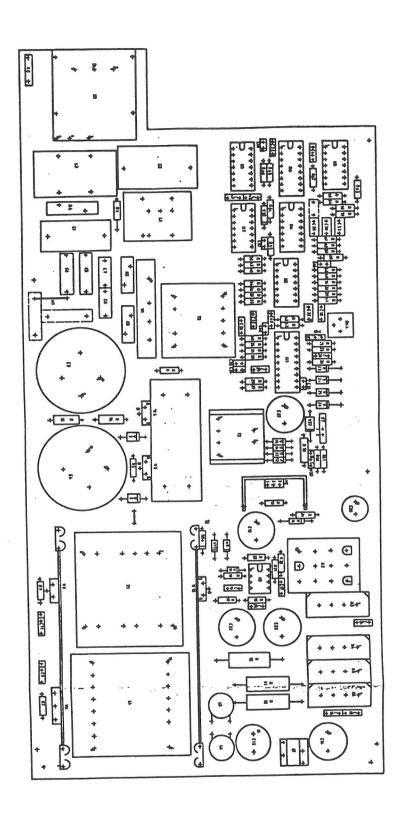


Bild 4-11 Bestückungsplan der Stromversorgung

#### Kurze Spezifikation der Stromversorgung

#### Inbetriebnahme

über einen Regeltrenntrafo muß die Fbgr. D305 an das Netz 110/220V (Anschluß X1:1;X1:2) angeschlossen werden. Wird F-EIN (X2:12) gegen Masse gedrückt, so ist die SV eingeschaltet.

Ausgänge:

Steck.	u <sub>N</sub> V			überlagerte t Wechselspg. <sup>267</sup> 2s	Oberstr.		_
X2:7, 8,9	+5,10 +5,15	1	5 ± 3% ± 2%	<b>4</b> 50	≧15≦23	+10 <u>+</u> 2	<del>-6<u>+</u>2</del>
1) %2:4	U <sub>N2</sub> +12,1 +12,25	5,	2 ± 18 ± 18	≦50	≧6,5≦10	+10 <u>+</u> 2	<del>-6<u>+</u>2</del>
X2:6	0 <sub>N3</sub> -12	J <sub>N3</sub>	5 <u>+</u> 5%	<b>≤</b> 100	- 1	-	
X2:1,2,	1	sse					

Zu beachten:

Die Einstellung der Nennspannung U $_{\rm N1}$  = + 5,10V  $\pm$  3% ist mit dem Pot. R44 = 200 Ohm vorzunehmen.

1) Einstellung  $U_{N2} = + 12,2 V + 1 \%$ 

# Strombegrenzung von $U_{\rm N1}$ und $U_{\rm N2}$

Die Strombegrenzung von U $_{\rm N1}$ + 5,1V erfolgt über den sekundärseitigen Meßwiderstand R11/12 (5 m Ohm). Wird die Ansprechgrenze von  $\geq$  80 mV (=> 16A) erreicht, so schaltet der Schaltregler N1 = 3526 über seinen Current-Eingang N1:6,7 intern ab. Eine separate Strombegrenzung der U $_{\rm N2}$ = +12,1V über N2:3,2 schaltet zunächst U $_{\rm N2}$ ab, wobei die Unterspannungsmeldung über N3:8,9 über den Reset-Eingang N1:5 den Schaltregler 3526 abschaltet. Bei beiden Spannungen handelt es sich um eine sekundärseitige Strombegrenzung mit Festwiderständen. Die Abschaltung der Spannung U $_{\rm N1}$  und U $_{\rm N2}$  hat einen automatischen Widerstand zur Folge.

#### Unterspannungsüberwachung

Die Nennspannungen U und U werden auf Unterspannung überwacht. Eine Unterschreitung der Spannung U  $_{\rm N1}$  + 5,1V = - 6 ± 2% (von -4 bis 8%) bzw. U  $_{\rm N2}$  = +12,1V = - 6 ± 2% bewirkt durch die Komparatoren N3:6,7 bzw. N3:8,9 ein Signal, das über die logische Verknüpfung N5, N7 auf das Reset-Signal (log. 1 -> 0) N1:5, die SV abschaltet. Zyklisch abfragender autom. Widerstand ist wiederum obligatorisch.

#### Überspannungsüberwachung

Die Überspannungsüberwachung wird bei  $U_{\rm N}$  und  $U_{\rm N}$  durchgeführt. Überschreitet die Spannung  $U_{\rm N}$  = + 5,1V + 10% ± 2% (von + 8% bis 12%) bzw.  $U_{\rm N}$  = + 12,1V + 10%  $\pm$  2%, so wird das Reset-Signal über die log. Verknüpfung wie zuvor beschrieben, die SV abgeschalten.

## Elektrische Bedingungen zur Messung von über- und Unterspannungen

Die Überspannungsgrenzen sind im Leerlauf vorzunehmen (ohne sekundärseitige Last). Externe Einspeisungen der Hilfsspannung auf V16 Kathode + 13 bis + 15 V gegen OV. Einspeisung von  $U_{\rm N1}=+5$  V bzw.  $U_{\rm N2}=+12$  V regelbar an den Klemmen X2:7,8,9 und X2:4 gegen X2:1,2 OV (jeweils galv. getrennte Spannungseinspeisung).

X2: 12 muß gegen OV geschaltet sein (F-EIN-Simulation). Variieren der Über- und Unterspannungen von U $_{\rm N1}$  und U $_{\rm N2}$  in den angegebenen Grenzwerten. Das Ansteuersignal ist am Ausgang N1:13,16 bzw. an den Komparatoren an N3:2 ; N3:1 (log. 1 -> O) zu beobachten.

#### Netzunterspannungsüberwachung ACF-N

Das ACF-N Signal, das an X2:10 anliegt (NB:11) verändert sich nach OV, wenn die Netzspannung

- einen Einbruch der Sinushalbwelle von 10 20 ms aufweist und
- 2. einem Einbruch >1 Sinushalbwelle t > 20 ms bzw. Netzausfall hat.

Typische Fangzeit bei Netzausfall beträgt  $\geq$  10 ms.

F-EIN-externes oder internes Einschalten

Die Einschaltung der SV erfolgt über X2:12 gegen OV gebrückt. Das Freigabesignal von log. O->1 auf den Schalter N1:5 (Reset-Signal) bewirkt das Hochlaufen der Taktfrequenz und somit die Einstellung der Nennspannung von  $\rm U_{N1}$  bis  $\rm U_{N3}$ -

#### Kurzschluß

Die Stromversorgung ist über den Regelkreis dauerkurzschlußfest , vorausgesetzt einer der Komparatoren N3:1; N4:2 bzw. N3:14 signalisiert die log. O, so wird über die log. Verknüpfung N7:4 -> N7:6 auf Reset N1:5 die SV abgeschaltet. Dieses Signal versucht wiederholt solange einen Neustart, bis der Kurzschluß behoben ist. Die Hochlaufzeit bestimmt die Zeitkonstante R66-C43.

#### Thermische überwachung und Lüftersteuerung

Es wird ein Gleichstromlüfter für den Spannungsbereich von 6 – 16 V verwendet. Die Lüfterdrehzahl wird in zwei Stufen geregelt.

1. Steuerung über den Schwellwertschalter N4

Bis zu dem Schwellwert 0,74 V (N4:7) läuft der Lüfter mit einer Drehzahl von etwa 1930 Upm (= 11V). Diese Drehzahl wird sich im unteren Nennlastbereich IN1 < 10A, IN2 < 3A bei <  $60^{\circ}\mathrm{C}$  am Kühlkörper einstellen (Kühlkörpertemperatur  $48^{\circ}\mathrm{C}$ ). Überschreitet der Schwellwert 0,74V, so tritt die höhere Lüfterdrehzahl von ca. 2300 Upm = 13,8 - 14V in Kraft. N4:1 wechselt von log. 1 nach 0V und schaltet der Transistor V20 durch. Dieser beaufschlagt die Spannung von UN1 = +5,1 V mit - 12 V, womit sich die Lüftermotorspannung von ca. 13 V ergibt. Eine Fernregelung der Drehzahl ist über den Widerstand R70 einstellbar. Bei dem Einsatz der Lüfterdrehzahl von ca. 2000 Upm beträgt die Kühlkörpertemperatur  $60^{\circ}\mathrm{C}$ .

2. Thermische Abschaltung der SV-D305

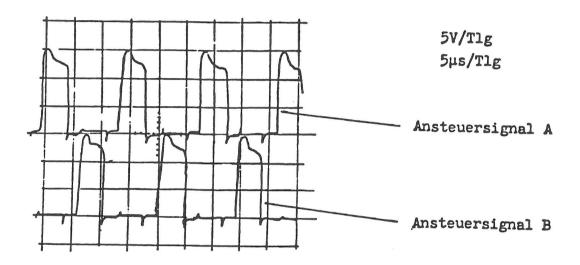
Wenn die 2. Schwelle überschritten wird, schaltet die SV sekundärseitig ab. R56 verändert seinen Widerstand so, daß die Spannungsschwelle von 0,84 V überschritten wird. N4:2 schaltet von log. 1 nach 0V. Der log. Ablauf erfolgt wie beim Ein-Ausschalten über F-EIN. Bei Abkühlen der SV ist der Wiederstart obligatorisch. Die SV schaltet bei einer Kühlkörpertemperatur von 83+ $2^{\circ}$ C ab.

#### Fehl ergründe

# 1. Unterspannungsmeldung durch def. SIPMDS-V4/5 im Primärteil

#### Einkreisung des Fehlers

F1 bzw. F2 entfernen; mit ext. Spannung 13-15 V an V16 Kathode positiv gegen Masse einspeisen; N7:5 nach OV brücken – somit ist die Überwachungselektronik außer Betrieb gesetzt und der Schalter N1 liefert die Ausgangssignale für den Ansteuertrafo T2:3/2. Im defekten Zustand eines SIF-MDS-Transistors V4/5 wird das Ausgangssignal ähnlich wie Oszillogramm 1 aussehen, nur die Übersteuerungsflanken entweder von Signal A oder B fehlen bzw. die max. Spannung ist auf 10 V reduziert (fast annähernder Rechteckimpuls). Austausch des defekten SIF-MDS-Transistors; entfernen der Brücke gegen OV, einlegen der Sicherung F1 bzw. F2. Ausgangsspannung  $\mathbf{U}_{\mathrm{N1-3}}$  erneut überprüfen.



Oszillogramm 1

#### 2. Komparator der Nennspannungsüberwachung defekt (N3:N4)

#### Einkreisung des Fehlers

Wenn das Leistungsteil funktionell arbeitet, unter der Voraussetzung B2 überw.-Elektronik ist außer Betrieb (siehe Bild1) N7:5 nach OV - N1:5, so können die Unter- und überspannungsgrenzen durch ext. Einspeisung von U $_{\rm N1}$  = + 5V U $_{\rm N2}$  = + 12,1 V an den Steckerausgängen X2:7 - X2:4 gegen X2:1/2 - OV angelegt werden. Die Hilfsspannung wird durch eine weitere ext. Einspeisung an V16 angelegt (siehe auch Fkt. 1). Die Eingangsschwellwerte ergeben sich wie folgt:

:	: SV-geschalten mit F-EIN-OV									
:	SV - 1	Eir	3	8	SV - AUS	00				
8	Testpunkt	0	Spannung	:	Spannung		Bezeichnung	0	Bemerkung	
:		:	V	:	V	:		2		
8	1	0	2,6		2,6	8	N3:5	0	siehe Bild l	
8	2	0	2,37	8	-		N3:4	0	und Stromlauf	
	3	:	2,76	0	-	9	N3:7	9	S26113-D305-X-*-11	
•	4	8	2,42	0	-	00	N3:10	0		
8	5	•	2,82	0	-	0	N3:9	0		
2	6	0	0,66	•		90	N4:4	0	Therm. Schltg.	
8	6.1	0	0,84	0			N4:5	0	_	
2	6.2	•	0,74	0	-	0	N4:7	8		
8	7	•	0	0	4,96	0	N4:10	0	F-EIN	
8	8	0	4,12	0	0	0	N4:13	0	F-EIN-Ausg.	
8	9	•	4,94	0	0	9	N4:14	0	ACP	
•	11	0	0	0	4,97	0	N7:8	00		
8	12	8	4,98	•	0	8	N7:12	00		
8	13	0	4,98	0	0	0	N7:6	0	Reset N1:5	
8	16	•	4,41	0	0	8	N8:3	0	DCF-N	
8	17	0	4,46	0	0	0	NB:11	0	ACF-N	
•	18	0	4,98	0	4,98	00	N1:18	0	Ref	
:		8		8		8		•		

Sollte sich der Schwellwert bei N3:2/13 bzw. N4:1/14 Ausgangssignal von log 1; O V nicht einstellen, muß der entsprechende Baustein ausgetauscht werden. Arbeitet die Ü-Elektronik, so kann bei offenem Ausgang an N7:6 (Reset N1:S – der Pegel kann durch das F-EIN SAignal gegen O V) von log O; 1 beobachtet werden – Mit Oszillograph ist auch die Kontrolle an N1:13,16 möglich – Oszillogramm 1. Voraussetzung für das Funktionieren der Ü-Elektronik ist ein Anlegen der Nennspannung  $\mathbf{U}_{\text{N1}}/\mathbf{U}_{\text{N2}}$  in den erlaubten Grenzbereichen siehe Spannungsüberwachungen.

# Unterspannungsmeldung durch defekten Transistor V10 (SIP-MOS im Sekundärteil)

#### Einkreisung des Fehlers

Voraussetzung die Ü-Elektronik ist funktionsfähig und  $U_{\rm N1}$  +5 V liegt an den Klemmen X2:7 --> X2:1 an. UN2 + 12 V fehlt. Liegt an X2:1 gegen X2:4 OV an bzw. X2:1 --> L4:3 = + 13V, so ist V10 defekt oder die Nachregelung N2 ist nicht in Ordnung. Überprüfen der Spannung von Position 26-28 nach der Tabelle 7.3 (Testpunkte-allgemein).

\* Testpunkte-allgemein

		Benerkung				Sekundürseite		7		Strombegrenzung ungerelte Eingangspg.	von -12V = Upr3	keine	* Toleranzfestlegung					<b>O</b>				
11		Bezelchnung	Witerspanning	Primär-Gleichspg.	U <sub>N1</sub>	U <sub>N2</sub>	U <sub>N3</sub>	N2:6	.6	7.52 7.62 7.62				·								
Primär-Leistungsteil	SV-AUS	Spannung		1				0,19		7 A A A A A A A A A A A A A A A A A A A												
Primă	IN.	Spannung [y]	11(14)	4 290 ₹3	+ 5,13		-11,99	2,6		15V												
	SV-EIN	Nr.	3)21	4)22	23	24	25	56		23												
		Bezelchnung	Sollwert	Uberspg. +5,15v	Unterapg. "	Uberspg. +12,1V	Unterspg. +12,1V	Therm. Schaltg	und Liiftersteuerg.	F-EIN-Eing.	ACF	HilfsapgUberw.			Reset					URef +5V		
			N3:5	N3:4	N3:7	N3:10	N3:9	7:9N	N4:7	N4: 10	N4:14	N4:13	N7:8	N7:12	N7:6	N6:7	N6:9	N8:3	NB:11	N1:18	N1:6	7:1N
tell	SV-AUS	Spannung	2,61	1	ı	1	1			96'%	. 0	4,7	16,97	0	0		4,98	0	0	96 %	0	0
Logiktell		Spannung	2,6	2,37	2,76	2,42	2,82	1) 0.66	0,74	4,12	46.94	4,7	0	96,4	86,4		2)4,98	4,41	4,46	96,4	5,13	5,21
	1) SV-EIN	Nr.	-	8	2	3	S	9	6.0	, c	0	9	11	12	13	16	15	16	17	18	19	8

El. Bedingungen:

Nennlastbedingungen wie Pkt. 2.4.1

\*1) Thermische Abschitg. bei 285°C 2) am Signal 3) Wechselspg. - 12,12V - 5,2A = 5,10V U<sub>N2</sub>

gem. mit Dig Voltmeter

5) bel 1A w. U<sub>N2</sub> bel 6A ".m

4) bezogen auf Primär-Minus

LUfterdrehzahl 1930 1/min LUfterdrehzahl 2280 1/min Abschaltung der SV \* 1. Stufe bis 0,68V 2. Stufe Uber 0,74V 3. Stufe Uber 0,84V

### 4.6 Bedien- und Anzeigenbaugruppe

Diese Baugruppe wird im Störungsfall getauscht.

- \* Gehäuse abnehmen
- \* gegebenfalls Laufwerkgruppe entfernen
- \* zwei Kreuzschlitzschrauben an der Vorderseite des Blechgehäuses entfernen (Bild 2-11).
- \* Steckverbindung zum Systemboard lösen.

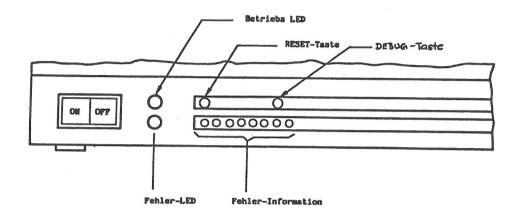


Bild 4-12 Bedien- und Anzeigenbaugruppe

\* Baugruppe nach hinten wegnehmen (Achten auf EIN-/AUS-Schalter, Tasten und LEDs).

#### 4.7 Bildschirmeinheit

Die Vorsichtsmaßnahmen beim Umgang mit der Bildschirmeinheit sind identisch mit denen der Stromversorgung.

# BERUFSGENOSSENSCHAFT DER FEINHECHANIK UND ELEKTROTECHNIK

Asheng 2

#### Merkblatt

Ober den Ungang mit Elikribren mit Schirmdiagenalen ≥140mm (Fasang Juli 1975)

#### Allgomeines

Bildrihren sind abgeschmolzene, evakuierte Glaskolben. Sie sind zerbrechlich und künnen implodieren. Ein ähnliches Verhalten ist bei anderen evakuierten Glasgefäßen oder Röhren mit einem Durchmesser von mehr als 160 mm bzw. einer umunterbrochen freiliegenden Glaseberfläche von mehr als 50 cm² zu erwarten. Bei einem derartigen Zerfall werden durch den plötzlichen Druckmungleich Glassplitter umhergeschleudert, die erhebliche Körperverletzungen verursachen können.

Implosionsgeschützte Bildröhren besitzen einen fest mit der Bildröhre verbundenen mechanischen Schutz. Dieser gewährt Sicherheit beim bestimmungsgemäßen Gebrauch der Röhren im Gerät. Durch unsachgemäße Behandlung oder heftige äußere Einflüsse können auch implosionsgeschützte Bildröhren in sich merfallen. Die Auswirkungen mind jedoch wesentlich geringer als bei nicht implosionsgeschützen Röhren.

Es ist zu unterscheiden zwischen dem Um-

- A. nicht implosionsgeschützten Bildröhren
- E. implosionsgeschützen Bildrühren.
- A. Umgang mit nicht implosionsgeschiltzten Bildröhren
- I. Schutzmafinabasn
  - Bildröhren geschützt in ihren Verpackungen im Tuch- oder Kunstatoffbeutel transportieren und lagern.
  - 2. Unnbtige mechanische Beanspruchung der Bildröhre insbesondere am Hals Vermeiden, berden Bildröhren getragen, sind kleine Bildröhren mit der Schirm-

flüche auf eine Hand zu setzen, während die andere Hand den Rührenhals am Konumende abstützt; große Bildrühren trage man nach Möglichkeit diagonal über Eck.

- 3. Bildröhren beim Absetzen mit ihrer Schirmfläche auf saubere elastische Unterlage stellen, so daß Kretzer in der Glashaut vermieden werden; sie können Implosionen hervorrufen. Röhren nicht stoßen.
- 4. Durch den Produktionsprozes oder den Betrieb wars gewordene Bildrühren wor Zugluft schützen. Bildrühren keinen ungleichskäigen oder plötzlichen starken Temperaturwechsel aussatzen, daher nicht in der Nühe von Heizkürpern, Strahlungsüfen, Infrarotstrahlen usw. abstellen.
- Splitter implodierender Bildröhren können die Implosion benachberter ungeschützter Röhren herbeiführen; bei der Ablage der Röhren ist hierauf zu sehten.
- 6. Zum Schutz in der Nähe beschäftigter unbezeiligter Personen Arbeitsplätze durch feste Wände, Drahtgitterwände (max. 8 mm Meschenweite) oder Vorhänge aus festem Stoff gegenseitig bzw. gegen den übrigen Arbeitareum abschirmen. Gestattet der Fertigungsablauf diese Maßnahme nicht so ist der Arbeitsraum entsprechend dem Splitterstreubereich im Umkreis von 3 m als gefährdet zu betrachten ("Augenschutzbereich").
- 7. Prüfungen von Bildrühren nur hinter einer Schutzscheibe vormehmen oder

Schutzbrille trager, hel besonderen visuellen Prüfungen darf hurzzeitig der Schutz entformt werden,

- 8. Eilrühren mit groben Glasbeschädgungen oder Absplitterungen sind sofort mach A. I. 1. zu schützen.
- 9. Vor des Verschrotten einer Bildröhre miß sie belüftet sein (Zerstörung des Pumpstutzens - dieser Vorgang darf mur umter den Bedingungen nach A. 1. 1. vorgenomen werden).
- 10. Vor dem Hantieren mit Bildröhren ist sicherzustellen, daß diese keine elektrostatische Aufladung tragen. Dies kann z.B. dadurch gescheben, daß zwischen Anodenanschluß und Masse ein Viderstand von etws 10 kOhm geschaltet wird, um Restladungen abzuführen. Vegen der dielektrischen Nachwirkungen ist diese Entladung auf etwa eine halbe bis eine Minute auszudehnen. Diese Entladung ist erforderlich, weil is anderen Fall bei Berühren des Anodenkontaktes der Bildrühre eine schreckhafte Bewegung ausgelöst werden kann und damit durch Fallenlassen zu einer Implosion bzw. einer Beschädigung der Röhre führt.
- II. Persönliche Schutzausrüstungen gegen Verletzungen bei Implosionen Zum Schutz gegen Splitterwirkung bei implosionen sind Schutzmittel bereitzuhalten und zu benutzen.
- 1. Gesichtsschutzschild (Vollschutz, der auch die Halspartie schutzt)
- 2. Schutzbrillen mit Seitenschutz
- 3. Feste Handschuhe Elt Pulsaderschutz
- 4. Feste, hochschlichende Schurzen
- Festes Schuhverk (ggf. Sicherheitsschuhe)

Die verereihnten persönlichen Schutzausrüstungen sind je mech Größe der Implosionagefehr und entsprechend den gefährdeten Körperteilen ankuvenden. Die Verletungsgefahr durch Implosionen ist wesentlich gemindert, wenn sich die Röhre in einen Schutzauch befindet.

- B. Ungang mit implesionsgeschitzten Bildribren
- I. Schutzes fosbere
- Legerung und Transport nicht im Arbeitsgang befindlicher Bildröhren mur geschützt. d.h. im Gerät oder in der Verpackung, durchführen.
- Im Sbrigen sind die unter A.1.2.4.8.9. und 10. festgelegten Schutzkafinahmen durchzuführen.
- II. Persönliche Schutzsusrüstungen
  Können in Sonderfällen vorervähnte Sicherheitsmaßnahmen nicht durchgeführt werden,
  oder besteht erhöhte Implosionsgefahr,
  z.B. bei der Durchführung von Versuchen
  oder bei Schleifarbeiten an der Röhre, an
  sind die unter A.II. angeführten persönlichen Schutzsusrüstungen zu verwenden.

#### Allgemein

In der Bildschirmeinheit ist eine Bildröhre mit einer Diagonale von 12 Zoll (ca. 31 cm) eingebaut. Die Oberfläche ist aus Dunkelglas und entspiegelt. Als Leuchtstoff findet PDS (Belegweiß) Verwendung. Die Zeilenfrequenz beträgt 25 kHz. Die Bildhelligkeit kann mit einem Potentiometer, das rechts unten hinter der Bildschirmblende angebracht ist, den Lichtverhältnissen am Arbeitsplatz angepaßt werden.

Die Ansteuerung geschieht über ein BAS-Signal ( $\underline{B}$ ild- $\underline{A}$ ustast- $\underline{S}$ ynchronsignal) mit einer Amplitude von 1 V Der Eingangswiderstand beträgt 75 Dhm. Außerdem gilt:

Weißpegel:	100	1/4
Schwarzpegel:	30	%
Synchronpegel:	O	%

BAS-Signal-Übertragung und Stromversorgung erfolgt über ein 46 cm langes Kabel, das fest mit der Bildschirmeinheit verbunden ist. Dieses Kabel ist an der Bildschirmsteuerung am Steckerfeld der Systemeinheit anzustecken. Der 9-polige Stecker der Serie HDP 20 der Firma AMP hat folgende Belegung:

Stift	Signal	Stift	Signal
1 2 3 4 5	 +12V  oV oV	6 7 8 9	BAS

Folgende Funkte sind bei der Handhabung und Reparatur eines Bildschirms zu beachten:

- Die Bildschirmeinheit führt Hochspannungen bis 14 kV und Spannungen bis 650 V. Reparaturen und Wartungsarbeiten dürfen deshalb nur von einem autorisierten Techniker durchgeführt werden.
- Die Bildschirmeinheit enthält eine Hochvakuum-Kathodenstrahlröhre. Bei Schlag- und Stoßbeanspruchung besteht Implosionsgefahr. Die Bildschirmeinheit ist aus diesem Grund mit besonderer Vorsicht zu behandeln.
- Die Umgebungstemperatur muß zwischen O und 45 Grad Celsius liegen.
- Muß ein Bauteil oder die Bildröhre ersetzt werden, dürfen nur spezifizierte Ersatzteile verwendet werden. Die Verwendung von nicht spezifizierten Bauteilen oder Röhren kann dazu führen, daß die Röntgenstrahlung die vorgeschriebenen Werte (0,5 mR/h) übersteigt, oder die Bildschirmeinheit vorzeitig ausfällt.
- Wird ein externes Magnetfeld in die N\u00e4he der Bildr\u00f6hre gebracht, kann die entsprechende Stelle auf dem Bildschirm lokal verzerrt werden.

#### Abnehmen der Kappe und des Schirmblechs der Bildschirmeinheit

 Die 2 Bolzen an der Rückseite der Kappe der Bildschirmeinheit lösen und Kappe nach hinten in Ffeilrichtung wegziehen.

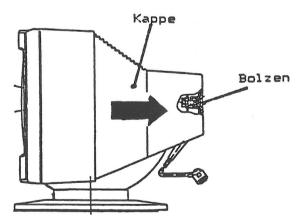


Bild 4-13 Kappe der Bildschirmeinheit abnehmen

 Je zwei Kreuzschlitzschrauben an der oberen rechten und linken Seite des Chassis und zwei an unterer Rückseite des Chassis lösen.
 Schirmblech nach oben in Pfeilrichtung wegnehmen.

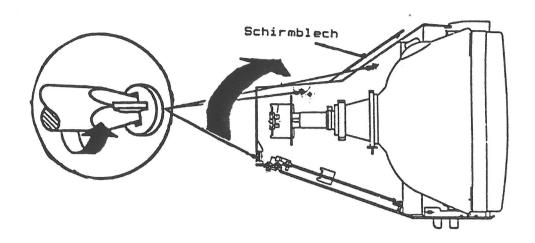


Bild 4-14 Schirmblech entfernen

#### Sichtprüfung

Vor dem eigentlichen Einschalten ist das Monitorchassis auf äußerlich sichtbare Fehlererscheinung zu begutachten.

Folgende Teile sind zu überprüfen:

- alle Steckerverbindungen (einschließlich dem Hochspannungsanschluß und der Röhrensockelbaugruppe) auf festen Sitz
- alle Kabelverbindungen auf Beschädigungen
- die Flachbaugruppen auf Risse und Lötspritzer
- die Ablenkeinheit auf festen Sitz
- Bildröhrentubus und Bildröhrenhals auf Sprünge und Kratzer
- den Bildschirm auf Kratzer, Blasen und Fremdkörper

#### Bildschirm (BS)

#### Wartung

Keine Wartung erforderlich. Zur Reinigung und Desinfektion werden Sagrosept-Tücher der Fa. Schülke & Mayr GmbH, Norderstedt, empfohlen. Der Behälter mit 70 Tüchern ist in jeder Apotheke erhältlich.

#### Test und Diagnose

Der BS besteht aus Analogbausteinen. Die Funktionskontrolle bezieht sich hauptsächlich auf Sichtkontrolle. Zum Test der Bilddarstellung sind im TDS und in der CRT-Controller-Firmware Testprogramme vorhanden.

## Entstörung

Ist am BS nach Netz-Ein innerhalb 30 s keine Schreibmarke zu sehen, sind folgende Funkte zu überprüfen.

- grüne LED an der Systemeinheit brennt?
- blinkt rote Fehler-LED an der Systemeinheit?
- Helligkeitsregler am BS in Stellung Maximum? (Regler in Richtung Bildschirm drehen)
- BS-Anschlußkabel ordnungsgemäß angeschlossen?
- Bildröhrenheizung an? wenn nein, dann Sicherung (2A) auf der Monitorplatine überprüfen

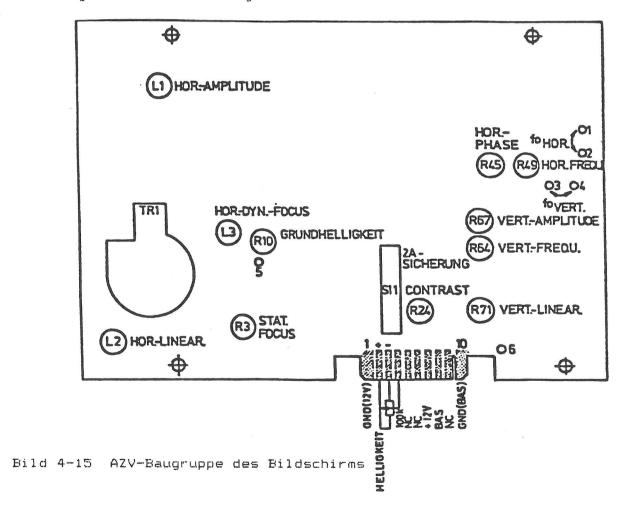
Mit dieser Vorgehensweise können Sie in den meisten Fällen das defekte Modul erkennen.

Bei unkorrekter Bildlage, Unschärfen, Verzerrungen sind entsprechende Justagen an den jeweiligen Einstellpotentiometern auf der BS-Baugruppe durchzuführen. Größere Einstellarbeiten sollten nur bei Betriebstemperatur im Wartungsstützpunkt durchgeführt werden.

## Abgleichsmöglichkeiten an der Bildschirmeinheit (AEG-Telefunken)

Beschriftung auf der Abgleich Einstellelement AZV-Baugruppe Vertikale Freilauffrequenz VERT. FREQU R 64 Fotentiometer HOR. AMPL. L 1 Bildbreite Spulenkern Bildhöhe VERT. AMPL. R 67 Potentiometer Bildlage horizontal HOR. PHASE R 45 Fotentiometer . Bildlage vertikal 2 Ringmagnete auf der Ablenkeinheit Vertikal-Linearität VERT. LIN R 71 Potentiometer Horizontal-Linear. HDR. LIN L 2 Spulenkern Gesamt-Bildlage Ablenkeinheit auf dem Bildröhrenhals GRUNDHELLIG R 10 Helligkeit grob Potentiometer Kontrast KONTRAST R 24 Potentiometer Bildschärfe FOCUS R 3 Potentiometer Horizontale Freilauffrequenz HDR. FREDU R 49 Fotentiometer

HOR. - Dynamischer Focus HOR. - DYN. - FOCUS L 3 Spulenkern. Einstellung vom Werk. Nach Möglichkeit nicht verändern.



## Ausführung des Abgleichs

Vor einem Abgleich sollte der Prüfling mindestens 20 Minuten in Betrieb sein, da der Bildschirm dann thermisch stabil ist.

Ein Abgleich ist nur mit einem isolierten Stift vorzunehmen. Außerdem ist darauf zu achten, daß keine spannungsführenden Teile berührt werden. Der Zeilentrafo erzeugt eine Hochspannung von  $12\ \mathrm{kV}$ .

Sind verlackte Einstellelemente nachjustiert worden, sind diese anschließend mit Sicherungslack zu sichern.

## Vorgehensweise beim Abgleich

### - Horizontale Freilauffrequenz

Potentiometer R 49 (HDR.FREQU.) so einstellen, daß der Horizontal-Austastbalken senkrecht steht.

Vorbereitung:

- Fin 1 und 2 auf der Baugr. AZV kurzschließen
- Mittl. Helligkeit

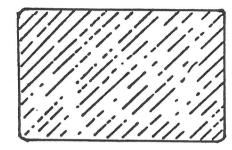


Bild kippt nach rechts oder links um

Nach der Einstellung ist der Kurzschluß zu entfernen.

## - Bildfang

Fotentiometer R 64 (V.Freq) so einstellen, bis das Bild durch-zulaufen beginnt. Schleiferstellung von R 64 merken. R 64 zu-rückdrehen, bis das Bild gerade in die andere Richtung durch-läuft. Anschließend den Schleifer in die Mitte des gefundenen Synchronisierbereiches stellen.

Vorbereitung:

- Mittlere Helligkeit

Testbild: weiße Fläche

#### - Helligkeit

- \* Grundhelligkeit (Einstellung bei kaltem BS)
- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf volle Helligkeit einstellen.
- b) Kontrast-Potentiometer R 24 auf minimalen Kontrast einstellen.
- c) Fotentiometer R 10 (GRUNDHELL.) so einstellen, daß die Zeilenrücklauflinien gerade völlig verschwinden.

- \* Kontrast (Einstellung nach 20 min Warmlaufzeit)
- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf max. Helligkeit einstellen.
- b) Testbild: weiße Fläche
- c) Mit Potentiometer R 24 (CONTRAST) Kontrast auf 85  $cd/m^2$  einstellen.

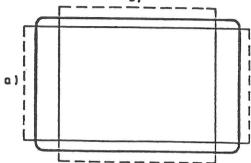
## - Bildgröße

- a) Bildbreite mit Spule L 1 (HDR.AMPL) auf 216 mm  $\pm$  2 mm einstellen.
- b) Bildhöhe mit Potentiometer R 67 (VERT. AMPL) auf 156 mm ± 2 mm einstellen.

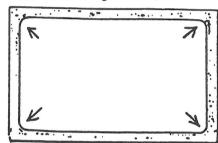
Vorbereitung:

- Max. Helligkeit

Testbild: weiße Fläche



Die vier Ecken des Bildes müssen mit gleichmäßigen Abstand in den Bildschirmecken liegen. Andernfalls ist die Bildlage zu justieren (siehe Bildlage).



Um die vertikale Linearität über die ganze Bildhöhe zu erhalten, sind die Potentiometer "VERT. AMPL" R 67 und "V.LIN" R 71 wechselseitig zu tätigen, da sie sich gegenseitig beeinflussen.

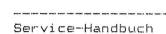
#### Vorbereitung:

- Externes Helligkeitspotentiometer auf max. Helligkeit
- Bildhöhe 156 mm ± 2 mm
- Bildbreite 216 mm ± 2 mm
- c)Mit Potentiometer R 71 (VERT. LIN) vertikale Linearität der Zeichen einstellen.
- d)Mit Spule L 2 (HOR. LIN) horizontale Linearität der Zeichen einstellen.

Vorbereitung:

- Externes Helligkeitspotentiometer auf max. Helligkeit

Testbild: Gittermuster



L22957-A4430-P103-1-92

#### - Bildlage

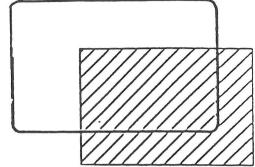
a) Mit Potentiometer R 45 (HDR. PHASE) kann das Bild horizontal verschoben werden.

b) Mit den beiden Ringmagneten kann das Bild vertikal und horizontal verändert werden.

Vorbereitung:

- Maximale Helligkeit

Testbild: weiße Fläche



## - Gesamt-Bildlage

Sollte das Bild gedreht sein, kann mit gelöster Halteschelle die Ablenkeinheit auf dem Bildröhrenhals entsprechend gedreht werden. Anschließend ist die Ablenkeinheit wieder festzuschrauben.

#### - Bildschärfe

- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf maximale Helligkeit einstellen.
- b) Bildschärfe mit Potentiometer R 3 (FDCUS) so einstellen, daß in den Ecken und in der Bildmitte eine gleichmäßige Schärfe entsteht.

Vorbereitung:

- Testbild: großes H

# Abgleichsmöglichkeiten an der Bildschirmeinheit (Grundig)

AbglPunkte	Einstellung von	TF	Verbindung mit
L102 R107 R109	HorAmplitude Kontrast Schwarzwert	1 2	IC 101, Pin 8 Masse
R123 R127 R131 R149 R157 R172	VertFrequenz VertLinearität VertAmplitude HorPhase HorFrequenz Grundhelligkeit	3 4	IC 102, Pin 12 Masse

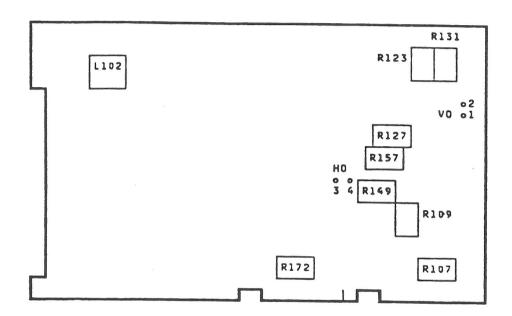


Bild 4-15 AZV-Baugruppe des Bildschirms

## Ausführung des Abgleichs

Vor einem Abgleich sollte der Prüfling mindestens 20 Minuten in Betrieb sein, da der Bildschirm dann thermisch stabil ist.

Ein Abgleich ist nur mit einem isolierten Stift vorzunehmen. Außerdem ist darauf zu achten, daß keine spannungsführenden Teile berührt werden. Der Zeilentrafo erzeugt eine Hochspannung von  $14\ kV$ .

Sind verlackte Einstellelemente nachjustiert worden, sind diese anschließend mit Sicherungslack zu sichern.

## Vorgehensweise beim Abgleich

## Horizontale Freilauffrequenz

Potentiometer R 157 (HDR.FREQU.) so einstellen, daß der Horizontal-Austastbalken senkrecht steht.

Vorbereitung:

- Pin 3 und 4 auf der Baugr. AZV kurzschließen
- Mittl. Helligkeit

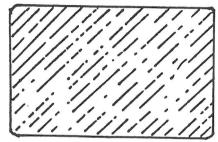


Bild kippt nach rechts oder links um

Nach der Einstellung ist der Kurzschluß zu entfernen.

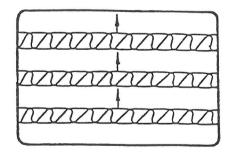
## - Bildfang

Potentiometer R 123 (V.Freq) so einstellen, bis das Bild durch-zulaufen beginnt. Schleiferstellung von R 123 merken. R 123 zu-rückdrehen, bis das Bild gerade in die andere Richtung durch-läuft. Anschließend den Schleifer in die Mitte des gefundenen Synchronisierbereiches stellen.

Vorbereitung:

- Mittlere Helligkeit

Testbild: weiße Fläche



#### - Helligkeit

- \* Grundhelligkeit (Einstellung bei kaltem BS)
- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf volle Helligkeit einstellen.
- b) Kontrast-Potentiometer R 107 auf minimalen Kontrast einstellen.
- c) Potentiometer R 172 (GRUNDHELL.) so einstellen, daß die Zeilenrücklauflinien gerade völlig verschwinden.

- \* Kontrast (Einstellung nach 20 min Warmlaufzeit)
- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf max. Helligkeit einstellen.
- b) Testbild: weiße Fläche
- c) Mit Potentiometer R 107 (CONTRAST) Kontrast auf 85  $cd/m^2$  einstellen.

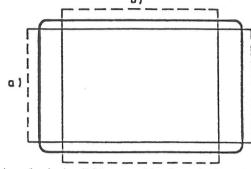
## - Bildgröße

- a) Bildbreite mit Spule L 102 (HDR.AMFL) auf 216 mm  $\pm$  2 mm einstellen.
- b) Bildhöhe mit Potentiometer R 131 (VERT. AMPL) auf 156 mm  $\pm$  2mm einstellen.

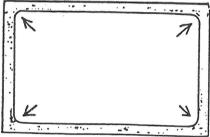
Vorbereitung:

- Max. Helligkeit

Testbild: weiße Fläche



Die vier Ecken des Bildes müssen mit gleichmäßigen Abstand in den Bildschirmecken liegen. Andernfalls ist die Bildlage zu justieren (siehe Bildlage).



Um die vertikale Linearität über die ganze Bildhöhe zu erhalten, sind die Potentiometer "VERT. AMPL" R 131 und "V.LIN" R 127 wechselseitig zu tätigen, da sie sich gegenseitig beeinflussen.

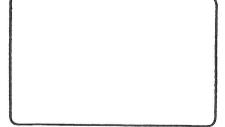
## Vorbereitung:

- Externes Helligkeitspotentiometer auf max. Helligkeit
- Bildhöhe 156 mm  $\pm$  2 mm
- Bildbreite 216 mm ± 2 mm
- c)Mit Potentiometer R 127 (VERT. LIN) vertikale Linearität der Zeichen einstellen.

Vorbereitung:

- Externes Helligkeitspotentiometer auf max. Helligkeit

Testbild: Gittermuster



## - Bildlage

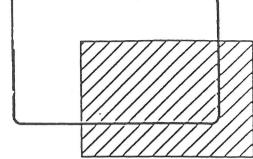
a) Mit Fotentiometer R 149 (HDR. PHASE) kann das Bild horizontal verschoben werden.

b) Mit den beiden Ringmagneten kann das Bild vertikal und horizontal geändert werden.

Vorbereitung:

- Maximale Helligkeit

Testbild: weiße Fläche



#### - Gesamt-Bildlage

Sollte das Bild gedreht sein, kann mit gelöster Halteschelle die Ablenkeinheit auf dem Bildröhrenhals entsprechend gedreht werden. Anschließend ist die Ablenkeinheit wieder festzuschrauben.

#### - Bildschärfe

- a) Externes Helligkeitspotentiometer (rechts am BS-Unterteil) auf maximale Helligkeit einstellen.
- b) Bildschärfe mit Potentiometer R 222 (FDCUS) so einstellen, daß in den Ecken und in der Bildmitte eine gleichmäßige Schärfe entsteht (R 222 befindet sich auf der Bildrohrplatine).

Vorbereitung:

- Testbild: großes H

## Zusammenbau der Kalotte und des Bildschirmfußes

- Gleitstück in Pfeilrichtung auf Kalotte drücken (Nut und Zapfen beachten).
  - 2. Gleitstück in angegebene Pfeilrichtung (2) schieben.
  - 3. Lager in angegebener Position "17 Uhr" auf die Platte legen.
  - 4. Lager von Position "17 Uhr" auf "18 Uhr" in Pfeilrichtung bis zum Einschnappen drehen.
  - 5. Montierte Kalotte in Pfeilrichtung auf das Lager setzen.
  - 6. Kalotte in angegebener Richtung bis zum Einrasten drehen.

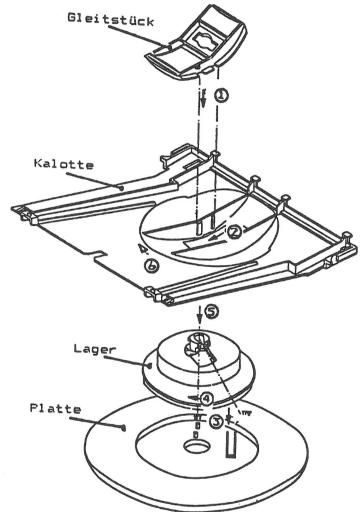


Bild 4-16 Zusammenbau der Kalotte

#### Ergolift (Höhenlift)

Sollte der normale Bildschirmfuß bereits montiert sein, müssen Sie ihn abnehmen. Außerdem muß bei bereits angeschlossenem Bildschirm der Bildschirmstecker von der Systembox gezogen werden. Lösen Sie dazu die Schraube an der Halteklammer und klappen Sie die Halteklammer vom Stecker. Stellen Sie danach den Bildschirm verkehrt auf eine Arbeitsfläche, z. B. Tisch (Fuß zeigt nach oben).

Abnehmen des Bildschirmfußes (Bild 4-17)

Schieben Sie den Bildschirmfuß nach vorn, dadurch wird an der Unterseite des Monitorgehäuses (zwischen Bildschirmfuß undBildschirmkabel) ein ca. 4 cm breiter Ausschnitt sichtbar. Drücken Sie auf diesen Ausschnitt (1) und drehen dann den Bildschirmfuß (2) bis Sie ihn abheben können (3).

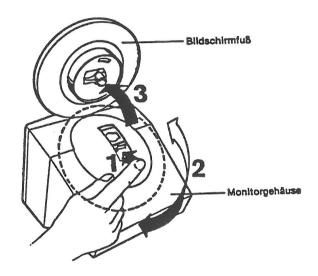


Bild 4-17 Bildschirmfuß abnehmen

#### Zerlegen des Bildschirmfußes

Stecken Sie einen Schraubendreher an der Unterseite des Bildschirmfußes in die gezeigte Aussparung. Danach drücken Sie die Haltenase nach oben. Damit diese zur leichteren Handhabung entriegelt bleibt, können Sie auch einen dünnen Karton oder ähnliches unter die Haltenase legen.

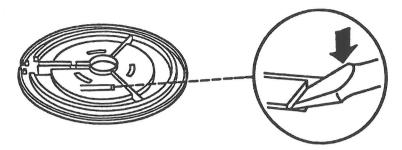


Bild 4-18 Haltenase entriegelm

Halten Sie die Bildschirmfußplatte fest und achten Sie darauf, daß die Haltenase entriegelt bleibt. Drehen Sie dann den Zwischenring entgegen dem Uhrzeigersinn (1, Bild 4-19) bis zum Anschlag. Nehmen Sie jetzt den Zwischenring in Pfeilrichtung ab (2, Bild 4-19).

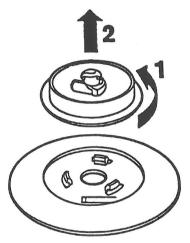
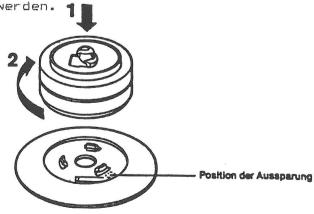


Bild 4-19 Abnehmen des Zwischenringes

Danach können Sie den Ergolift wie den alten Zwischenring befestigen. Durch Drehen des mittleren Ringes kann der Bildschirm in der Höhe verstellt werden.

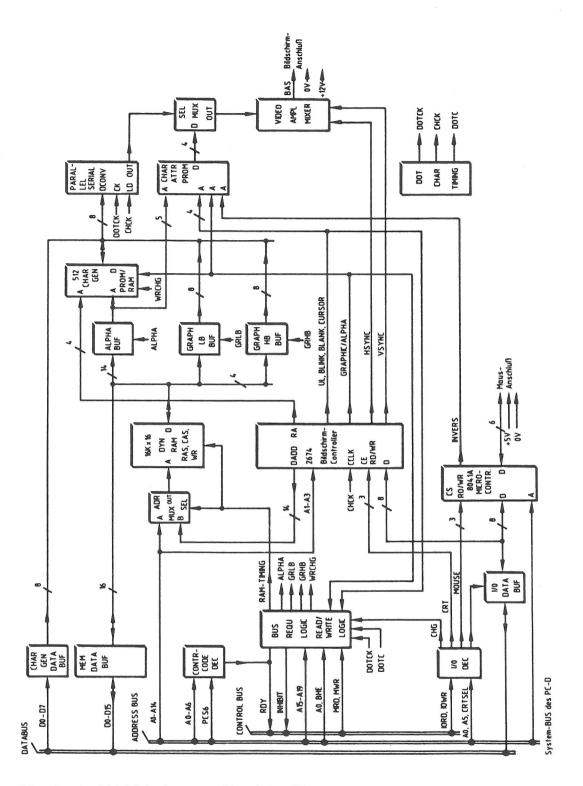


#### 4.8 CRT-Controller

Bildschirmsteuerung für grafische, schwarz-weiße Darstellung

Die Bildschirmsteuerung für die grafische, schwarz-weiße Darstellung ist als Erweiterungsbaugruppe für die Systemeinheit ausgeführt. Das Steckerfeld enthält zwei Buchsen. Die eine Buchse dient zum Anschluß der Bildschirmeinheit, an die andere Buchse kann zusätzlich noch eine Maus mit zwei Knöpfen angeschlossen werden.

**ACHTUNG:** Für den Betrieb dieser Steuerung unter MS-DOS ist ein BIOS der Version 4.xx erforderlich. Die Steuerung sollte nur über die Funktionen des BIOS angesprochen werden, um von der Hardware unabhängige Frogramme zu gewährleisten.



Blockschaltbild der grafischen Steuerung

Zusammengefaßt einige Leistungsmerkmale der Bildschirmsteuerung:

- grafischer und alphanumerischer Betrieb, durch Software umschaltbar
- Schnittstelle für eine Maus mit 2 Tasten und Quadratursignalen
- Zeilenfrequenz 25 kHz
- Bildwiederholfrequenz: 66Hz

#### Grafik-Modus:

- Auflösung: 640 x 350 Pixel
- Bildwiederholspeicher: 32 kbyte, durch Systemprozessor beschreibbar und lesbar, 1 Bild
- Jedem Bildpunkt entspricht ein Bit im Bildwiederholspeicher. Graustufen auf Funktebene sind nicht möglich.

#### Alpanumerischer Modus:

- Bildformat: 25 Zeilen zu je 80 Zeichen

- Zeichenfeld: 8 x 14 Pixel

- Zeichengenerator: 512 Zeichen, ladbar - Bildwiederholspeicher: auch 32 kbyte, 8 Bilder

- Zeichenattribute: . 4 Helligkeitsstufen

. unsichtbar

. invers

. Unterstreichung

" Blinken

- Aufteilung in zwei unabhängige, sich über die ganze Bildbreite erstreckende, weich rollbare Bereiche möglich ('soft-scroll')
- Überlagerungen, Vergrößerung, Hoch- und Tiefstellung sowie Schatten- und Proportionalschrift ist nicht möglich

## Schal tungsbeschreibung

Kern der Bildschirmsteuerung ist der integrierte Controllerbaustein SCN 2674 der Firma VALVO. Dazu ist ein 32 kbyte Bildwiederholspeicher vorhanden, der in den Hauptspeicherbereich der Systemeinheit eingeblendet wird. Zur Ausblendung des Hauptspeichers wird das Signal INHIBIT-N der Systemschnittstelle benutzt. Der Bildwiederholspeicher kann sowohl byte- als auch wortweise vom Hauptprozessor aus gelesen und beschrieben werden, ohne dabei die Bilddarstellung zu stören. Die Speicherzugriffe sind im Grafik-Modus ohne wesentliche Wartezeit für den Prozessor möglich, im alphanumerischen Modus werden sie bis zur nächsten dunkelgetasteten Phase verzögert.

Die Anpassung der Steuerung an unterschiedliche Zeilenfrequenzen und andere Auflösungen erfolgt durch Programmierung des Controllerbausteins, das Stecken von Brücken und den Einbau des passenden Oszillators.

Die Buchse zum Anschluß der Bildschirmeinheit hat folgende Belegung:

Stift	Signal	Stift	Signal
1	+12V	6	BAS
2		7	
7	OV	8	
4	OV	9	

Das BAS-Signal hat eine Amplitude von 1 V an 75 Ohm.

Für den alphanumerischen Modus ist ein **ladbarer Zeichengenerator** vorhanden. Dieser besteht aus einem 8 kbyte RAM, das durch Umschalten einer Kippstufe (per Software möglich) ebenfalls in den Hauptspeicherbereich der Systemeinheit eingeblendet wird. Dieser Zeichengenerator kann **nur beschrieben** werden. Das Laden ist nur im alphanumerischen Modus möglich. Da der Zeichengenerator nur am niederwertigen Datenbus angeschlossen ist, belegt er 16 kbyte Adreßraum. Er ist byteweise auf geraden Adressen zu laden.

Zur Auswertung der Quadratursignale und der Tasten einer Maus ist ein Mikrocontroller 8041A auf der Schaltung vorhanden. Die Anschlußbuchse für die Maus (9polig, Serie HDP 20 der Firma AMP) hat folgende Belegung:

Stift	Signal	Stift	Signal			
1 2 3 4 5	linke Taste  Xa Xb OV	6 7 8 9	rechte Taste +5V Ya Yb			

Die **Steuerregister** des Controllerbausteins SCN 2674 und des Mikrocontrollers sowie **die Umschaltung** zwischen Zugriffen auf den Bildwiederholspeicher oder auf den Zeichengenerator sind **in dem Ein/Ausgabe-Adreßbereich** untergebracht, der für die Bildschirmsteuerung reserviert ist. Dazu wird das Signal CRTSEL-N der Systemschnittstelle benutzt. Da diese Register nur am niederwertigen Ein/Ausgabe-Datenbus angeschlossen sind, können sie nur byteweise angesprochen werden, wobei sie nur gerade Adressen belegen.

Der **Interrupt** des Bildschirm-Controllerbausteins SCN 2674 führt auf den Interrupteingang INTB, der Interrupt des Mikrocontrollers 8041A (Mausschnittstelle) kann mit einer Steckbrücke wahlweise auf INTB oder INT15 gelegt werden.

Für den Betrieb im SIEMENS PC-D sind die Steckbrücken X2 (25 kHz-Modus) und X6 (Maus auf INT15) zu stecken.

## Hardware-Beschreibung der Bildschirmsteuerung

#### Funktionsblöcke

Der Controller besteht aus folgenden Funktionsblöcken

- AO/A1-Systembus-Schnittstelle
   (Datenpuffer, Adreßdekoder, Buszugriffslogik)
- CRT-Controller-Chip SCN 2674
- Bildwiederholspeicher
- Zeichengenerator und Attributsteuerung
   (Zeichengenerator RAM oder -PROM, Attribut-PROM)
- Parallel-Seriell-Wandler
- Mikrocontroller 8041A und Mausschnittstelle

#### AO/A1-Systembus-Schnittstelle

Das Interface zum AO/A1-Systembus besteht aus Datentreibern, Adreßdekodern und einer Logik, die die externen Zugriffe steuert.Der Controller besitzt sowohl Speicher- als auch I/D-Adressen.

Der Bildschirmwiederholspeicher von 32 kByte bzw. der ladbare Zeichengenerator von 8 kByte liegt im Hauptspeicherbereich ab F0000H, der I/O-Bereich des Controllers reicht von F980H bis F9BFH, die Controllersteuerung ist auf die I/O-Adresse FB01H festgelegt.

#### Speicherzugriff

Der Systembus ist vom controllerinternen Bus durch die Treiber "D23 und D29" in Schreibrichtung und die Latches "D28 und D22" in Leserichtung entkoppelt.

Es ist sowohl byte- als auch wortweiser Zugriff möglich. Das höherwertige Datenbyte eines Wortes kann jedoch nicht auf das niederwertige Busbyte geschaltet werden.

Die Adreßbits "A15 bis A19" werden durch "D15" dekodiert. Im Adreßbereich F0000H bis F7000H wird das MRD-N bzw. MWR-N Signal freigegeben, sowie das Inhibit-Signal auf Low geschaltet, um den Hauptspeicher bei 1 MByte-Ausbau zu aktivieren.

Der Systemzugriff auf den Bildwiederholspeicher wird mit dem internen Auslesen der Anzeigedaten synchronisiert und ohne die Bildanzeige zu stören als Speicherzyklus ausgeführt.

Die externe Schreib- und Leseanforderung gelangt über die Gatter "D10 und D13" zum D-Eingang des Flip-Flop "D7" und wird dort mit dem Signal CCLK auf das interne Timing des Controllers einsynchronisiert.

Im alphanumerischen Betrieb kommt diese Anforderung erst während der Dunkeltastung, d. h. im Horizontal- und Vertikalrücklauf durch. Im Graphikmode wird sie sofort durchgeschaltet.

Im nächstmöglichen Speicherzyklus wird der externe Zugriff durchgeführt. Dazu werden die Signale EXTADR-N die externe Adresse, durch ENMRD-N bzw. ENMWR-N die Datentreiber auf die entsprechenden Speichereingänge geschaltet.

Im Schreibfall wird abhängig von den Systembusbits AO bzw. BHE-N das nieder- bzw. höherwertige Byte durch die Signale WRLB-N bzw. WRHB-N beschrieben (siehe Zeitdiagramm "Memory Timing").

Am Ende des Speicherzyklus wird das Signal EXTRDY-N auf Low geschaltet. Das Abschalten des Lese- oder Schreibkommandos durch das System bewirkt das Zurückschalten des Signals auf High und beendet damit einen externen Speicherzugriff.

#### I/O-Zugriff

Der Systembus ist durch den Treiber "D30" vom internen I/O-Bus entkoppelt. Nur das niederwertige Datenbyte wird durchgeschaltet, so daß nur gerade I/O-Adressen existieren.

Der Zugriff auf I/O-Adressen des Controllers ist ohne Verzögerung jederzeit möglich.

Der Baustein "D11" dekodiert die Selektsignale für den CRT-Controller SCN 2674 im Bereich F980H-F9E0H, die Umschaltung Zeichengenerator-Bildschirmwiederholspeicher auf F940H und den Mikrocontroller 8041A auf Adresse F980H und F982H.

Das Signal EXTRDY-N  $mu\beta$  vom Controller nicht geschaltet werden, da das Ready von der CPU selbst generiert wird.

Ein weiterer I/O-Dekoder mit den Bausteinen "D4,D5,D7" schaltet bei Adresse FBO1H das EXTRDY-N-Signal auf Low und zeigt so dem System an, daß dieser Controller gesteckt ist.

#### CRT-Controller-Chip SCN 2674

Der Controller ist durch Software in alphanumerischen oder in grafischen Betrieb umschaltbar.

Die Charakterclockfrequenz wird im Grafikmode durch das Flipflop D8 gegenüber dem Alphamode halbiert.

Die Adreßausgänge des 2674 sind mit D18 und D19 zwischengepuffert, da im Alphamode die Geschwindigkeit des 2674 für direkte Ansteuerung des Speichers nicht ausreicht.

Die im 2674 vorgesehene Speicherzugriffssteuerung wird nicht benutzt , da sie zu langsam arbeitet.

Doppelte Höhe und Breite im Alphamode ist nicht möglich. Hardware für den Betrieb mit Reihentabellen ist nicht eingebaut. Die Synchronisationssignale VSYNC und HSYNC werden nicht im 2674, sondern durch externe Logik gemischt.

Die Phasenlage und Länge der Impulse VSYNC, HSYNC und BLANK aus dem 2674 ist nicht beliebig programmierbar. Um trotzdem den 25 kHz-Monitor der AO ohne Neueinstellung verwenden zu können, müssen diese Signale durch Verzögerungsflipflops und Ausblenden von 2674-Charakterclocks manipuliert werden.

Im Zeitdiagramm "Blank-Timing" ist dies dargestellt und es sind Formeln angegeben, mit denen die Zeitverhältnisse der programmierten Werte zu den Ausgangssignalen für den Monitorberechnet werden können.

#### Bildwiederholspeicher

Der Bildwiederholspeicher hat eine Kapazität von 32 kByte und ist aus 4 dynamischen Rams  $16k\times4$  mit einer Zugriffszeit von 150 ns aufgebaut. Im Zeitdiagramm "Memory-Timing" sind die Zeitverhältnisse der für den Speicherzugriff relevanten Signale angegeben.

Alle Signale sind aus den Ausgangssignalen des Punktzählers D49 und des Schieberegisters D48 abgeleitet, d. h. die Speicherzyklen sind starr mit dem Punkt- und Zeichentiming gekoppelt.

Im grafischen Betrieb werden zu jeder Zeit abwechselnd die Speicherzyklen anliegenden externen und internen Zugriffen zugeordnet. Wie oben beschrieben, sind externe Zugriffe im alphanumerischen Betrieb auf den Speicher nur während dunkelgesteuerter Phasen möglich.

Externe Adressen und die Ausleseadressen sind an den Multiplexern D41-D44 zusammengeführt, die durch die Signale EXTADR-N
und LAEN-N gesteuert werden. Mit dem Signal LAEN-N auf Low wird
die RAS-Adresse, mit High die CAS-Adresse an den
Speicherbausteinen angelegt. Die zur Anzeige bestimmten Daten
werden in den Registern D32/33 und D24/25 zwischengespeichert.

#### Zeichengenerator und Attributsteuerung

Im alphanumerischen Mode wird zwischen den Speicherleseregistern D33 und D24 und dem Parallel-Seriewandler D39 der Zeichengenerator geschaltet.

Dieser kann sowohl als ladbares RAM als auch als PROM bestückt werden.

Der Zeichengenerator wird durch die 9 niederwertigsten Bits eines Speicherwortes sowie die 4 Bits der Reihenadresse aus dem SCN 2674 adressiert.

Der ladbare Zeichengenerator hat eine Kapazität von 8 kByte und ist vom System her beschreib-, aber nicht lesbar. Um nicht unnötig Speicheradreßraum zu verbrauchen, kann wahlweise der Bildwiederholspeicher oder der Zeichengenerator auf die Anfangadresse FOOOOH gelegt werden. Dies wird durch Setzen (Bildwiederholspeicher) bzw. Löschen des Flipflops D40 durch einen I/D-Transfer von O1 bzw. O0 auf die Adresse F9AOH erreicht. Nur das niederwertige Byte wird mit D31 auf den Zeichengenerator

Das Laden ist nur im Alphamode möglich. Es können auch einzelne Zeichen geladen werden.

Die höchstwertigsten Bits eines Worts sind die Attributbits des Zeichens. Im Attributprom D38 werden diese 5 Bits mit Signalen aus dem CRT-Controller wie Unterstreichen, Cursor, Grafikmode, Blinken. Dunkelsteuern (blank) verknüpft.

Das Signal Invers ermöglicht eine generelle Umschaltung des Vordergrundes und Hintergrundes für das ganze Bild und wird vom Mikrocontroller 8041A geliefert.

Am Ausgang des Attributproms erscheinen je 2 Bits für Vorderund Hintergrund eines Zeichens und zwar bei Normaldarstellung in folgender Kodierung: Bits O und 1 Hintergrund Bits 2 und 3 Vordergrund

In inverser Darstellung ist die Zuordnung für Vorder- und Hintergrund vertauscht.

Bit	1/3	0/2	
	0	O	Dunkel
	O	1	Halbdunkel
	1.	0	Halbhell
	1	1	Hell

durchoeschaltet.

#### Parallel-Serie-Wandler

Die im Grafikmode in den Registern D25 und D32 zwischengespeicherten Daten aus dem Bildschirmwiederholspeicher bzw. die Daten aus dem Zeichengenerator werden alle 8 Punkte in das Schieberegister D39 geladen.

Die seriellen Daten aus dem Schieberegister steuern den Multiplexer D51, der mit Low die Bits O und 1, mit High die Bits 2 und 3 des Attributproms auf die Treiber D53 durchgeschaltet.

In der Videomischerschaltung wird das BAS-Videosynchronsignal erzeugt und über einen Emitterfolger auf die Buchse XQ geführt. Der Ausgangspegel ist wie folgt definiert:

dunkel 0.3 Volt halbdunkel 0.8 Volt halbhell 0.9 Volt hell 1 Volt

#### Mauscontroller

Der Mikrocontroller 8741A/8041A arbeitet vom übrigen Controller unabhängig und verarbeitet die von der Maus kommenden Signale in für die Software brauchbare Werte. Der 8041A wird über die I/O-Adressen über eine eingebaute Schnittstelle bedient. Genauere Angaben dazu und über die möglichen Befehle sind in den Spezifikationen aufgeführt. Im Zusammenhang mit dem Controller sind steckbare Brücken eingebaut. Sie müssen für den 25 kHz-Monitor in der im Blatt "Brückeneinstellung" angegebenen Weise gesteckt sein.

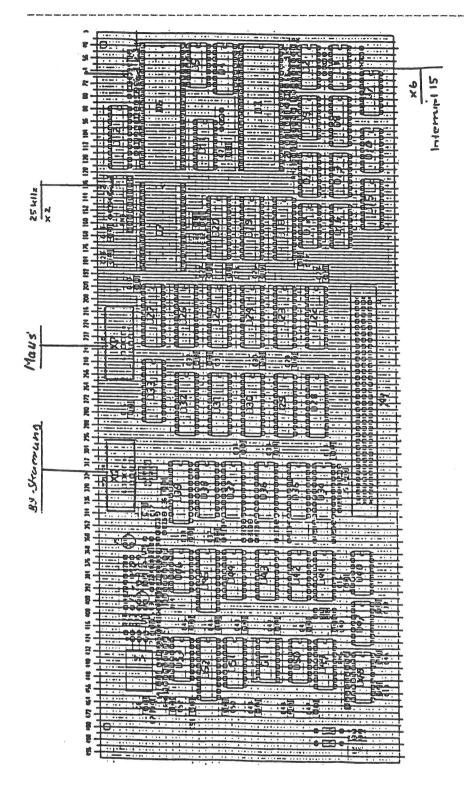
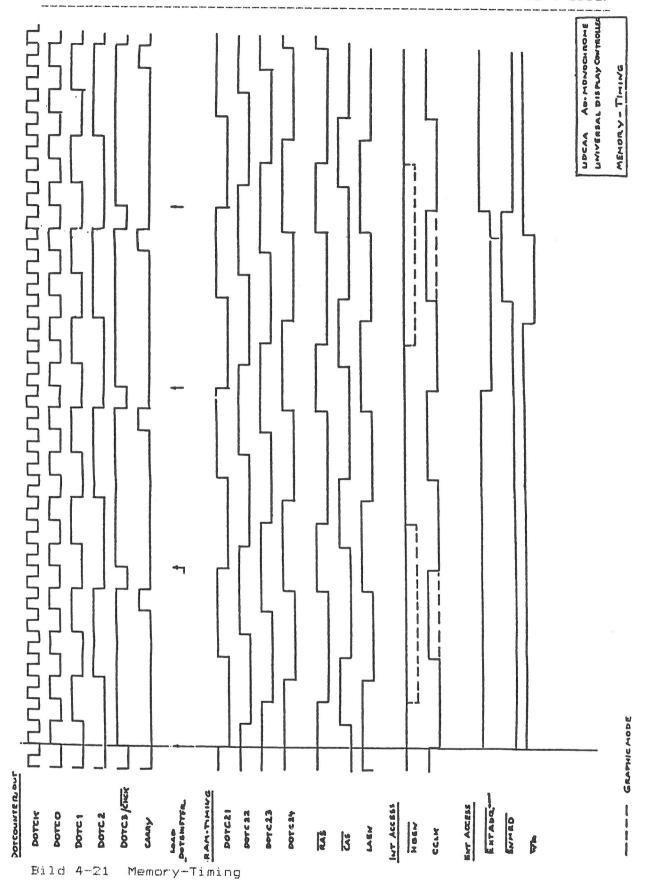
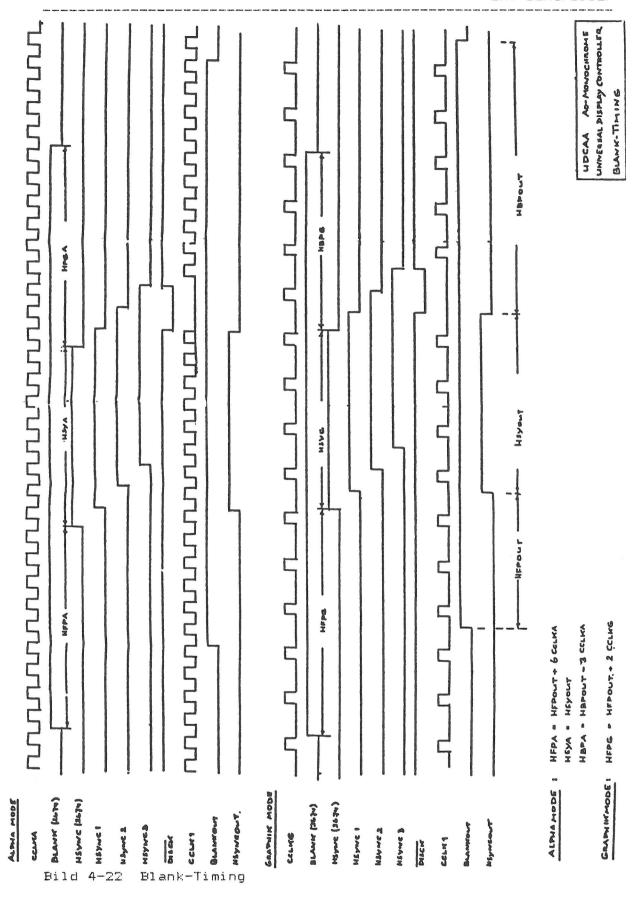


Bild 4-20 Baugruppe Bildschirmsteuerung





## 4.9 Tastatur

Die Tastatur wird in zwei verschiedenen Ausführungen geliefert.

## 4.9.1 Tastatur A

1. Die drei Kreuzschlitzschrauben an der Unterseite des Tastaturunterteiles lösen.

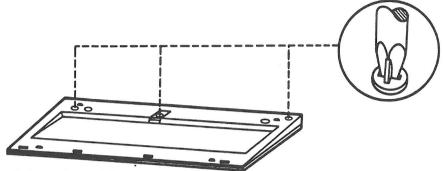


Bild 4-23 Schrauben lösen

2. Tastaturoberteil nach oben in Pfeilrichtung wegnehmen.

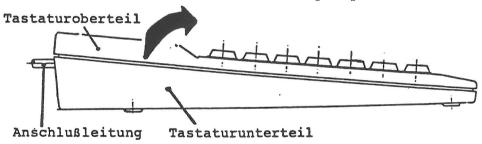


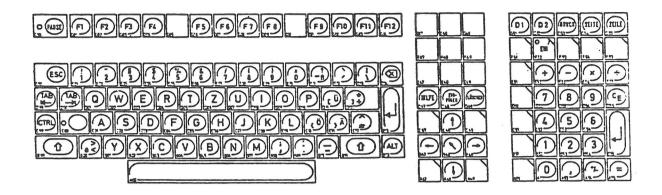
Bild 4-24 Tastaturoberteil abnehmen

3. Anschlußleitung von der TA-Baugruppe lösen und Baugruppe nach oben wegnehmen. Unter der Baugruppe befindet sich das Abschirmblech, das nach Ausbau der TA-Baugruppe nach oben weggenommen werden kann.

Die Tastatur ist in 4 Funktionsblöcke unterteilt:

- Schreibmaschinentastatur
- Schreibmarkensteuerung
- Numerische Tastatur
- Funktionstasten (12 Stück)

Die Tastenbelegung zeigt das folgende Bild.



Blandstuck	Blinds appe

Bild 4-25 Belegung der Tastatur

## Tastatur-Steuerfolgen:

Im Tastatur-Teil des Treibers sind zwei Sonderfunktionen
realisiert:

- 1) Werden die Tasten SHIFT und DRUCK zusammen gedrückt, so erfolgt ein Ausdrucken des Bildschirminhaltes, unabhängig vom gerade eingestellten Bildschirm-Modus, immer zeichenweise (mit ASCII-Zeichen) auf den Drucker mit der Nummer 1 (siehe INT 17H Parameter DX = 0).
- 2) Werden die Tasten CTRL und DRUCK zusammen gedrückt, so erfolgt ein Ausdrucken des Bildschirminhaltes im "Bit-image"-Modus. Dies aber nur, wenn das "Bit-Image"-Flag gesetzt ist und der Grafik-Modus (Modus 8) der Bildschirmsteuerung eingestellt ist. Ansonsten erfolgt der Ausdruck wie bei 1).

Diese Funktion ist nur sinnvoll, wenn der Drucker "Bit-Image"-Modus kann. Sie ist realisiert für die SIEMENS-Drucker PTBB/89.

### Schaltungsbeschreibung

Alle Tastenelemente, drei Leuchtdioden , ein piezoelektrischer Umformer sowie die Tastaturelektronik sind auf einer gemeinsamen Leiterplatte untergebracht. Kern der Tastaturelektronik ist ein 8 Bit Mikroprozessor 8035. Er wertet das Tastenfeld aus und sendet die entsprechenden Informationen zur Systemeinheit. Zusätzlich kann er Steuercodes von der Systemeinheit empfangen, um die Leuchtdioden aus- und einzuschalten, Klicker und Piepser anzusteuern und anderes mehr.

Klicker und Piepser sind zwei unterschiedliche akustische Töne, die vom piezoelektronischen Umformer erzeugt werden. Der Klicker wird, falls er eingeschaltet ist, immer dann ausgelöst, wenn irgendeine Taste gedrückt wird. Der Piepser ertönt, wenn der Steuercode für den Piepser übertragen wird. Die Lautstärke der beiden Töne ist nicht veränderlich.

Zum Anschluß an die Systemeinheit dient eine serielle Schnittstelle im V.11-Modus. Der 9polige Stecker der Serie HDP 20 der Firma AMP hat folgende Belegung:

Stift	Signal	Stift	Signal
1 2 3 4 5	DIN-F  DOUT-F +5V OV	6 7 8 9	DIN-N  DOUT-N +5V

DOUT sind die Daten vom System zur Tastatur, DIN die Daten von der Tastatur zum System.

Die Betriebsspannung am Stecker darf den Bereich 5,15 V  $\pm$  3 % nicht verlassen. Die Stromaufnahme beträgt etwa 400 mA.

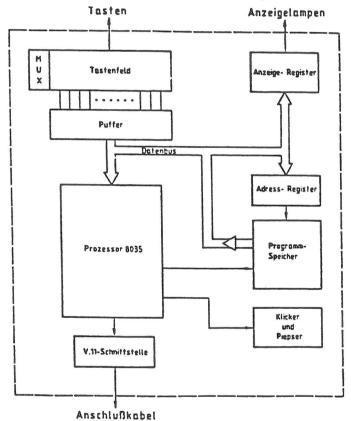


Bild 4-26 Blockschaltbild der Tastatur

### Hardware/Software-Schnittstelle der Tastatur

Die serielle Schnittstelle der Tastatur wird in beiden Richtungen mit 600 Baud, 8 Datenbits, ohne Paritätsbit sowie mit 1 Start- und einem Stopbit betrieben.

## Steuercodes für die Tastatur

Die folgende Tabelle zeigt die gültigen Steuercodes, die an die Tastatur gesendet werden können. Nicht aufgeführte Codes dürfen nicht verwendet werden, sie können zu einem Fehlverhalten des Betriebssystems führen.

Einige Codes werden von der Tastatur mit einer Quittung beantwortet. Die entsprechenden Antwortbytes sind mit aufgeführt.

Steuercode	Bedeutung	Antwortbyte
05H 0DH	Einschalten LED "Ein" Ausschalten LED "Ein"	Marke Table 1804
10H 12H	Einschalten LED "LOCK" Ausschalten LED "LOCK"	Made state satisf
11H 13H	Einschalten LED "PAUSE" Ausschalten LED "PAUSE"	AND AND AND
ZOH	Tastatur rücksetzen	Malter Malaks 19912
21H 22H	Einschalten Klicker Ausschalten Klicker	place string same:
24H	Piepser erzeugen	and rate time
26H	PC-D Modus einstellen	3CH = PC-D Modus BCH = ungültiger Modus
2DH 2EH	FROM-Test ausführen RAM-Test ausführen	AAH = in Ordnung AAH = in Ordnung

Nach dem Einschalten oder nach jedem Kommando "Tastatur rücksetzen" muß die Tastatur mit dem Kommando "PC Modus" in die für den SIEMENS PC passende Betriebsart gebracht werden. Diese Einstellung wird von der Tastatur quittiert.

Zur Unterstützung der Diagnose sind zwei Testroutinen eingebaut, die per Kommando gestartet werden können. Der Gutdurchlauf eines solchen Tests wird quittiert.

ACHTUNG: Um während des Ablaufs von MS-DOS keine falschen Reaktionen des BIOS-Tastatur-Treibers auszulösen, sollte es der Anwender unterlassen, Steuercodes an die Tastatur zu senden.

#### Tastencodes der Tastatur

Jedes Drücken und jedes Loslassen einer Taste erzeugt jeweils einen Code, der an die Systemeinheit gesendet wird: "Make and Break"-Codierung

Der beim Loslassen einer Taste erzeugte (Break-)Code ist um 80H größer als der beim Drücken der Taste erzeugte (Make-)Code. Dabei ist zu beachten, daß alle Tasten gleich behandelt werden, also auch SHIFT, CTRL, ALT etc.

Wird eine Taste 0,5 s oder länger gedrückt, so wird der Make-Code mit einer Frequenz von 20 Hz wiederholt. Falls mehrere Tasten nacheinander gedrückt worden sind, jedoch keine davon losgelassen wurde, so repetiert nur immer die zuletzt gedrückte Taste. Sobald eine der Tasten losgelassen wird, bricht die Wiederholfunktion ab.

Die nachfolgende Tabelle zeigt die Make-Codes aller vorhandenen Tasten, für die entsprechenden Break-Codes ist 80H aufzuaddieren.

	Make- Code		03	61	79	79	99	67	68	69	6B 6C	66 6E		72	77	75	76
9	Tasten- Symbol		PAUSE	T	7 4	F¢	7.	F6	F7	89	F30	F12		100	DRUCK	SEITE	0 1
	Make- Code *		18	7	77 7 E	7	36	32	38	£ 6	3F 27	78 88	3	- ac	202	2A	5E
ш	Tasten- Symbol		ESC	-:	7 (	446	0 9 8 8	17	8	~ II	3~B	<u> </u>		+	1	×	+
	Make- Code	08	60	52	ر در در	525	n D D	55	64	4 r	288	00	<b>6</b>		28	29	7F
	Tasten- Symbol	TABI	TAB	o:	≩ և	1 CC F	- 2		(	00	: + -	7	HILFE EINFÜGEN LÖSCHEN		~ @	6	E.
	Make- Code ⁴	00	0E	41	27	746	7 4 7	4A	ξB	4C	23		17	-	25	26	٥ر
U	Tasten- Symbol	CTRL	LOCK	<b>V</b> (	Λ C	ıLt	ЭX	: ¬	Υ.	_;_	× * * <		<b>~</b>		t տ	9	7
	Make- Code	01	36	53	2 K. 7	529	747	07	38	д Д П	500		14 17	24	22	07	
8	Tasten- Symbol	Q.	Ø ⊗×	>>	ΚL	<u>ه</u> < ب	o z	Σ	•	. (	4LT		1/1	7	- ~	ı m	
	Make- Code *					C	07						Ħ		2C 2C		
A	Tasten- Symbol					=	1						-	<	> 4	· *,	, 11
Reihe	Pos.	66	00	100	70	7000	0 0	07	08	109	12	Ψ <b>4</b>	74 74 74 74 74	12	ر الدي		

HAX- WAR

## 4.9.2 Tastatur B

1. Mit dem Schraubendreher die beiden Haltenasen aus den Blechschlitzen lösen und die Bodenplatte nach oben drücken.

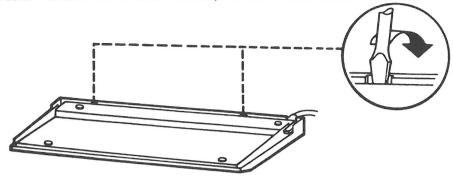


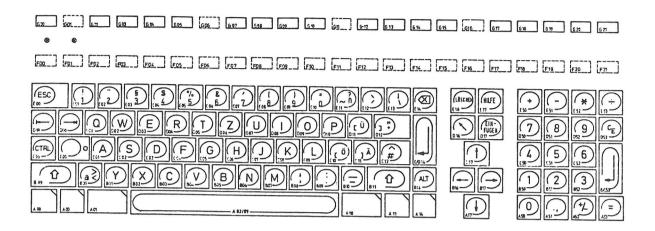
Bild 4-23a Bodenplatte lösen

- 2. Das Bodenplatte abheben. Das Tastenfeld ist mit einer Gummimatte abgedeckt.
- 3. Anschlußleitung von der TA-Baugruppe lösen und Baugruppe nach oben wegnehmen.

Die Tastatur ist in 4 Funktionsblöcke unterteilt:

- Schreibmaschinentastatur
- Schreibmarkensteuerung
- Numerische Tastatur
- Funktionstasten (12 Stück)

Die Tastenbelegung zeigt das folgende Bild.



\_\_\_\_\_ Blindstück

Bild 4-25a Belegung der Tastatur

#### Tastatur-Steuerfolgen:

Im Tastatur-Teil des Treibers sind zwei Sonderfunktionen
realisiert:

- Werden die Tasten SHIFT und DRUCK zusammen gedrückt, so erfolgt ein Ausdrucken des Bildschirminhaltes, unabhängig vom gerade eingestellten Bildschirm-Modus, immer zeichenweise (mit ASCII-Zeichen) auf den Drucker mit der Nummer 1 (siehe INT 17H Farameter DX = 0).
- 2) Werden die Tasten CTRL und DRUCK zusammen gedrückt, so erfolgt ein Ausdrucken des Bildschirminhaltes im "Bit-image"-Modus. Dies aber nur, wenn das "Bit-Image"-Flag gesetzt ist und der Grafik-Modus (Modus 8) der Bildschirmsteuerung eingestellt ist. Ansonsten erfolgt der Ausdruck wie bei 1).

Diese Funktion ist nur sinnvoll, wenn der Drucker "Bit-Image"-Modus kann. Sie ist realisiert für die SIEMENS-Drucker PT88/89.

#### Schaltungsbeschreibung

Alle Tastenelemente, drei Leuchtdioden , ein piezoelektrischer Umformer sowie die Tastaturelektronik sind auf einer gemeinsamen Leiterplatte untergebracht. Kern der Tastaturelektronik ist ein 8 Bit Mikroprozessor . Er wertet das Tastenfeld aus und sendet die entsprechenden Informationen zur Systemeinheit. Zusätzlich kann er Steuercodes von der Systemeinheit empfangen, um die Leuchtdioden aus- und einzuschalten, Klicker und Piepser anzusteuern.

Klicker und Piepser sind zwei in der Dauer unterschiedliche akustische Töne, die vom piezoelektronischen Umformer erzeugt werden. Der Klicker wird, falls er eingeschaltet ist, immer dann ausgelöst, wenn ir-gendeine Taste gedrückt wird. Der Piepser ertönt, wenn der Steuercode für den Piepser übertragen wird. Die Lautstärke der beiden Töne ist nicht veränderlich.

Zum Anschluß an die Systemeinheit dient eine serielle Schnittstelle im V.11-Modus. Der 9polige Stecker der Serie HDP 20 der Firma AMP hat folgende Belegung:

Stift	Signal	Stift	Signal
1 2 3 4 5	DIN-F  DOUT-F +5V OV	6 7 8 9	DIN-N  DOUT-N +5V

DOUT sind die Daten vom System zur Tastatur, DIN die Daten von der Tastatur zum System.

Die Betriebsspannung am Stecker darf den Bereich 5,15  $\,$  V  $\pm$  3 % nicht verlasen. Die Stromaufnahme beträgt etwa 200 mA.

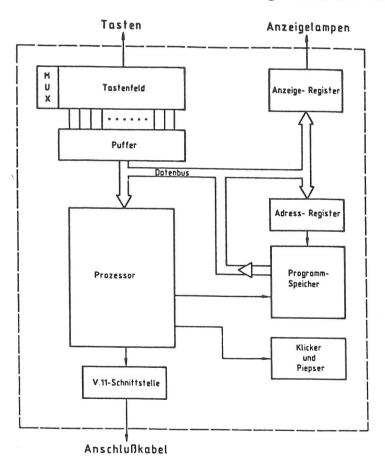


Bild 4-26 Blockschaltbild der Tastatur

#### Hardware/Software-Schnittstelle der Tastatur

Die serielle Schnittstelle der Tastatur wird in beiden Richtungen mit 600 Baud, 8 Datenbits, ohne Paritätsbit sowie mit 1 Startund einem Stopbit betrieben.

#### Steuercodes für die Tastatur

Die folgende Tabelle zeigt die gültigen Steuercodes, die an die Tastatur gesendet werden können. Nicht aufgeführte Codes dürfen nicht verwendet werden, sie können zu einem Fehlverhalten des Betriebssystems führen.

Einige Codes werden von der Tastatur mit einer Quittung beantwortet. Die entsprechenden Antwortbytes sind mit aufgeführt.

Steuercode	Bedeutung	Antwortbyte
O5H ODH	Einschalten LED "Ein" Ausschalten LED "Ein"	#### 1985 ************************************
10H 12H	Einschalten LED "LOCK" Ausschalten LED "LOCK"	Made with mile
11H 13H	Einschalten LED "FAUSE" Ausschalten LED "PAUSE"	MATERIAL MAT
20H	Tastatur rücksetzen	Name 2001 1100
21H 22H	Einschalten Klicker Ausschalten Klicker	tage flats stills
24H	Akustischer Alarm an	ton and the
26H	PC-D Modus einstellen	3CH = PC-D Modus
28H 29H	Wiederholfunktionen ein Wiederholfunktionen aus	
2DH 2EH	PRDM-Test ausführen RAM-Test ausführen	AAH = in Ordnung AAH = in Ordnung

Zur Unterstützung der Diagnose sind zwei Testroutinen eingebaut, die per Kommando gestartet werden können. Der Gutdurchlauf eines solchen Tests wird quittiert.

ACHTUNG: Um während des Ablaufs von MS-DDS keine falschen Reaktionen des BIOS-Tastatur-Treibers auszulösen, sollte es der Anwender unterlassen, Steuercodes an die Tastatur zu senden.

#### Tastencodes der Tastatur

Jedes Drücken und jedes Loslassen einer Taste erzeugt jeweils einen Code, der an die Systemeinheit gesendet wird: "Make and Break"-Codierung

Der beim Loslassen einer Taste erzeugte (Break-)Code ist um 80H größer als der beim Drücken der Taste erzeugte (Make-)Code. Dabei ist zu beachten, daß alle Tasten gleich behandelt werden, also auch SHIFT, CTRL, ALT etc.

Wird eine Taste 0,8 s oder länger gedrückt, so wird der Make-Code mit einer Frequenz von 20 Hz wiederholt. Falls mehrere Tasten nacheinander gedrückt worden sind, jedoch keine davon losgelassen wurde, so repetiert nur immer die zuletzt gedrückte Taste. Sobald eine der Tasten losgelassen wird, bricht die Wie-derholfunktion ab.

Die nachfolgende Tabelle zeigt die Make-Codes aller vorhandenen Tasten, für die entsprechenden Break-Codes ist 80H aufzuaddieren.

_																							
	Make- Code		03		61	62	63	4	99	67	89	69	<b>6B</b>	9	9,	OF OF			74				
פ	Tasten- Symbol		PAUSE		F	F2	£ 7	<b>\$</b>	F3	F6	F7	© L	F9	F10	F1	714	7	02		ZEILE			
	Make- Code		18	31	32	33	3 2 2 2	36	37	88	39	2 H	27	72	80	7	<u>,</u>			C	מאַ	26	2E 2
Ш	Tasten- Symbol		ESC		., 5		**************************************	, og	17	∞ ¢	2, 0	0 = C - C	` '	_	×	ÜSCHEN	HILFE				*		к ф
	Make- Code *	90	60	51	57	45	52	2 A	52	649	1 t	2 Z	20		iheC	14	14				77	200	7.
	Tasten- Symbol	TABI	TAB	Ø	3	النا	œ-	Ž	)	_ (	<u>ه</u> د		* +		siehe ReiheC	K	EINFÜGEN			t	_ <	∞ σ	H
	Make- Code *	00	0E	41	23	77	77	87	4A	48	76	92	23		8		17				77	22	
U	Tasten- Symbol	CTRL	LOCK	V	S		<u>د</u> د	ı	_	¥.	<u>۔</u>	⊃:∢ ~~~	* <		7		<b>+</b>			•	<b>.</b>	~ v	siehe Reihe
	Make- Code *	01	3E	29	28	43	26	4E	07	8	A L	010		,	<b>∀</b> 0	19	H			2	17	77	0 0 1
8	Tasten- Symbol	<b></b>	(A)	<b>&gt;</b> :	×ı	: ب	> @	Z	Σ			<u>'</u> (\$			ALT	ţ	1				<u> </u>	7 1	7
	Make- Code *						20	i									Ħ			L	7L	75	品
1	Tasten- Symbol						N ^				1						-			c	>	- }	<u> </u>
Reihe	Pos.	66	00	01	02	m .	0.00	90	07	800	5,5	2=	12	<u></u>	<u>\$</u> £	75	17	<u>Б</u> б	20	21	27	<u> </u>	23.5

HPX- WPrt

#### 5 Grundelektronik

Die Grundelektronik ist eine großflächige Mehrlagenleiterplatte (4 lagig). Sie liegt horizontal in der sehr flachen Systemeinheit, dicht über der Bodenplatte. Auf ihr sind die folgenden Grundkomponenten untergebracht:

- Prozessor 80186 (8 MHz)
- Hauptspeicher einschließlich Urlade-PROM
- Interrupt-Logik
- diverse zusätzliche Register
- Zusatzlogik zur Steuerung der Stromversorgung
- Leersockel für statisches (batteriegepuffertes) RAM
- Echtzeituhr
- Lautsprecher
- Schnittstelle für Erweiterungsbaugruppen (Systemschnittstelle)
- serielle Schnittstellen für Tastatur, Drucker und Reserve
- Steuerung für Diskettenlaufwerke
- Schnittstelle für Festplattensteuerung (SCSI)
- Leersockel für Co-Prozessor NDP 8087
- Schnittstelle für Memory-Management-Unit (MMU) (bei MS-DOS nicht bestückt)

#### Entstörung der Grundelektronik

- \* Tausch der IC-Bausteine, die auf Sockel gesteckt sind.
- \* Tausch der kompletten Baugruppe.

Hinweis: Bei Austausch der Grundelektronik ist der + Pol der Batterie zu entfernen und beim Einbau wieder anzubringen.

## Beim Tausch der kopl. Grundelektronik

- \* Laufwerkgruppe entfernen
- \* alle Steckverbindungen lösen
- \* Schrauben entfernen
- \* + Fol abhängen

Eine genaue Beschreibung der Grundelektronik und deren Funktion sind im Systemhandbuch (Best.Nr. A22441-A4430-X6-1-18) zu finden.

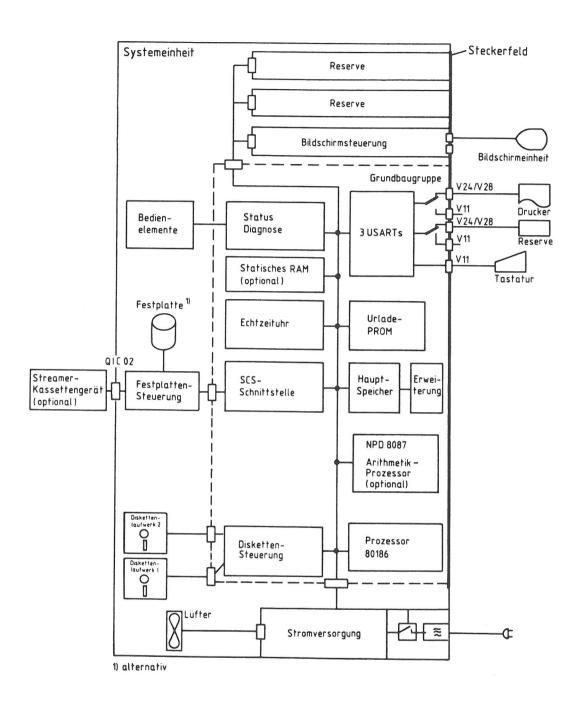


Bild 5-1 Blockschaltbild der Systemeinheit

Betrachtet man die Grundelektronik von der Geräterückseite aus, so sieht die Bestückung folgendermaßen aus:

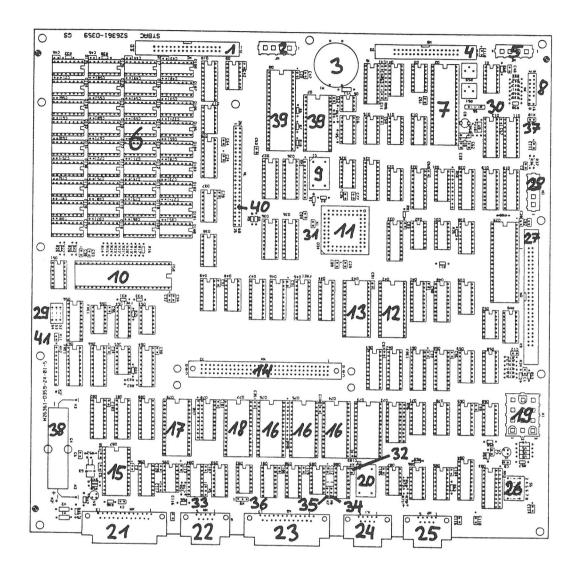


Bild 5-2 Bestückungsplan der Grundelektronik

Nr	Teil
1	Schnittstelle zum Diskettenlaufwerk O (XC)
2	Stromversorgung für Diskettenlaufwerk O (XF)
3	Lautsprecher
4	Schnittstelle zum Diskettenlaufwerk 1 (XB)
5	Stromversorgung für Diskettenlaufwerk 1 (XE)
6	Hauptspeicher
7	Diskettenlaufwerks-Controller-Baustein (FDC)
8	Schnittstelle für Bedienelemente (XK)
9	16 MHz Quarz-Oszillator für 80186
10	Refresh-u. Steuerbaustein für Hauptspeicher
11	Prozessor 80186
12	EPROM, höherwertiger Datenbusteil D8D15
13	EFROM, niederwertiger Datenbusteil DOD7
14	Systemschnittstelle (XH)
15	Echtzeituhr
16	3 serielle Schnittstellen-Bausteine (USARTs)
17	Sockel für statisches RAM
18	2 programmierbare Interrupt-Controller
19	Stromversorgungsanschluß (XI)
20	4,9152 MHz Quarz-Oszillator für USARTs
21	Schnittstelle V.24/V.28 für Drucker (XN)
23	Schnittstelle V.11 für Drucker (XM)
24	Schnittstelle V.24/V.28 - Reserve (XD)
25	Schnittstelle V.11 - Reserve (XD) Schnittstelle für Tastatur (XF)
26	Schnittstelle für Tastatur (XP)   Schalter für Diagnose und Konfiguration
20	(6 Einzelschalter S5)
27	Schnittstelle für Festplattensteuerung (XA)
28	Stromversorgung nicht verwendet (XD)
29	Schalter für Speicherausbau (S2, S3, S4)
30	Schalter für Test des FDC (S6)
31	Steckbrücke X1: Test des 16 MHz-Oszillators
32	Steckbrücke X4: Test des 4,9152 MHz-Osz.
33	Steckbrücke X5: V.24 Schnittstellen-Anpassng
34	Steckbrücke X6: V.24 Schnittstellen-Anpassng
35	Steckbrücke X7: V.24 Schnittstellen-Anpassng
36	Steckbrücke X9: V.11 Schnittstellen-Anpassng
37	Steckstifte X10: Sperrung von
}	Tastatureingaben
38	Batterie für Echtzeituhr
39	Sockel für Co-Processor NDP 8087 mit 82188
40	Stiftleiste für MMU (beim PC-D
	nicht verwendet)
41	Steckbrücke X11: Umschaltung der Warte-
į	zykluserzeugung
1	more again made until after more tone tone tone tone tone tone tone ton

Die Bezeichnungen (XA)...(XQ) kennzeichnen Steckverbinder.

## 5.1 Hauptspeicher und Speichererweiterungen

Zum Hauptspeicher gehören in der Grundausbaustufe ein 16 kbyte Festwertspeicher und 256 kbyte Arbeitsspeicher.

Der **Festwertspeicher** ist durch zwei EPROMs realisiert, die je zu  $8k \times 8$  Bit organisiert sind. In diesem Festwertspeicher (Urlade-PROM) sind die Programme abgelegt, die zum Hochlaufen des Systems benötigt werden.

Der **Arbeitsspeicher** ist aus dynamischen RAM-Bausteinen aufgebaut. Im Minimalausbau werden **64 kbit-Bausteine** verwendet. Damit beträgt der maximale Speicherausbau 256 kbyte. Nur bei 64 kbit Bausteinen sitzen alle Speicherbausteine der Grundbaugruppe auf Sockeln.

Bei Verwendung von **256 kbit-Bausteinen** beträgt der minimale Speicherausbau auf der Grundbaugruppe (halbe Bestückung) 512 kbyte, der maximale Ausbau (volle Bestückung) ist 1 Mbyte. Bei diesem Maximalausbau von 1 Mbyte ist aber zu berücksichtigen, daß der Bildwiederholspeicher und das EPROM sowie ggf. weitere Erweiterungsbaugruppen ebenfalls in diesem Adreßbereich liegen. Das Arbeitsspeicher-RAM wird in diesen Bereichen durch ein **Sperrsignal** ausgeblendet und ist damit nicht nutzbar. Die **Ansteuerung und den Refresh** für den Arbeitsspeicher besorgt ein integrierter RAM-Controller-Baustein vom Typ 8208.

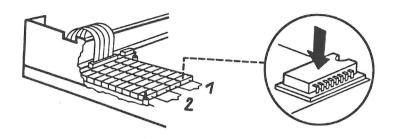
Das gesamte dynamische RAM des Arbeitsspeichers ist **byteweise paritätsgesichert**, d.h. für jeweils 8 Bit des Datenbusses wird ein Paritätsbit gebildet und zusätzlich mit abgespeichert. Beim Auslesen von Werten aus dem RAM werden die Paritätsbits neu gebildet und mit den gespeicherten verglichen. Stimmen sie nicht überein, so wird ein nicht maskierbarer Interrupt NMI ausgelöst.

Erfolgt ein Zugriff auf einen nicht ausgebauten Speicherbereich, so spricht nach 128 /us eine **Buszeitüberwachung** an, die ebenfalls einen <u>n</u>icht <u>m</u>askierbaren <u>I</u>nterrupt NMI auslöst.

Die Adreßbits All...Al9 der Adresse, die einen Paritäts- oder Zeitüberwachungsfehler verursacht hat, werden in einem Fehleradreß-Register abgespeichert und können vom Prozessor gelesen werden.

Der **Einbau** von Speichererweiterungen wird nachfolgend beschrieben. Da der Datenbus 16 Bit breit ist und zusätzlich 2 Paritätsbits abgespeichert werden, müssen je Ausbaustufe 18 Bausteine gesteckt werden. Im Bestückungsplan der Grundelektronik sind **Schalter** eingezeichnet, an denen der **Speicherausbau** eingestellt werden muß. Diese Schalter sind auf der Baugruppe mit **S2, S3 und S4** bezeichnet. Sie haben folgende Bedeutung:

Speicherausbau	52	83	54	Bestückung
256 kbyte	zu	auf	auf	36 x 64 kbit
512 kbyte i Mbyte	zu zu	zu zu	auf zu	18 × 256 kbit 36 × 256 kbit



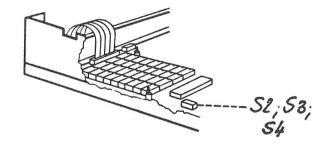


Bild 5-3 Lage des Arbeitsspeichers und Schalter S2, S3, S4

# 5.2 Bedienelemente und Hilfsregister

Die einzigen Bedienelemente der Systemeinheit sind an der Vorderseite angebracht der Schalter "Gerät AUS/EIN", die Leuchtdioden "Netz EIN" und "Fehleranzeige" sowie die Diagnose-Leuchtdioden sind auf einer kleinen Baugruppe montiert, die direkt hinter der Frontplatte angebracht ist. Diese Baugruppe ist über den Steckverbinder XK an der Grundelektroniok angeschlossen.

Die Belegung des Steckverbinders XK:

Stift	Signal	Stift	Signal
1 2 3 4 5 6 7 8	POON-N LED7-N LED5-N LED3-N LED1-N OV	9 10 11 12 13 14 15	+5V DEBUG-N LED6-N LED4-N LED2-N EXRES-N

# 5.3 Die Tasten RESET und DEBUG

Die Tasten RESET und DEBUG sind etwas verdeckt angebracht, da sie im Normalbetrieb nicht benutzt werden dürfen.

Das Drücken der **Taste RESET** bewirkt ein **Rücksetzen des Pro- zessors.** Da das Netzteil eingeschaltet bleibt, werden Laufwerke und Bildschirmeinheit geschont. Das System führt einen sogenannten Warmstart aus.

Durch das Drücken der **Taste DEBUG** wird ein Bit im **System-Status-Register** gesetzt und ein nicht maskierbarer Interrupt NMI ausgelöst. Die Reaktion auf diese Interruptursache kann der Anwender in seiner Interruptroutine bestimmen.

# 5.4 Leersockel für statisches RAM

Auf dem Bestückungsplan der Grundelektronik ist in Position 17 ein Leersockel eingezeichnet, der optional mit einem  $2k \times 8$  Bit statischen RAM-Baustein oder EEPROM bestückt werden kann.

Zu beachten ist, daß dieser Sockel **im E/A-Adreßbereich** des Prozessors liegt und nicht im Speicher-Adreßbereich.

Der 28polige Sockel kann mit folgenden Bausteinen bestückt werden:

#### - Mostek MK48Z02B-20:

2k x 8 Bit CMOS-RAM, interne Batteriepufferung Der Baustein ist 24polig. Er ist so in den 28poligen Sockel einzusetzen, daß die Pins 1, 2, 27 und 28 des Sockels frei bleiben.

#### - INTEL 2817A:

2k x 8 bit EEFROM
Dieser Baustein ist 28polig. Ein Schreibzyklus dauert
etwa 10 ms. Für den Ablauf dieser Zeit ist kein
Quittungssignal vorhanden, sie ist per Programm
sicherzustellen.

- beliebiger 2k x 8 Bit SRAM oder EPROM-Baustein: Es können auch solche Bausteine verwendet werden, sofern sie eine Zugriffszeit von 200 ns oder weniger haben und dem JEDEC-Standard-Pinning entsprechen.

#### Hinweis:

Der RAM-Baustein wird vom Selbsttestprogramm des Urlade-PROMs mitgeliefert, falls der Schalter S.5.2 geschlossen ist. Ist kein Baustein oder ein EPROM gesteckt, so ist der Schalter S5.2 zu öffnen.

#### 5.5 Die Echtzeituhr

Die Position 15 des Bestückungsplans der Grundelektronik zeigt den Einbauplatz einer batteriegepufferten Echtzeituhr. Es handelt sich dabei um den Baustein MC 146818 der Firma Motorola. Er stellt Zeit und Datum einschließlich Jahreszahl zur Verfügung und beinhaltet ein Alarmregister, das bei Übereinstimmung zwischen Alarmzeit und aktueller (Baustein-) Zeit einen Interrupt auslöst.

Zusätzlich enthält der Baustein 50 Byte ebenfalls batteriegepuffertes RAM für allgemeine Datenspeicherung.

In den ersten 4 Bytes dieses RAMs werden die beiden Gerätworte des SIEMENS PC gespeichert. Dies erfolgt in der Reihenfolge:

- 1. Byte: Gerätwort 1, höherwertiges Byte 2. Byte: Gerätwort 1, niederwertiges Byte
- 3. Byte: Gerätwort 2, höherwertiges Byte
- 4. Byte: Gerätwort 2, niederwertiges Byte

Uhrenfunktion und Speicherinhalte sind durch eine Lithium-Batterie ca. 5 Jahre ab Auslieferung des SIEMENS PC-D gesichert. Die Batterie (Position 38) ist auf Lötstützpunkte gesetzt und kann ausgetauscht werden. Nach dem Tausch ist die Uhr neu zu stellen, z.B. über ein Betriebssystem-Kommando; die Speicherinhalte sind verloren.

# 5.6 Der Lautsprecher

Direkt an der Vorderseite der Grundelektronik Bestückungsplan, (Position 3) ist ein Lautsprecher angebracht. Dieser wird direkt vom Timer 1 des Prozessors 80186 angesteuert. Um das Aus- und Einschalten des Tones zu erleichtern, wurde zusätzlich ein Bit des Geräte-Steuer-Registers verwendet.

Geräte-Steuer-Register:

Bit D5 = O : Lautsprecher aus

Bit D5 = 1 : Lautsprecher ein,
Frequenz und Tastverhältnis durch Timer 1
des 80186 einstellbar

Der Lautsprecher deckt etwa den Frequenzbereich von 500 Hz bis 8 kHz ab.

## 5.7 Die Systemschnittstelle

Im Bestückungsplan der Grundelektronik ist unter Position 14 eine **76polige Buchse** (Steckverbindung XH) eingezeichnet. An dieser Buchse steht die Systemschnittstelle für Erweiterungsbaugruppen zur Verfügung. Die Erweiterungsbaugruppen werden wie Sandwiches übereinander gesteckt. Dazu muß die 76polige Verbindung auf der Lötseite der Erweiterungsbaugruppe als Stecker ausgebildet sein, auf der Bauteileseite als Buchse. Auf diese Art trägt jede Erweiterungsbaugruppe die Buchse für die nächste Baugruppe. Es können maximal drei Erweiterungsbaugruppen in die Systemeinheit eingebaut werden, wobei ein Einbauplatz von den drei möglichen immer durch eine Bildschirmsteuerung belegt ist.

Benötigt eine Erweiterungsbaugruppe Steckverbinder zum Anschluß von Geräten, so sind diese an der dem 96-poligen Stecker abgewandten Längsseite unterzubringen. Sie liegen damit im Steckerfeld der Systemeinheit. Ein Befestigungsblech für diese Steckverbinder, das auf der Baugruppe montiert sein muß, wird auch am Gehäuse der Systemeinheit angeschraubt und dient damit als weitere Befestigung für Steckverbinder und Erweiterungsbaugruppe.

Für **eine Erweiterungsbaugruppe** stehen **maximal folgende Ströme** zur Verfügung:

- + 5 V / 2,0 A
- +12 V / 0,3 A
- -12 V / 0,1 A

An der Systemschnittstelle stehen folgende Signale zur Verfügung:

F12	Baustein Signal Grundbg.		La	ast
L	Grunabg. 	Ausgang*	min.Treiberl.	max. Belastg.
AOA7 A8A19 BHE	AL5373 F257 AL5373	A A A		2 mA 2 mA 2 mA
PCS4-N PCS6-N CRTSEL-N	LS244 LS139	A		2 mA 2 mA
ID-N	ALS373	A		2 mA
DOD15	ALS245	E/A	Am Z	2 mA
INHIBIT-N	F10 / 1 kDhm	Œ	open collector 5 mA	
EXTRDY-N	L508 / 1 kOhm	E	5 mA	
MRD-N \ MWR-N   IDR-N   IDW-N > ALE-P   DEN-P / DT-P /	8288	A		2 mA
DMAO-P	HC14	E.	1 mA	
RES-N	HC14 RC-Glied	E	open collector 2 mA	
RESET-N	ALS241	A		2 mA
INT8-N INT15-N	LS240/ 10 kOhm	E.	1 mA	
F'DDN-N			30 mA / 14 V	
LOCK-N	L5241	Α		2 mA

<sup>\*</sup> von der Grundbaugruppe aus gesehen

## Diese Signale haben folgende Bedeutung:

Signale	Bedeutung
A0A19	20 Adreßleitungen
BHE	'bus high enable'; entscheidet zusammen mit AO über Byte- oder Wort-Transfer
FCS4-N FCS6-N	vom Prozessor vordekodierte Selektsignale im E/A-Adreßraum (Bereich je 128 Bytes)
CRTSEL-N	Selektsignal für Bildschirmsteuerung
IO-N	ermöglicht die Unterscheidung zwischen E/A- und Speicherzugriffen
DOD15	16 Bit bidirektionaler Datenbus
ALE-F	Adreßübernahmepuls 'address-latch-enable'
INHIBIT-N	Signal zur Deaktivierung des Hauptspeichers
EXTRDY-N	bewirkt bei "high"-Fegel das Einfügen von Wartezyklen
MRD-N MWR-N IOR-N IOW-N	Speicheradresse lesen Speicheradresse schreiben Ein/Ausgabe-Adresse lesen Ein/Ausgabe-Adresse schreiben
DEN-F	'data enable'; Signal zur Steuerung der Datenbustreiber Richtungssteuerung der Datenbustreiber: 'high'-Pegel beim Schreiben 'low' -Fegel beim Lesen
DMAO-P	DMA-Anforderungssignal
RES-N RESET-N	bewirkt ein RESET des ganzen Systems RESET vom System her beim Einschalten oder Drücken der RESET-Taste
FDCK-N	Bussperrsignal des Prozessors
INTB-N INT15-N	Interrupteingänge des zweiten 8259A
F:00N-N	bewirkt ein Einschalten der Stromversorgung wenn es mit OV verbunden wird (könnte z.B. von einem Modem kommen)

Folgendes Zeitverhalten liegt an der Schnittstelle vor:

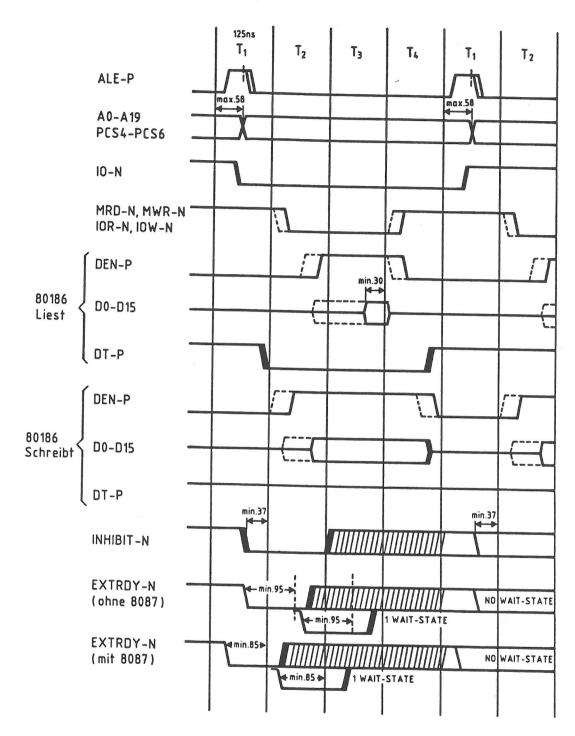


Bild 5-4 Zeitverhalten der Systemschnittstelle

Die Signale AO...A19, PCS4-N...PCS6-N und ID-N sind nach maximal  $58~\rm ns$  vom Beginn des  $T_1$  ab gerechnet eingeschwungen, DO...D15 jedoch erst gegen Ende des  $T_2$ . Das Signal INHIBIT-N braucht erst  $37~\rm ns$  vor dem Ende des  $T_1$  stabil anzuliegen. Die für die Dekodierung der Adressen zum INHIBIT-N zur Verfügung stehende Zeit beträgt  $30~\rm ns$ . Diese Dekodierlogik ist deshalb **mit kürzest möglichen Durchlaufzeiten zu realisieren**.

Der 96polige Steckverbinder XH hat folgende Belegung:

m,***** ***** ***** ***** ***** ***** ,	T		
Stift	Reihe a	Reihe b	Reihe c
1.	BHE-N	AO-P	A1-F
2	A2-F	A3-P	A4-F
3	A5-P	A6-F	A7-F
4	AB-F	A9-F	A10-F
5	A11-F	A12-F	A13-P
ద	A14-F	A15-F	A16-P
7	A17-F	A18-P	A19-F
8	PCS4-N	FC55-N	FCS6-N
9	Lock-N	reserviert	CRTSEL-N
10	OV	OV	OV
11	reserviert	reserviert	ID-N
12	OV	OV	ov .
13	ALE-F	INHIBIT-N	EXTRDY-N
14	OV	ov	OV
15	DO-P	D1-F	D2-F
16	D2-E	D4-F	D5-F
17	D6-F	D7-F'	D8-F
18	D9-P	D10-F	D11-F
19	D12-F	D13-F	D14-F
20	D15-F'	reserviert	reserviert
21	OV	οV	٥٧
22	MRD-N	DT-F	MWR-N
23	I DR-N	DEN-F'	I DW-N
24	DMAO-F'	RES-N	RESET- N
25	+57	+5V	+57
26	INTB-N	INT9-N	INTIO- N
27	INT11-N	INT12-N	INT13- N
28	INT14-N	INT15-N	P'DDN-N
29	+57	+5\	+5V
30	+57	+57	+57
31	+12V	-12V	-12V
32	+12V	+12V	+12V

## 5.8 Serielle Schnittstellen Geräte- Steuer-Register

#### 5.8.1 Die seriellen Schnittstellen

Es gehören je zwei Buchsen zum Anschluß eins Druckers und eines weiteren Gerätes (Reserve) zusammen. Eine Buchse bleibt zum Anschluß der Tastatur. Diese drei seriellen Schnittstellen werden je von einem Schnittstellenbaustein (USART) vom Typ 2661 der Firma VALVD angesteuert. Die USARTs sind im Bestückungsplan unter Position 16 eingezeichnet.

Die drei USARTs erhalten ihren **Takt** von einem gemeinsamen Quarz-Oszillator mit einer Frequenz von 4,9152 MHz (Position 20 des Bestückungsplans). Durch Ziehen der **Steckbrücke X4** (Position 32 des Bestückungsplans) kann der Oszillator von den USARTs abgetrennt werden.

Die beiden Schnittstellen für **Drucker** und **Reserve-Gerät** können **wahlweise im V.24/V.28-Modus** (25polige Buchse) **oder im V.11-Modus** (9polige Buchse) betrieben werden. Die von den USARTs ausgehenden Signale werden jeweils beiden Schnittstellen-Treiberschaltungen zugeführt und parallel gesendet. Die von den USARTs empfangenen Signale (DSR = Gerät betriebsbereit und RxD = Empfangsdaten) werden nach den Schnittstellen-Empfangsbausteinen umgeschaltet, so daß nur der alternative Betrieb der beiden Modi je Schnittstelle sinnvoll möglich ist. Diese **Umschaltung** geschieht mit zwei Bits des Geräte-Steuer-Registers 1 und kann **per Software** vorgenommen werden.

Geräte-Steuer-Register 1:

Bit D6 = 0 : Drucker-Schnittstelle im V.24/V.28-Modus

Bit D6 = 1 : Drucker-Schnittstelle im V.11-Modus

Bit D7 = 0 : Reserve-Schnittstelle im V.24/V.28-Modus

Bit D7 = 1 : Reserve-Schnittstelle im V.11-Modus

Jeder der drei USARTs kann einen eigenen Interrupt beim Prozessor auslösen. Zu beachten ist dabei, daß bei jedem USART die Sende-und Empfangs-Interrupts parallel geschaltet sind. Beim Auftreten eines Interrupts am Prozessor ist deshalb durch Abfragen der entsprechenden USART-Register festzustellen, welcher von den beiden möglichen Interrupts aufgetreten ist. Auch beide Interrupts gleichzeitig wären möglich!

Der USART der Reserve-Schnittstelle kann auch durch eine aktive Flanke des Modem-Signals RI einen Interrupt auslösen. Dies jedoch nur, wenn RI durch das Bit D1 des Geräte-registers 2 freigegeben ist.

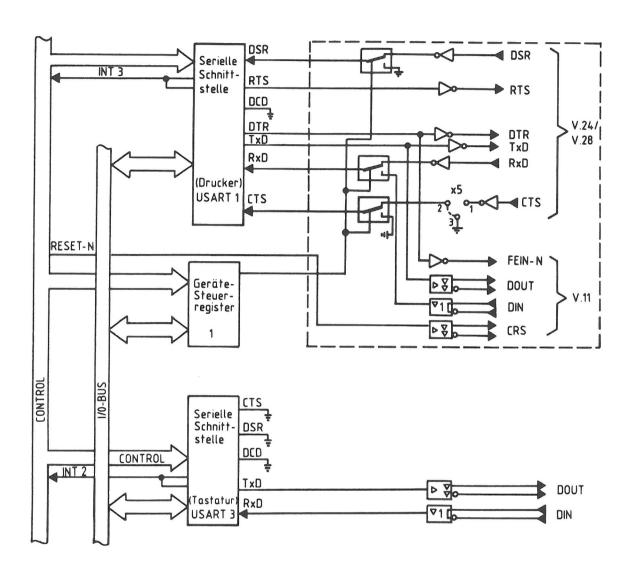


Bild 5-5a Blockschaltbild der seriellen Schnittstellen Drucker und Tastatur

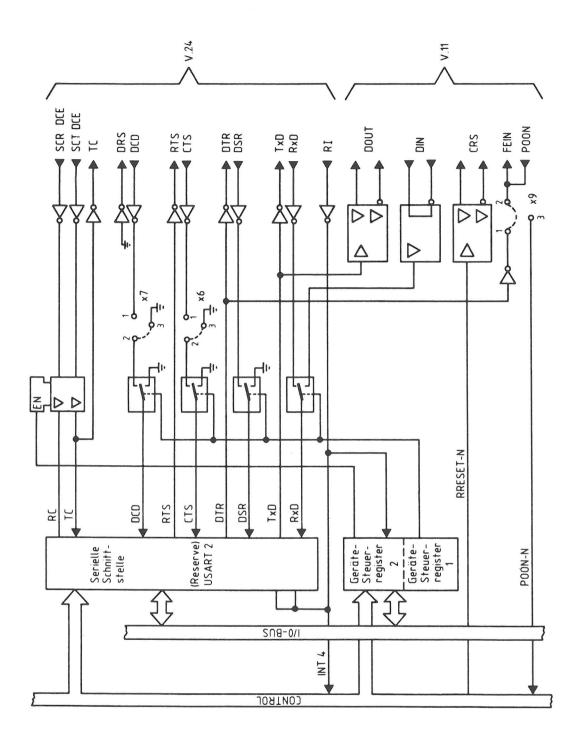


Bild 5-5b Blockschaltbild der Reserve Schnittstellen

# 5.8.2 Kennwerte und Steckerbelegungen V.11

Zum Anschluß wird eine **9polige Buchse** der Serie HDP20 der Firma AMP verwendet.

Als Sende- bzw. Empfangstreiber finden die integrierten Schaltungen AM26LS31 bzw. AM26LS32 der Firma AMD (oder kompatible Schaltungen) Verwendung. Damit ist eine symmetrische Übertragung nach der Empfehlung CCITT V.11 gewährleistet.

Folgende Signale werden verwendet:

DOUT-P / DOUT-N : Sendedaten der USARTs

CRS-P / CRS-N : System bereit, wenn der Ausgang des

Empfängerbausteins L-Pegel hat

System nicht bereit, wenn der Ausgang des

Empfängerbausteins H-Pegel hat

(Das Signal wird vom RESET-Signal des

Prozessors gesteuert)

DIN-P / DIN-N : Empfangsdaten der USARTs Zusätzlich steht das nicht symmetrisch übertragene Signal FEIN-N (Fern-Ein) zur Verfügung. Es wird vom Signal DTR-N der USARTs über einen "open-collector"-Treiber 7407 angesteuert. Bei der Reserve-Schnittstelle kann mit der Steckbrücke X9 (siehe Position 36) anstelle des Ausgangssignals FEIN-N das Eingangssignal POON-N (Gerät ein) verwendet werden. Wird dieses Signal mit OV verbunden, so wird die Stromversorgung eingeschaltet.

Es werden keine Taktleitungen verwendet, so daß nur asynchroner Betrieb möglich ist.

# Steckerbelegung für Drucker (XM)

Sti	ft Signa	1 Stif	t Signal
1 2 3 4 5	DIN-F +12V DOUT-F CRS-F OV	6 7 8 9	DIN-N FEIN-N DOUT-N CRS-N

#### Steckerbelegung für Reserve-Schnittstelle (XD)

Stift	Signal	Stift	Signal
1 2 3 4 5	DIN-F +12V DDUT-F CRS-F OV	6 7 8 9	DIN-N je nach X9 DOUT-N CRS-N

Steckbrücke X9 - Stellung 1-2: FEIN-N auf Stift 7 von X0 Stellung 2-3: POON-N auf Stift 7 von X0

## Steckerbelegung für Tastatur (XP)

Stift	Signal	Sti <del>f</del> t	Signal
1 2 3 4 5	DIN-P  DDUT-P +5V OV	6 7 8 9	DIN-N  DUUT-N +5V

Diese Belegung weicht von den beiden Buchsen XM und XO ab.

Die Tastatureingabe kann abgeschaltet werden, wenn beide **Steckstifte von X10** (siehe Position 37) kurzgeschlossen werden. Dadurch wird der Eingang DCD-N des USART-Bausteins auf log. 1 gelegt. Dies kann z.B. mit einem Schlüsselschalter gemacht werden.

Eine Funktionsbeschreibung der Tastatur ist in Kapitel 4.9 zu finden.

## ACHTUNG:

An den Schnittstellen ist keine galvanische Trennung vorhanden. Um die Schnittstellenbausteine nicht zu beschädigen, ist eine ausreichend niederohmige OV-Verbindung zwischen Systemeinheit und Gerät sicherzustellen. Außerdem dürfen Geräte, die an diese Schnittstellen angeschlossen werden, nur am gleichen Netzverteiler wie die Systemeinheit selbst angeschlossen werden.

### 5.8.3 Kennwerte und Steckerbelegungen V.24/V.28

Zum Anschluß wird eine **25polige Buchse** der Serie HDF20 der Firma AMP verwendet.

Als Sende- bzw. Empfangsbausteine finden die **integrierten Schaltungen** 75188 bzw. 75154 Verwendung. Damit ist eine unsymmetrische Übertragung nach der Empfehlung CCITT V.28 gegeben.

#### Steckerbelegung für Drucker (XN)

Stift		3ignal	Stift	S	ignal
1		ov	5	CTS	je nach X5
2	TxD	Sendedaten (D1)	6	DSR	Gerät bereit
3	RxD	Empf-daten (D2)	7		DV
<i>L</i> ).	RTS	Sendeteil ein- schalten (S2)	20	DTF	Systemeinheit bereit (S1)

nicht genennte Stifte sind nicht belegt

Mit der **Steckbrücke X5** (Position 33) kann das Signal "Sendebereitschaft (M2)" beeinflußt werden:

Stellung 1-2: Sendebereitschaft kommt vom angeschlossenen Gerät.

Stellung 2-3: Sendebereitschaft ständig aktiviert.

#### Steckerbelegung der Reserve-Schnittstelle (XQ)

Stift		Signal	Stift	S:	ignal
1 2	TxD	OV Sendedaten (D1)	8 15	(	je nach X7 CE Sendeschritt-
3	R×D	Empf-daten (D2)	17	SCRDI	takt (T2) CE Empf-schritt-    takt (T4)
4	RTS	Sendeteil ein-	20	DTR	Systemeinheit
5	стѕ	schalten (S2) je nach X6	22	FeI	bereit (S1) Ankommender Ruf (M3)
6	DSR	110 mm / 111 to 110 to 100 / 100 at 100	23	DRS	übertragungsge-
7		(M1) OV	24	TC	schw (M4) Sendeschrittakt von DEE (T1)

nicht genannte Stifte sind nicht belegt

Mit der **Steckbrücke X6** (Position 34) kann das Signal

"Sendebereitschaft M2" beeinflußt werden:

Stellung 1-2: Sendebereitschaft kommt vom angeschlossenen

Gerät.

Stellung 2-3: Sendebereitschaft ständig aktiviert.

Mit der **Steckbrücke X7** (Position 35) kann das Signal

"Empfangspegel (M5)" beeinflußt werden:

Stellung 1-2: Empfangspegel kommt vom angeschlossenen

Gerät.

Stellung 2-3: Empfangspegel ständig aktiviert.

Das Signal "Ankommender Ruf (M3)" muß vor der Benutzung über das Gerätesteuerregister 2, Bit D1, freigegeben werden.

Diese Schnittstelle entspricht den Anforderungen nach DIN 66021, Teile 2,3,5...8 (ausgenommen sind Leitungen des Hilfskanals).

### ACHTUNG:

An den Schnittstellen ist keine galvanische Trennung vorhanden. Um die Schnittstellenbausteine nicht zu beschädigen, ist eine ausreichend niederohmige OV-Verbindung zwischen Systemeinheit und Gerät sicherzustellen. Außerdem dürfen Geräte, die an diese Schnittstellen angeschlossen werden, nur am gleichen Netzverteiler wie die Systemeinheit selbst angeschlossen werden.

Die Stifte 1 (Schutzerde) und 7 (Signalerde) sind beide mit OV verbunden.

## 5.9 Schnittstellen für Diskettenlaufwerke, Festplattensteuerung und Streamer-Kassettengerät

Auf der Grundbaugruppe sind zwei Schnittstellen für Massenspeicher vorgesehen.

Zum **Anschluß von Diskettenlaufwerken** ist eine komplette Steuerung auf Basis des **Controller-Bausteins WD279**3 der Firma Western Digital vorhanden.

Zum Anschluß einer Festplatte ist eine SCS-Schnittstelle vorhanden, an die derzeit eine intelligente Festplattensteuerung des Typs DMTI 5100 oder 5300 angeschlossen wird.

Wird ein **Streamer** angeschlossen, so muß die Festplattensteuerung OMTI 5300 eingebaut sein. Die Schnittstelle dieser Steuerung wird mit einem kurzen Flachkabel 1:1 an die Rückwand des Siemens PC-D geführt.

Das Streamer-Kassettengerät ist in einem eigenen Gehäuse eingebaut, das auch eine eigene Stromversorgung enthält.

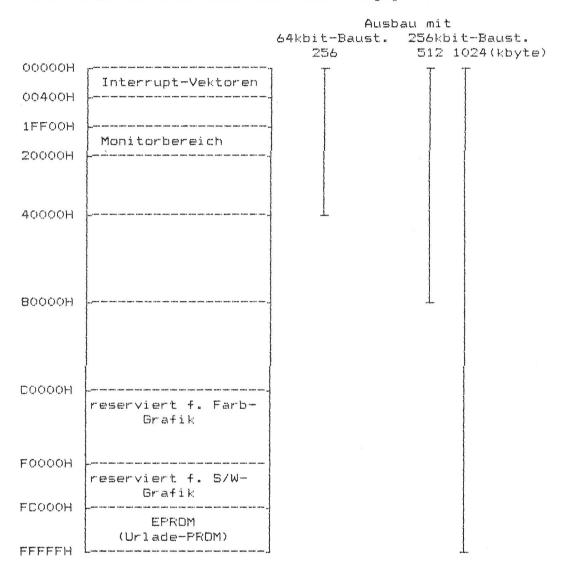
#### Hinweis:

Die Festplattensteuerung ist nur dann vorhanden, wenn Sie eine Festplatte installiert haben.

Ist keine Festplattensteuerung eingebaut, dann kann auch der Baustein für die SCS-Schnittstelle der Festplatte entfallen. Ist dieser Baustein nicht gesteckt, dann ist der DMA-Kanal O des 80186 automatisch auf dem Erweiterungsstecker XH verfügbar.

## 5.10 Aufteilung des Speicher-Adreßraumes

Die im folgenden aufgeführte Einteilung des Speicher-Adreßraumes bezieht sich auf die Verwendung des bei Auslieferung des SIEMENS PC gesteckten Urlade-PROMs. Die vom Betriebssystem verwendeten Bereiche sind dabei nicht angegeben.



Die angegebenen Adressen sind die jeweiligen Grenzadressen, wobei eine Grenzadresse immer zum nächsten Bereich gehört.

## 5.11 Diskettenlaufwerke und Steuerung

Die Systemeinheit hat Einbauplätze für ein oder zwei Diskettenlaufwerke. Derzeit werden Laufwerke vom Typ TEAC FD55FV oder
TEAC FD55GFV verwendet. Bei Verwendung von Laufwerken des Typs
TEAC FD55GFV können (nach dem Umschalten der Umdrehungsgeschwindigkeit von 300 U/min auf 360 U/min) Disketten mit
höherer Speicherkapazität bearbeitet werden (High-DensityDisketten). Die Umschaltung erfolgt über das Geräte-SteuerRegister 2 . Ein zweite Laufwerk kann nur eingebaut werden, wenn
keine Festplatte eingebaut ist. Die Laufwerke sind im "slimline"-Format ausgeführt, also nur 41 mm hoch.

Zur Ansteuerung der beiden Laufwerke ist **auf der Grundbaugruppe eine Steuerlogik** untergebracht, die den **Disketten- Controllerbaustein WD 2793** der Firma Western Digital einsetzt.
Die Laufwerke werden mit je zwei Kabeln an die Grundbaugruppe angeschlossen: ein Kabel dient der Stromversorgung, das andere enthält die Daten- und Steuerleitungen. Die Steckverbinder sind im Belegungsplan auf den Positionen 1, 2, 4 und 5 eingezeichnet.

Den Ein-/ bzw. Ausbau von Laufwerken finden Sie in Kapitel 2.

Die Einschaltreihenfolge ist beliebig, da eine Rücksetz-Logik in der Laufwerkselektronik eingebaut ist. Damit ist sichergestellt, daß beim Aus-/ und Einschalten der Laufwerke eventuell eingelegte Disketten nicht zerstört werden. Die Geräte können sowohl horizontal wie vertikal eingebaut werden. Horizontaler Einbau ist jedoch nur mit dem Spindelmotor nach unten erlaubt. Es ist keine vorbeugende Wartung erforderlich.

Weitere Leistungsmerkmale:

- Spindelmotor: direkt getriebener, bürstenloser Gleichstrommotor
- Positioniermotor: 4phasig, 200 Schritte pro Umdrehung 1 Schritt pro Spur
- Indexlocherkennung: Leuchtdiode mit Phototransistor
- Spur O Erkennung: Leuchtdiode mit Phototransistor
- Schreibschutzerkennung: Leuchtdiode mit Phototransistor

#### Diskettenlaufwerkssteuerung

Das Kernstück der Steuerung ist der integrierte Controllerbaustein WD 2793 der Firma Western Digital. Auf dem Bestückungsplan der Grundbaugruppe ist er unter Position 7 eingezeichnet. Er wird mit einem Takt von 1 MHz versorgt und ausschließlich im  $51_{/4}$ –Zoll-Modus betrieben. Der entsprechende Steuereingang liegt fest auf O Volt.

Der Controller verfügt über einige 8 Bit breite Register. Er ist mit seiner bidirektionalen Schnittstelle am Ein-/Ausgabe-Bus der Grundbaugruppe angeschlossen.

über diese insgesamt fünf Register

- Datenregister bidirektional
- Statusregister nur lesbar
- Kommandoregister nur schreibbar
- Spurregister bidirektional
- Sektorregister bidirektional

kann der Prozessor vier verschiedene Befehlstypen mit zusammen 11 Einzelbefehlen anstoßen:

- Typ 1: Kopfbewegungsbefehle (5 Einzelbefehle)
- Typ 2: Sektorweise Lesen und Schreiben (2 Einzelbefehle)
- Typ 3: Spurweise Lesen und Schreiben (3 Einzelbefehle)
- Typ 4: Interrupt auslösen (1 Einzelbefehl)

Der Controller verfügt über eine **Interruptleitung**, die am Interrupteingang INT6 angeschlossen ist.

Der im Controller integrierte spannungsgesteuerte Oszillator (VCO), der für den ebenfalls integrierten Datenseparator benötigt wird, kann durch Umschalten des **Schalters S6** (Bestückungsplan Position 30) mit einigen externen Komponenten abgeglichen werden (siehe Kapitel 4.2).

Der Controller steuert die Signale für die Bewegung und das Laden des Schreib-/Lesekopfes direkt an, ebenso die Schreibdaten. Die vom Laufwerk noch benötigten Signale

- zum Selektieren eines Laufwerkes
- zum Aus- und Einschalten des Spindelmotors
- zum Selektieren einer Diskettenseite

#### sowie

 ein Umschaltesignal für den WD 2793 zur Einstellung normaler oder hoher Schreibdichte

werden durch Bits der Geräte-Steuer-Register angesteuert.

Das Signal "Motor AUS/EIN" gilt für beide Laufwerke, ebenso die Auswahl der Diskettenseite. Die Auswahl der Schreibdichte beeinflußt den Controllerbaustein und damit ebenfalls beide Laufwerke.

ACHTUNG: Von den beiden Selekt-Signalen (Bits DO und D1) darf nur jeweils eines aktiv sein. Je ein Selekt-Signal ist jeweils dem niederwertigsten Adressierungsbit der beiden Laufwerksschnittstellen (Bit DSO) zugeführt, so daß die Adresse der Laufwerke den Steckverbindern auf der Grundbaugruppe fest zugeteilt ist. Auf den Laufwerken ist deshalb immer die Steckbrücke DSO zu stecken!

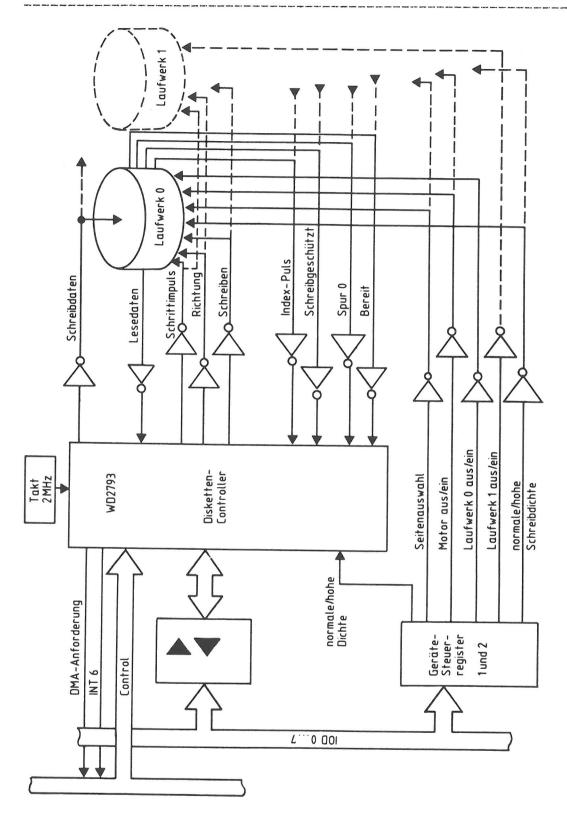


Bild 5-6 Blockschaltbild der Diskettenlaufwerkssteuerung

Die **Steckverbinder** zu den Diskettenlaufwerken haben folgende Belegung:

Signalanschlüsse XC (Laufwerk 0; Position 1) und XB (Laufwerk 1; Position 3):

Alle ungeraden Stifte liegen auf OV.

Stift	Signal	Stift	Signal
2 4 6 8 10 12 14 16	LD-N DKCH-N *) READY-N IF-N DRIVE-N MOTOR-N	18 20 22 24 26 28 30 32 34	DIR-N STEP-N WD-N WG-N TROO-N WFRT-N RAWREAD-N SIDE-N READY-N

\*) Nur falls vom Laufwerk geliefert.

Die Stifte 6 und 34 sind parallelgeschaltet. Das Signal auf Stift 10 ist das Laufwerks-Selektsignal.

Stromversorgungsanschlüsse **XF** (Laufwerk 0; Pos. 2) und **XE** (Laufwerk 1; Pos. 5)

Stift	Signal
1	+12V
2	ov i
3	OV
4	+5V

## 5.12 Festplatte und Steuerung

Anstelle des zweiten Diskettenlaufwerkes kann eine Festplatte in die Systemeinheit eingebaut werden. Die derzeitige **Festplatte vom Typ BASF 6188** oder **NEC D5126** ist ebenso wie die Diskettenlaufwerke im "slim-line"-Format mit nur 41 mm Höhe ausgeführt.

Die Festplatte BASF 6188 hat eine Brutto-Kapazität von 15 Mbyte, die Festplatte NEC D5126 hat 25 Mbyte.

Zur Ansteuerung der Festplatte wird die **Festplattensteuerung DMTI 5100** oder **5300** benutzt. Sie wird über **eine SCS-Schnittstelle** an die Grundbaugruppe angeschlossen. Es werden zwei Kabel benötigt: ein Kabel dient der Stromversorgung, das zweite, 50polige Kabel führt die Signale der SCS-Schnittstelle. Die beiden Steckverbinder sind im Bestückungsplan Positionen 28 (Stromversorgung) und 27 (SCS-Schnittstelle) eingezeichnet. Der Einbauplatz für diese Steuerung liegt auf der Stromversorgung.

Zum Anschluß des Festplattenlaufwerkes sind drei Kabel nötig. Das Kabel für die Stromversorgung wird entweder am Stecker für die Stromversorgung des zweiten Diskettenlaufwerkes angeschlossen (Position 5), oder an der Stromversorgung selbst (Stecker X5). Die beiden Signalkabel A (34polig) und B (20polig) verbinden das Laufwerk mit der Steuerung.

Der **Ein-/ bzw. Ausbau** der Festplatte und der Steuerung ist in Kapitel 2 beschrieben.

Das Laufwerk kann sowohl horizontal wie auch vertikal eingebaut werden, die vertikale Einbaurichtung ist dabei bevorzugt. Horizontaler Einbau ist jedoch nur mit der Laufwerkselektronik nach unten erlaubt. Es ist keine vorbeugende Wartung erforderlich.

Auf der Laufwerkselektronik sind 7 Schalter vorhanden:

- Die Schalter 1 bis 4 dienen zum Einstellen der Laufwerksadresse. Im SIEMENS FC ist nur der Schalter 1 zu schließen.
- Mit Schalter 5 kann das Laufwerk permanent und unabhängig von der eingestellten Adresse selektiert werden. Dieser Schalter ist im SIEMENS FC offen.
- Schalter 6 wählt die Bedingung für den Anlauf des Spindelmotors. Er ist im SIEMENS FC-D zu schließen (Start beim Einschalten der Spannung).
- Der Schalter 7 ist nur für Testzwecke, er muß im Normalbetrieb offen sein.

An der Frontseite des Laufwerkes ist eine Leuchtdiode eingebaut, die anzeigt, ob das Laufwerk selektiert ist. Tritt ein Fehler auf, den die Mikroprozessor-Steuerung erkennt, so wird unabhängig von der Selektion des Laufwerkes diese Leuchtdiode eingeschaltet. Anschließend wird sie ein- oder mehrmals für etwa 0,5 s ausgeschaltet mit etwa 0,5 s Fause dazwischen. Diese Ausschaltsequenz wird dann in Abständen von 2 s wiederholt. Die Anzahl der Aus-Intervalle stellt einen Fehlercode dar:

Anzahl	Fehler
1_	Gleichspannung nicht in Ordnung
2	Spindeldrehzahl war außerhalb -10% (Motor steht)
3	Fositionierimpuls während Schreibvorgang
4	Spindeldrehzahl außerhalb ± 1%
5	Beim Einschalten Zylinder O nicht gefunden
6	Motor läuft nicht an
7	Schreibfehler

#### Festplattensteuerung

Um einen flexiblen Anschluß von Massenspeichern zu ermöglichen, ist auf der Brundbaugruppe eine SCS-Schnittstelle untergebracht, an die verschiedene Steuerungen angeschlossen werden können. Für die verwendete Festplatte wird derzeit die Steuerung OMTI 5100 oder 5300 eingebaut.

An diese Steuerung können maximal zwei 5.25"-Festplattenlaufwerke mit der Industriestandard-Schnittstelle ST506/406 oder dazu kompatible Geräte angeschlossen werden. Insgesamt werden damit Laufwerke von ca. 20 verschiedenen Herstellern unterstützt. An die Steuerung DMTI 5300 kann zusätzlich ein Streamer-Kassettengerät angeschlossen werden.

Leistungsmerkmale der Steuerung:

- Automatisches Positionieren
- Transfer über mehrere Spuren und Zylinder
- Paritätssicherung des Ein-/Ausgabebusses möglich
- 16 programmierbare Sektor-Interleave-Möglichkeiten
- einstellbare Sektorgrößen 256, 512, 1024 Bytes
- Laufwerksparameter programmierbar
- eingebauter Sektorpuffer
- automatische Datenfehlererkennung und Korrektur
- Umfangreiche Diagnosemöglichkeiten

Die Stromaufnahme der Steuerung beträgt  $1,5\,\mathrm{A}$  bei  $5\,\mathrm{V}$  Versorgungsspannung.

Die auf der Steuerung vorhandenen Steckbrücken sind für den SIEMENS PC folgendermaßen einzustellen:

- 512 Bytes pro Sektor, 18 Sektoren
- Adresse der Steuerung: gesteckt WO/O geschlossen
- Paritätsüberwachung
   Brücke W1 gesteckt 1-2 mit Paritätsüberwachung
   Brücke W1 gesteckt 2-3 keine Paritätsüberwachung
   nur in Verbindung mit -D270

#### 5.13 Die SCS-Schnittstelle

Die auf der Grundbaugruppe der Systemeinheit untergebrachte SCS-Schnittstelle besteht aus drei Registern:

- Datenregister

bidirektional

- Statusregister

bidirektional

- Completion-Statusregister

nur lesbar

über diese Register erfolgt der Kommando- und Status-Austausch mit einer angeschlossenen Steuerung unter der Programmkontrolle des Prozessors 80186. Beim Datentransfer wird der DMA-Kanal O oder 1 des Prozessors benutzt, je nach der Einstellung des Bits D1 im SCS-Statusregister. Ein eigener DMA-Baustein für diese Schnittstelle ist nicht vorhanden.

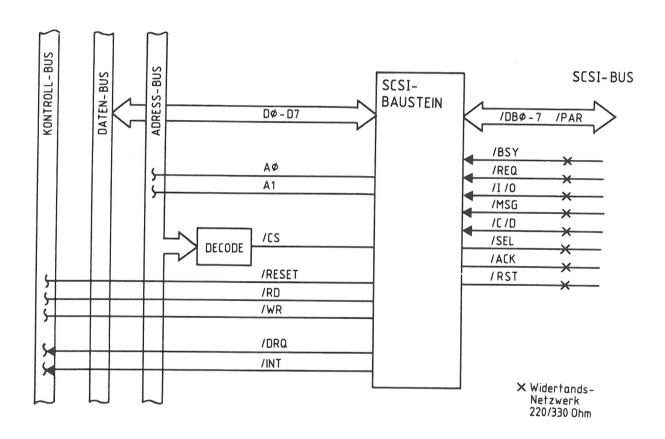


Bild 5-7 Blockschaltbild der SCS-Schnittstelle

#### Der SCSI - Baustein

Der SCSI – Baustein ist für 4 Controller ausgelegt. Die Kommunikation auf dem SCSI-Bus findet zwischen dem Host Adapter und den Controllern statt.

Wenn ein Host Adapter und ein Controller zusammenarbeiten, arbeitet der eine als Sender der andere als Empfänger.

Der Sender (gewöhnlich der Host Adapter) veranlaßt eine Operation, die der Empfänger (gewöhnlich der Peripherie Controller) ausführen soll. Einige der SCSI – Bus Funktionen werden dem Sender und einige dem Empfänger zugeteilt. Der Sender hat die Entscheidung über die Kontrolle des SCSI – Busses und kann einen bestimmten Empfänger auswählen. Der Empfänger kann die Übertragung von Kommandos, Daten, Status oder andere Informationen über den SCSI – Bus anfordern.

Die SCSI – Datenübertragungsoperationen verlaufen asynchron und erfolgen nach einem festgelegten **REQ/ACK** (Request/Acknowledge) Handshake Protokoll.

Mit jedem Handshake kann ein Byte übertragen werden.
Der SCSI - Bus besteht aus 18 Signalleitungen. 9 Signalleitungen sind für den 8 Bit Datenbus und das Paritätsbit, die anderen 9 Signalleitungen sind für Kontroll- und Statussignale, die die Datenübertragung zwischen Host Adapter und SCSI - Controllern koordinieren.

### Die Signale der SCS-Schnittstelle

Folgende Signale der SCS-Schnittstelle werden benutzt:

DBO-N...DB7-N: Bidirektionaler Datenbus (invertient)

SEL-N, ACK-N, RST-N: Signale zur Steuerung

BSY-N, MSG-N, C/D-N, I/O-N, REQ-N: Signale von der Steuerung

Alle Signale werden mit "open-collector"-Treibern (7438) und beidseitigem Busabschluß (220 Ohm nach +5V, 330 Ohm nach OV) übertragen. Eine Paritätssicherung des Datenbusses ist nicht implementiert. Die Signale stehen am Steckverbinder XA (Bestückungsplan Position 27) zur Verfügung.

#### Belegung des Steckverbinders XA:

Alle ungeraden Stifte liegen auf OV.

Stift	Signal	Stift	Signal
2 4 8 10 12 14 16 18 22 24 26	DBO-N DB1-N DB2-N DB3-N DB4-N DB5-N DB6-N DB7-N PRN-N OV OV -	28 30 34 34 38 40 44 48 50	0V 0V - 0V BSY-N ACK-N RST-N MSG-N SEL-N C/D-N REQ-N I/D-N

Zur Stromversorgung dient der Steckverbinder XD (Position 28). Er hat die gleiche Belegung wie die Stromversorgungsstecker für die Diskettenlaufwerke.

# Belegung des Steckverbinders XD:

Stift	Signal
2	+12V 0V
3 4	0V +5V

### 5.14 Tabelle aller Interrupts

Die folgende Tabelle zeigt alle von der Hardware und vom BIOS bzw. MS-DOS belegten Interrupts. Neben der Adresse des Interruptvektors ist die Interruptnummer hexadezimal aufgeführt. Die nächste Spalte zeigt dann, ob es eine Hardware-Interruptursache gibt ('HW') oder ob der Interrupt nur als Software-Interrupt ('SW') genutzt wird. Die Spalte 'belegt' gibt Auskunft, ob der Interrupt vom BIOS oder vom MS-DOS bedient wird ('ja') oder nicht ('nein'). Wird ein Interrupt nicht unterstützt, so kann der Anwender den Interrupt benutzen. Als 'reserviert' gekennzeichnete Interrupts sollten allerdings nicht belegt werden, um Kompatibilität zu anderen Anwendungen sicherzustellen.

ACHTUNG: Auch wenn Interrupts nicht vom MS-DOS oder vom BIOS bedient werden, können sie beim Ablauf von Compiler-Programmen oder anderen Anwendungen belegt sein. Beim Hochlaufen des Systems werden alle nicht vom MS-DOS oder BIOS benutzten Interrupts mit O:O initialisiert. Ein versehentliches Anspringen eines solchen Interrupts führt zu einem Systemabsturz!

Vom Monitorprogramm des Urlade-PROMs benutzte Interrupts sind nicht eingetragen.

Die beiden programmierbaren Interrupt-Controller werden vom BIOS im 'fully-nested'-Modus betrieben, was verschachtelte Hardware-Interrupts erlaubt. Das Kommando zur Beendigung eines Interrupts ('specific-end-of-interrupt') kann mit der BIOS-Interrupt-Funktion 68H an die Controller gesandt werden.

Adresse	Int- nr.	HW/ SW	be- legt	Funktion
0:0000Н	00Н	HW	ја ја	Division durch Null (MS-DOS)
0:0004H	01H	HW	ja	Einzelschritt
0:000BH	02H	HW	ja	NMI-nicht maskierbarer Int.
0:000CH	03H	SW	ja	Breakpoint
0:0010H	04H	HW	nein	Überlauf
0:0014H	05H	HW	ja	Überwachung von Arraygrenzen
0:001BH	06H	HW	nein	nicht vorhandener Op-Code
0:001CH	07H	HW	nein	ESCAPE-Code
0:0020H	OBH	HW	ja	Timer O
0:0024H	09H		nein	reserviert
0:0028H	OAH	HW	nein	reserviert - DMA Kanal O
0:002CH	OBH	HW	nein	reserviert - DMA Kanal 1
0:0030H	OCH			
1	}			> reserviert
0:003CH	OFH			/
0:0040H	10H	SW	ja	Bildschirmausgabe
O:0044H	11H	SW	ja	Gerätwortübergabe
0:0048H	12H	SW	ja	Abfrage der Speichergröße
0:004CH	13H	SW	ja	Disketten-/Festplatten-
	ì			Ein/Ausgabe
0:0050H	141	SW	ja	Serielle Ēin/Ausgabe
0:0054H	15H		nein	reserviert
0:0058H	16H	5W	ja	Tastatur-Eingabe
0:005CH	17H	SW	ja	Drucker-Ausgabe
O:0060H	18H		nein	reserviert
0:0064H	19H	SW	ja	System-Warmstart
0:006BH	1AH	SW	ja	Systemzeittakt-Zähler lesen
				und schreiben
O:009CH	1BH	SW	ja	Simulierte Break-Eingabe
0:0070H	1CH	SW	ja	Systemzeittakt für Anwender
0:0074H	1DH	1	nein	reserviert
0:0078H	1EH	SW	ja	Vektor auf Diskettenpara- meter-Block
0:007CH	1FH		nein	reserviert
0:00B0H	20H	SW	ja	MS-DOS Programm beenden
0:0084H	21H	SW	ьį	MS-DOS Funktionsaufruf
0:0088H	22H	SW	Бţ	MS-DOS Beendigungsadresse
0:00BCH	23H	SW	ja	MS-DDS Break-Endeadresse
0:0090H	24H	SW	ja	MS-DOS Fehlerbehandlung
0:0094H	25H	SW	ja	MS-DDS Absolutes Lesen von
	į			Festplatte/Diskette
0:009BH	26H	SW	ја	MS-DOS Absolutes Schreiben
		1		Festplatte/Diskette
0:009CH	27H	SW	вį	MS-DOS Programm beenden,
		i		Programm bleibt geladen
0:00A0H	28H		nein	reserviert
0:00A4H	29H	SW	jε	Schnelle Bildschirm-Ausgabe
O:OOABH	2AH	į		
1	1	į	nein	> reserviert für MS-DOS
O:OOCBH	32H	1	Į	/

Adresse	Int-	HW/	be- legt	Funktion
0:00CCH	33H	5W	ja ja	reserviert für Maus-Treiber
0:00DOH	341-1			The second of th
)	1		nein	> reserviert für MS-DOS
0:OOFCH	3FH			/
0:0100H	40H	SW	ja	Diskettentreiber
0:0104H	41H	SW	ja	Vektor auf Festplatten-
				Parameter-Block
0:010BH	42H			
	1		nein	> reserviert
0:011CH	47H			/
0:0120H	48H	HW	nein	reserviert INT O
0:0124H	49H	HW	nein	Co-Frozessor NDF8087 INT 1
0:0128H	4AH	HW	ja	Tastatur-USART INT 2
0:012CH	4BH	HW	nein	reserviert (Drucker) INT 3
0:0130H	4CH	HW	nein	reserviert (Reserve) INT 4
0:0134H	4DH	HW	nein	Festplattensteuerung INT 5
0:0138H 0:013CH	4EH	HW	nein	Diskettensteuerung INT 6
	4FH	HW	nein	Echtzeituhr INT 7
0:0140H 0:0144H	50H	HW	nein	Bildschirmsteuerung INT 8
0:0144H	51H 52H	HW	nein	reserviert INT 9
0:0146H	53H	HW	nein nein	reserviert INT 10
0:014CH	54H	HW	nein	reserviert INT 11
0:0154H	55H	HW	nein	reserviert INT 12   reserviert INT 13
0:0158H	56H	HW	nein	reserviert INT 13   reserviert INT 14
0:015CH	57H	HW	nein	reserviert INT 15
0:0160H	58H	1777	1150 111	1011111
1	1		nein	> reserviert
0:017CH	5FH	1	1 1 340 26 1 7	/
0:0180H	60H			
1	}	1	nein	> frei für Anwender
0:019CH	67H	1		/
0:01A0H	68H	SW	ja	verschiedene Funktionen
0:01A4H	69H	5W	ja	reserviert (intern benutzt)
0:01ABH	6AH	}		\
1	1	SW	nein	> reserviert
O:O1BCH	6FH	}		/
0:01COH	70H	1		\
1	1		nein	> reserviert
O:O1FCH	7FH	1		/
0:0200H	BOH	1		\
1	1	SW	nein	> reserviert für BASIC
0:0214H	85H		ļ	/
0:0218H	86H		Ì	
1	1	SW	nein	> reserviert für BASIC-
0:03D0H	FOH	1	l	/ Interpreter
0:03C4H	F1H	Ì		\
0.07500	1	-	nein	> reserviert
0:03FCH	FFH			/

.